



# 임베디드 소프트웨어 개발 프로세스 소개

**김 영 철**

홍익대학교 컴퓨터정보통신공학과

[bob@hongik.ac.kr](mailto:bob@hongik.ac.kr)

<http://selab.hongik.ac.kr>

2009. 5. 13/15

# Table of the Content

1. 개발 프로세스 .....	3
2. UML 기반 모델링 .....	53
3. 설계 사례 .....	88
4. 실습 .....	97
5. 모델링과 코드 관련성 소개 .....	98
6. 임베디드 UML 도구 소개 .....	124
7. 설계 사례 .....	143
8. 실습 .....	146

3일차 수요일

# Lecture 1

## 개발 프로세스

개발 프로세스의 정의

# 프로세스는 왜 필요한가?

- ❖ 프로젝트 실패에 대한 두려움
- ❖ 체계적이지 못한 개발에 대한 불만
- ❖ 좀더 효율적인 개발에 대한 필요성
- ❖ 미래에 대한 예측

# Development Process



- ❖ 프로세스는 새로운 요구사항 또는 요구사항의 변경에 대해
  - 누가, 언제, 무엇을, 어떻게 일해야 하는지를 정의함으로써,
  - 새로운 소프트웨어를 구축하고 기존 소프트웨어를 더욱 강화
- ❖ 프로세스를 구성하는 주요 요소
  - 사람(People), 활동(Activity), 산출물(Artifact)
- ❖ 프로세스의 특징
  - 모든 곳에 적용되어 사용될 수 있는 프로세스란 없음
  - 프로세스는 경험에 의존

# Lecture 1

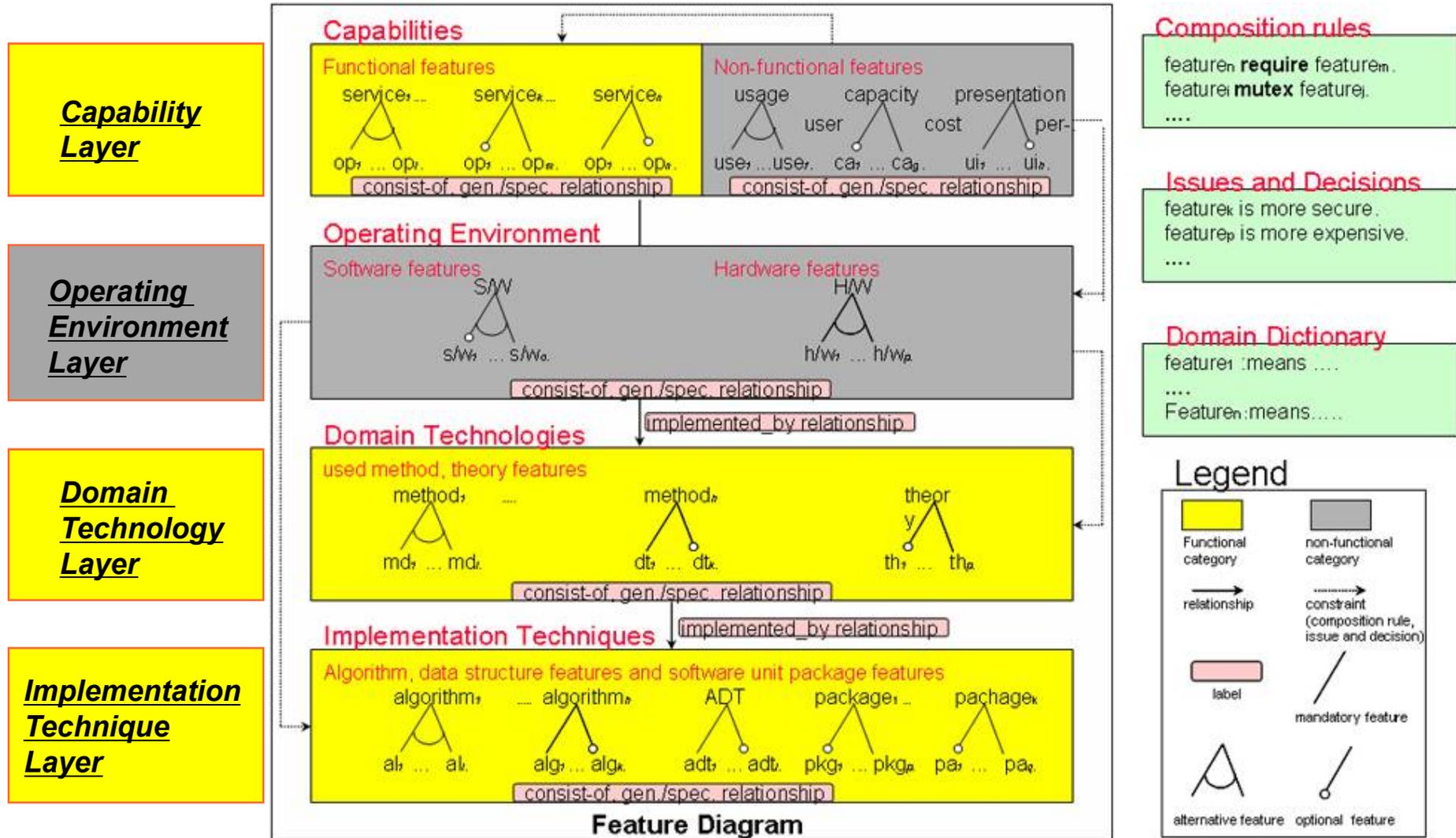
## 개발 프로세스

기존의 소프트웨어 개발 프로세스

# Product Line vs. MDA

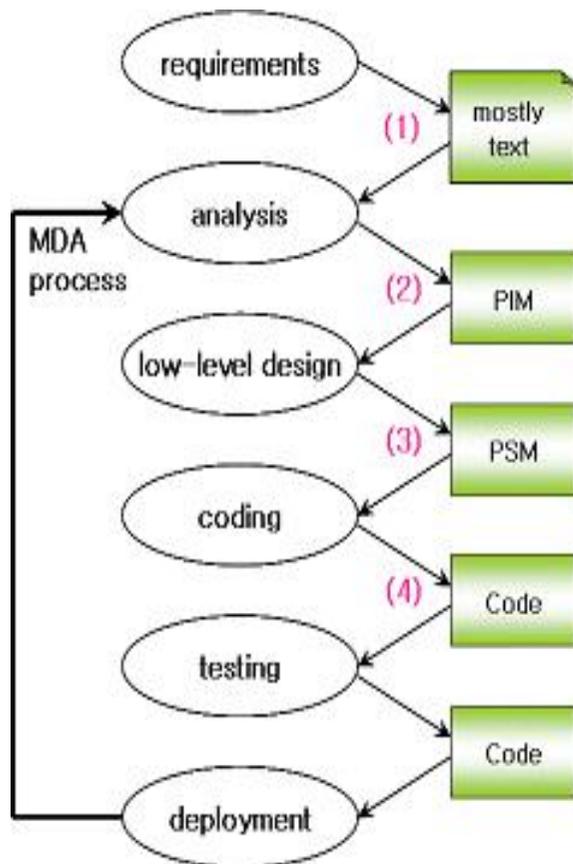
Product Line	MDA
<p>1) 한번의 개발 라이프사이클 후에, 핵심 자산 재사용하는 기법</p> <p>2) 고품질의 임베디드 시스템을 적시에 경제적으로 개발할 수 있는</p> <p style="text-align: center;"><u>단일 제품군 기반 개발 방법</u></p> <p>(Product-Line based Development)</p> <p>3) Feature Driven</p> <p>4) 커스터마이징 용이</p> <p>5) UML 2.0 적용</p>	<p>1) 한번의 개발 라이프사이클 중에, 하나의 메타 모델을 재사용하는 기법</p> <p>2) 고품질의 임베디드 시스템을 적시에 경제적으로 개발할 수 있는</p> <p style="text-align: center;"><u>이종 제품군 기반 개발 방법</u></p> <p>(Heterogeneous Product based Development)</p> <p>3) xUML + UML 2.0 적용</p> <p>4) <u>자동화 도구 필수</u></p>

# 1. Product Line (Feature Model)





# MDA 개발 프로세스



[MDA 소프트웨어 개발 프로세스]

## PIM(Platform Independent Model)

MDA 개발 프로젝트의 시작점은 PIM을 구축하면서 부터이다. PIM은 구현 플랫폼 환경을 고려하지 않은 순수한 플랫폼 독립적인 설계 모델이며 UML 표준 모델링 도구를 이용해 시스템을 모델링한다.

## PSM(Platform Specific Model)

특정 플랫폼에 종속적인 모델로서 모든 플랫폼에 대한 정보를 표현

## Code

모든 비즈니스 정보를 갖는 PIM에서 각 플랫폼을 적용한 PSM을 통해 Rational Rose와 같은 CASE Tool을 이용해서 특정 환경 종속적인 소스코드를 만든다.

# Lecture 1

## 개발 프로세스

임베디드 소프트웨어 개발 프로세스

# 임베디드 SW 개발 프로세스 비교

EMMA (Product Line) [Yang, Kang]	Harmony Process (MDD) [Douglass]	HiMEM (MDA/MDD Paradigm) [Kim]
<p>1) 한번의 개발 라이프사이클 후에, 핵심 자산 재사용하는 기법</p> <p>2) 단종의 임베디드 시스템을 적시에 경제적으로 개발</p> <p>3) Feature Driven</p> <p>4) 커스터마이징 용이</p> <p>5) UML 2.0 적용</p>	<p>1) 한번의 개발 라이프사이클 중에, 정제된 프로토타입 재사용하는 기법</p> <p>2) 단종의 임베디드 시스템을 적시에 경제적으로 개발</p> <p>3) 시스템/소프트웨어 책임 구분</p> <p>4) UML 2.0 + SysML 적용</p> <p>5) 코드 자동 생성기 필수</p>	<p>1) 한번의 개발 라이프사이클 중에, 하나의 메타 모델을 재사용하는 기법</p> <p>2) 이종의 임베디드 시스템을 적시에 경제적으로 개발</p> <p>3) xUML + UML 2.0 적용</p> <p>4) 커스터마이징 용이</p> <p>5) 코드 자동 생성기 필수</p>

# 1. EMMA (Product Line) [Yang, Kang]

- Overview

- Product Line을 임베디드 개발에 적용
- 동일한 제품군의 재사용 자산을 정의하고 재사용 체계를 구축하는 방법
- 제품군에 대한 핵심 자산을 구축
- 프로젝트 수행 중에 발생한 문서, 자산을 저장하고 이것을 재사용
- 핵심자산을 잘 정의하면 효율적으로 재사용 가능

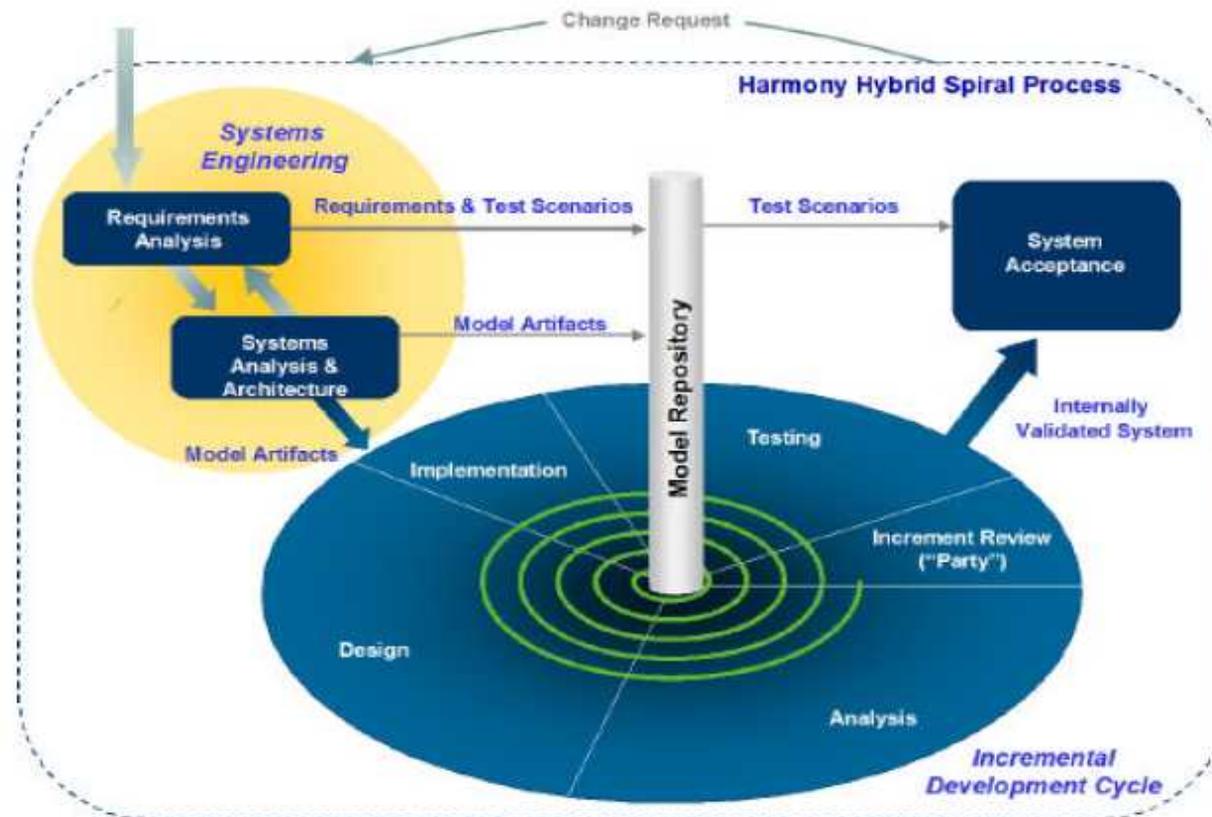
# 1. EMMA (Product Line) [Yang, Kang](cont.)

- **Problem**

- 단일 제품군에만 재사용 가능
- 한번의 시스템 개발 후에 핵심자산을 구축하기 어려움  
(여러 번의 개발이 필요)
- 새로운 시스템 개발에 매우 불리함

## 2. Harmony Process(MDD) [B. P. Douglass]

- Overview
  - 모델기반방법을 임베디드 개발에 적용
  - 점진적이고 반복적인 방법으로 개발



## 2. Harmony Process(MDD) [B. P. Douglass]

- **Problem**

- 재사용성에 대한 고려가 미흡
- 제품의 완료에 대한 기준이 없음  
(언제까지 반복해야 되는지 기준이 없음)
- 여러 번의 프로토타입 생성으로 개발시간이 오래 걸림
- 이종 시스템을 위한 개발 방법이 아님

# 3. HiMEM(MDA/MDD Paradigm) [Kim]

- Overview

- 한번의 개발 라이프사이클 중에, 하나의 메타 모델을 재사용하는 기법
- 하나의 메타모델을 모델변환으로 여러 개의 모델로 변환
- 모델 변환을 통해 중복 설계의 문제를 해결가능
- MDA/MDD 파라다임을 이용하여 임베디드에 적용

# 3. HiMEM(MDA/MDD Paradigm) [Kim](cont.)

- **Problem**

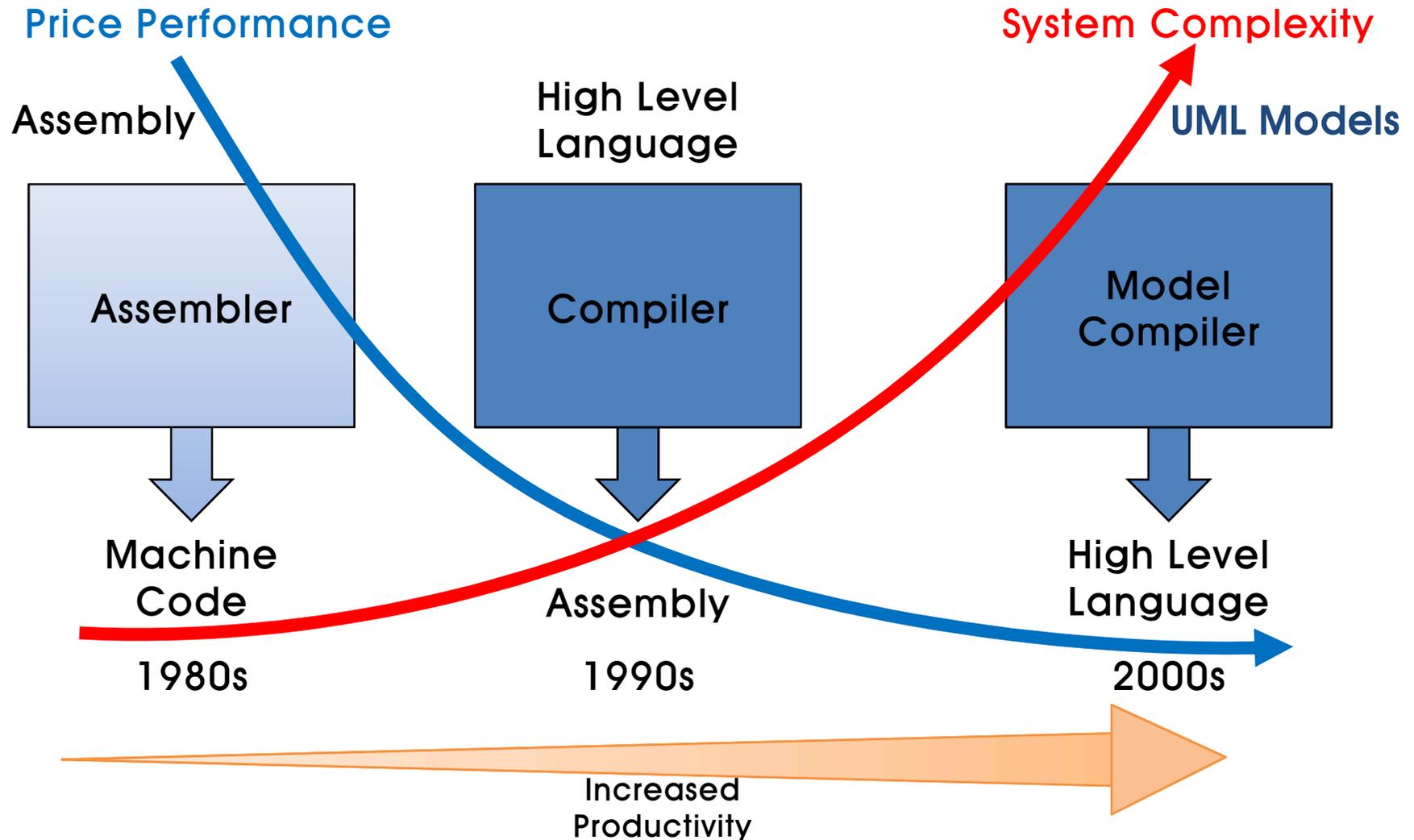
- Target Independent Model 설계가 어려움
- UML, UML Profile, MOF, XMI, CWM, OCL 등 많은 기술이 포함되어 쉽게 적용하기 어려움
- 자동화 도구 필수

# Lecture 1

## 개발 프로세스

기존 UML 비교

# The Evolution of Software Development



# 기존 UML 비교

Capability	UML 1.x	UML 2.0	Embedded UML	xUML
<b>Primary Market</b>	Commercial/business applications	Telecom, Real-time	SoC	Embedded
<b>분석 능력</b>	X	O	O	O
이벤트를 모델링 할 수 있는가	X	O	-	O
구현 전에 설계 변화를 분석할 수 있는가	X	O	-	O
<b>설계 능력</b>	O	O	-	O
Reverse Fork/Join 기능을 가지는가	X	X	X	X
동적 모델링에서 Concurrency 모델링이 가능한가	X	O	X	O
Nondeterministic 관점을 고려하는가	X	X	X	X
설계 변경이 쉬운가	X	X	-	O
여러 타겟에서의 설계 재사용이 가능한가	X	O	-	O
설계 단계에서 문제를 바로잡을 수 있는가	X	X	-	O
<b>구현 능력</b>	X	X	X	O
코드 생성	스켈레톤 코드	VM 기반	VM 기반	동적 요소를 포함한 완벽한 코드
모델과 코드가 연관되어 있는가	X	O	X	O
실시간/임베디드 시스템의 구현능력을 가지고 있는가	X	O	-	O
<b>테스트/디버그 능력</b>	X	X	X	O
실행 가능한 모델인가	X	X	X	O
디자인 레벨에서 디버깅이 가능한가	X	X	X	O

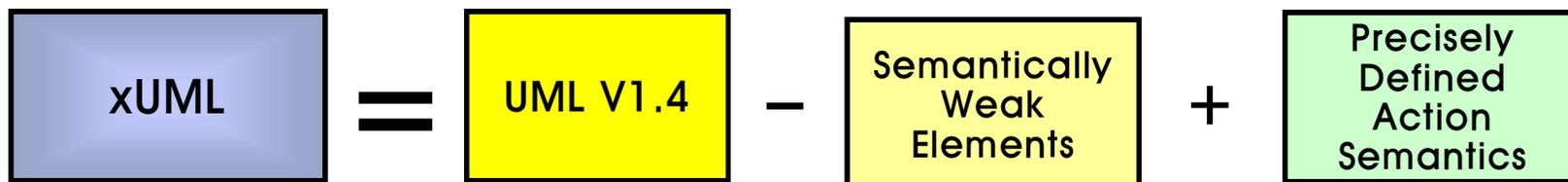
# UML vs xUML

UML x.x	xUML
Gigantic; hard to understand	Tractable subset; easy to learn
Defects found late	Defects found early
Model, then code	Model <i>is software</i>
Models capture implementation	Models capture rules and policies of problem
Models specific to target	Retargettable/Reusable models

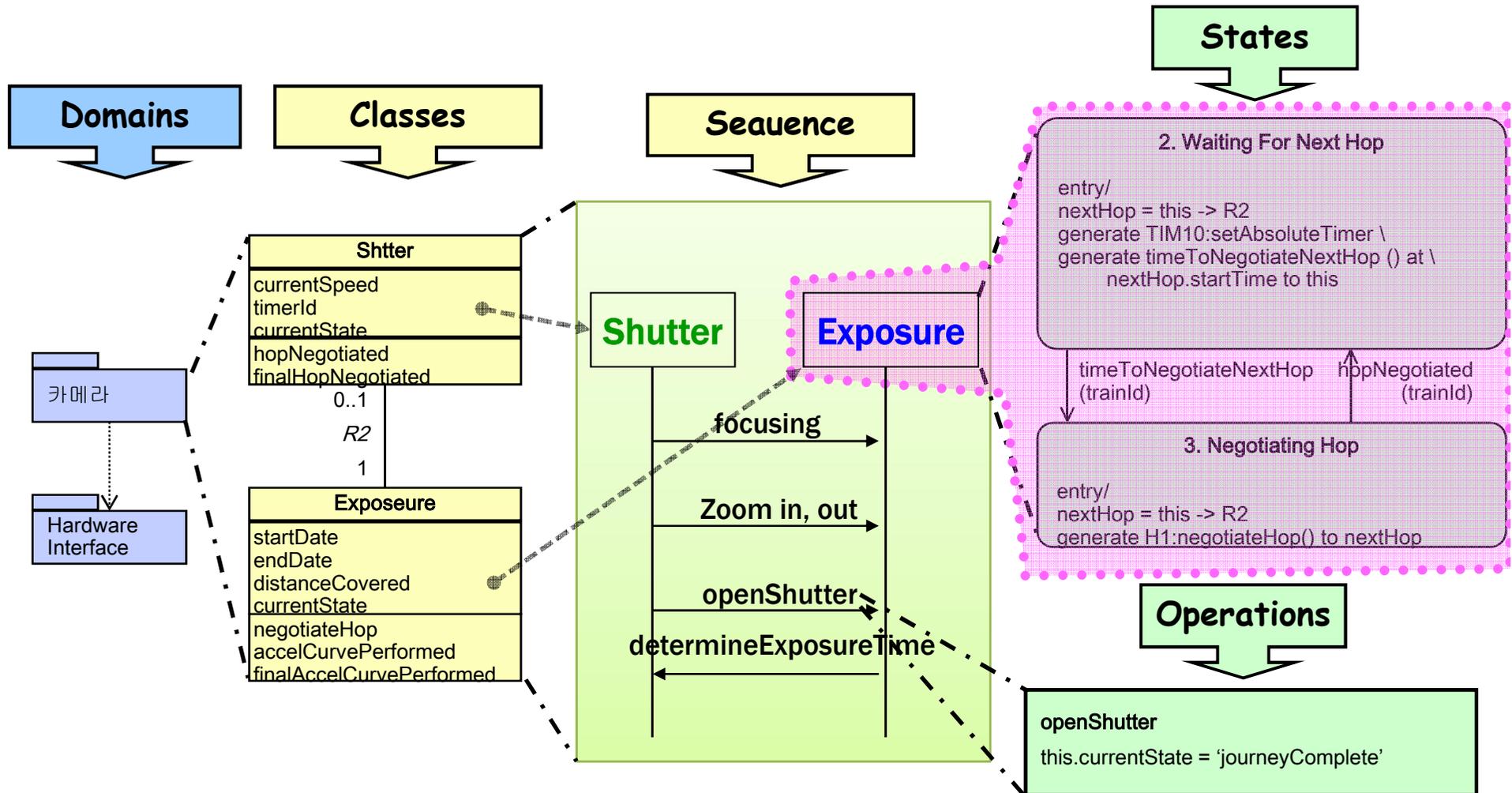
# xUML(Executable UML) 소개

❖ **xUML** [Mellor&Balcer, 2002][Raistrick, etc.,2004] **is**

- an **executable version** of the UML, with...
  - clearly defined simple model structure
  - a precise semantics for actions, which will be incorporated into the UML standard
  - a compliant action specification language
  - an accompanying process
- a **proven development process**, oriented towards...
  - executable modelling
  - large-scale reuse
  - pattern based design



# Model Layers



# Lecture 1

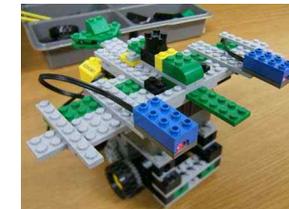
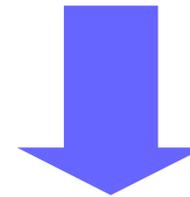
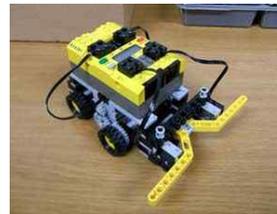
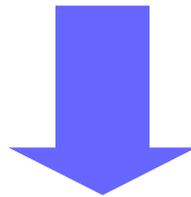
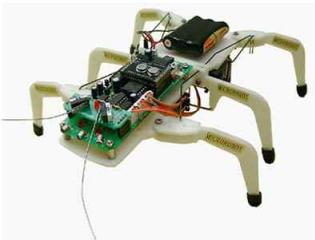
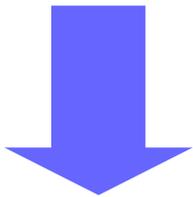
## 개발 프로세스

### Embedded MDA Approach

# 기존 접근 방법

❖ 임베디드 소프트웨어 개발 시,

- 서로 다른 도메인 타겟상에서 각각의 코드를 개발
- 각 시스템마다 개발 소요기간 및 투입 인원이 중복 소요됨으로 비용이 증대

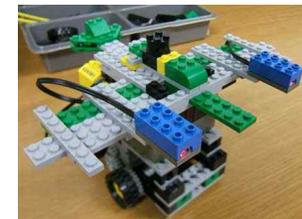
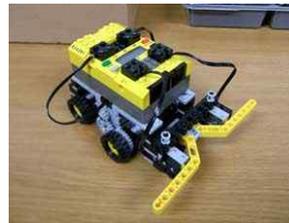
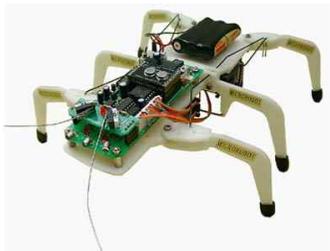


# 채택한 MDA 방법

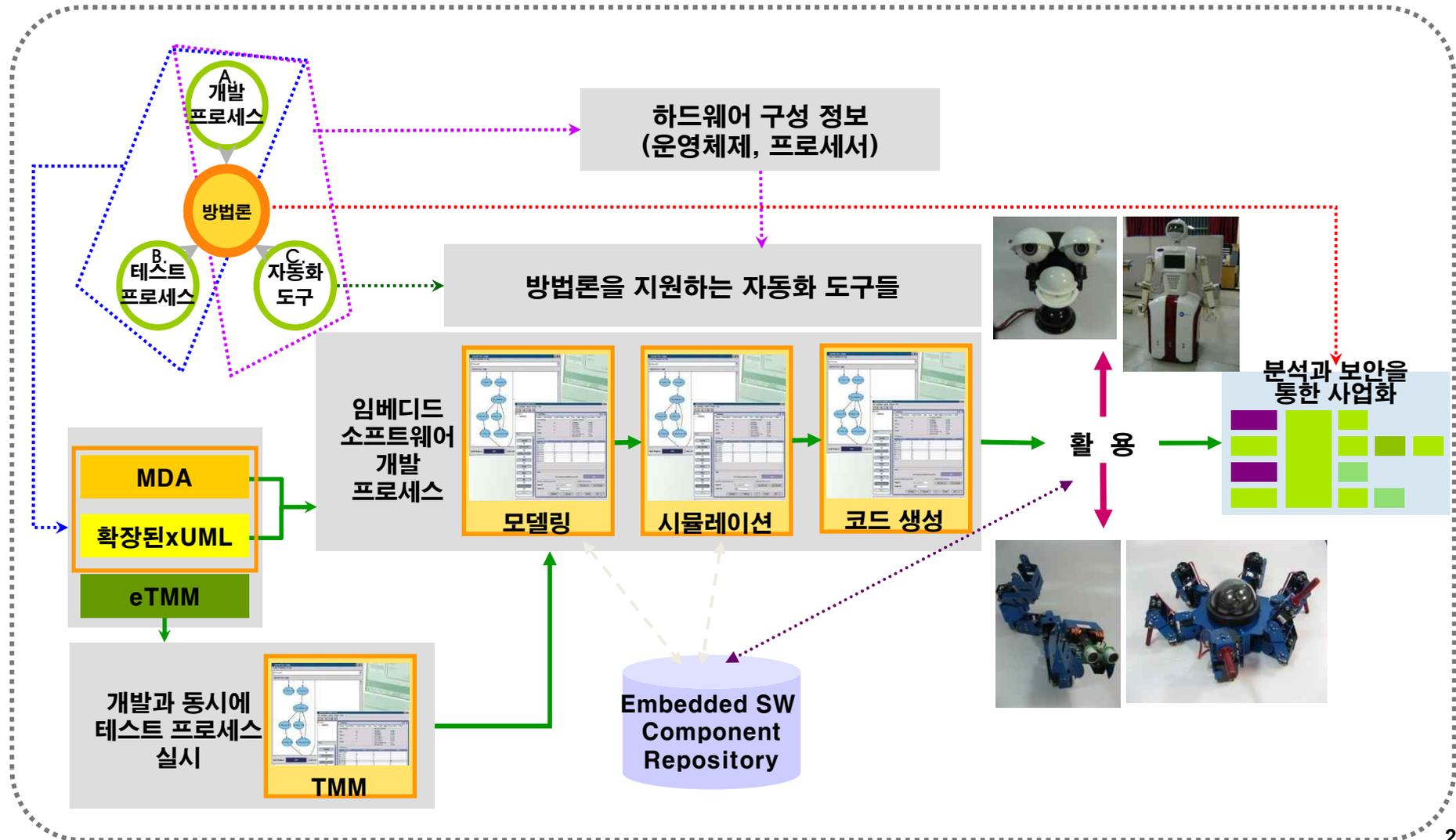
- ❖ 하나의 메타 모델링(Target Independent Model)을 통하여 각각의 다른 도메인에 맞는 타겟 종속적 모델(Target Specific Model)들을 만들고, 그에 따른 소스 코드(Target Dependent Code)를 개발하는 방법



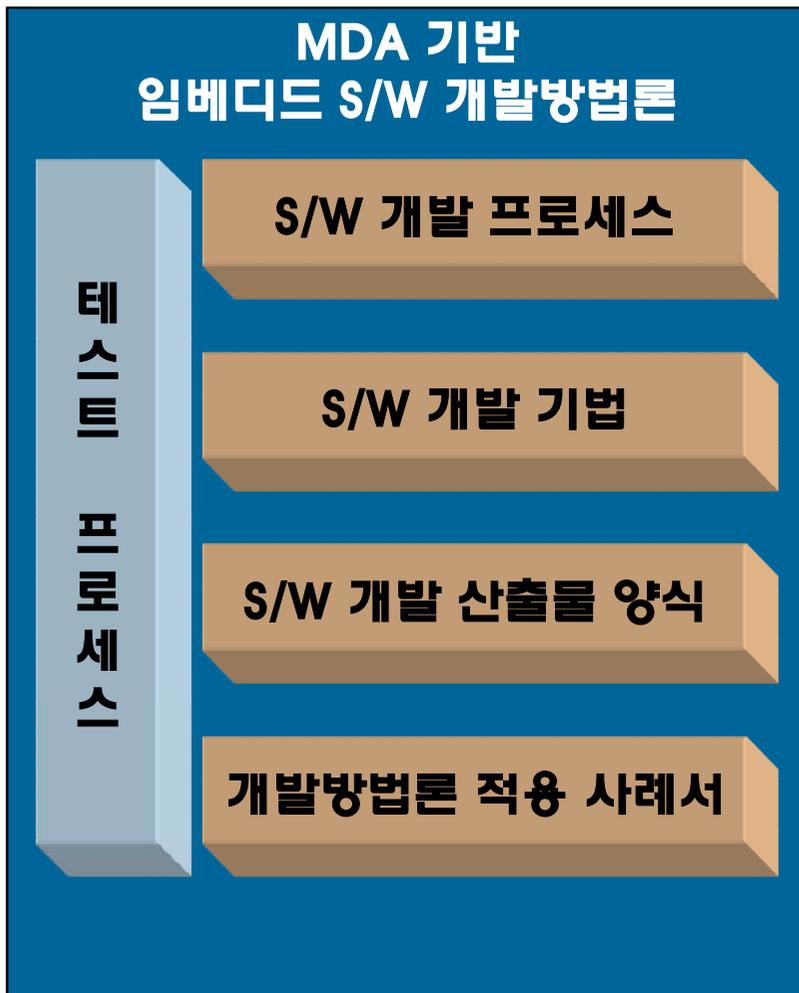
MDA 기반의 임베디드 시스템 개발, xUML 사용한 모델링



# 임베디드 S/W 개발 방법론 구조(HiMEM v1.0)



# 임베디드 S/W 개발 방법

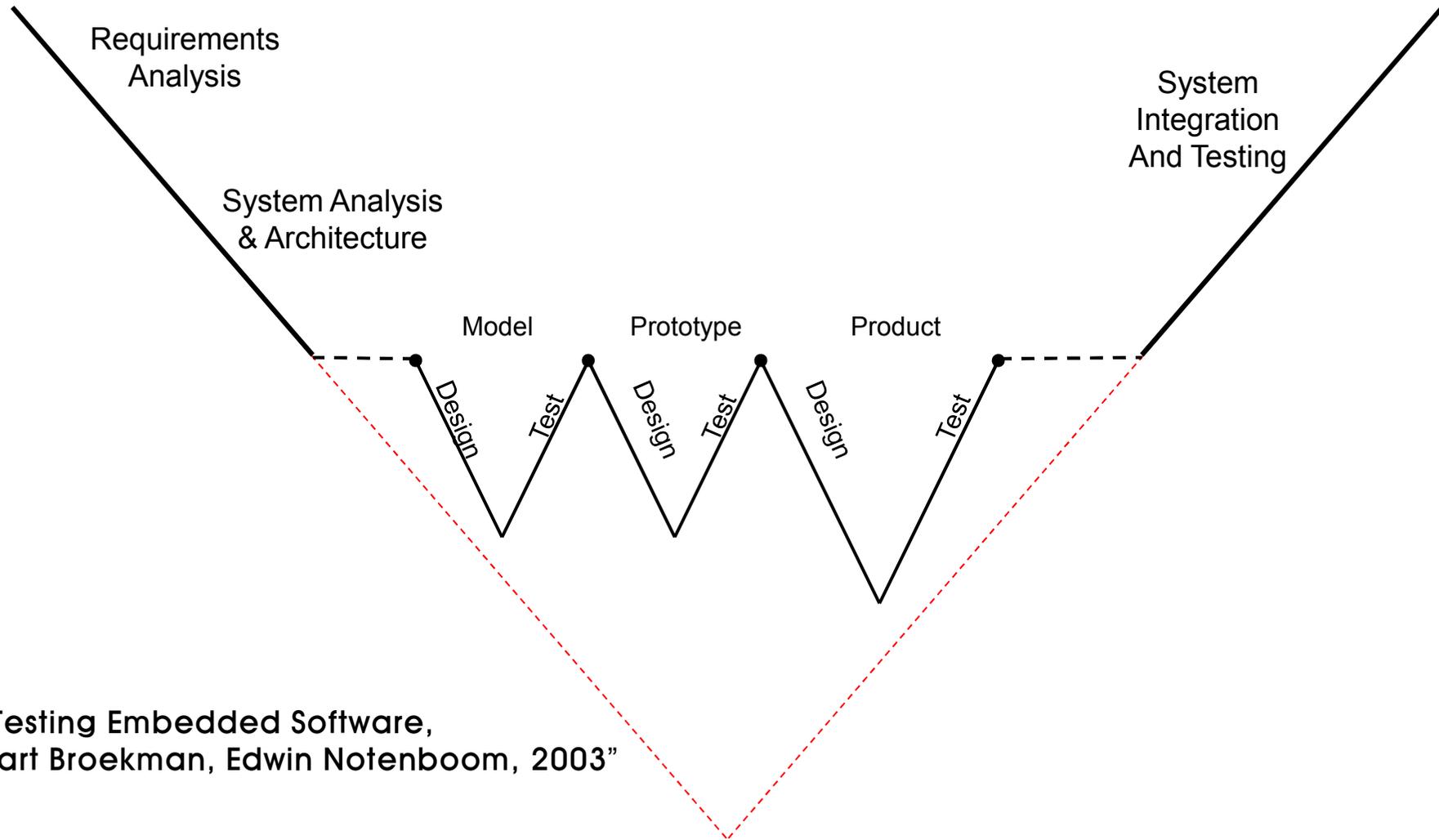


MDA(Model Driven Architecture)

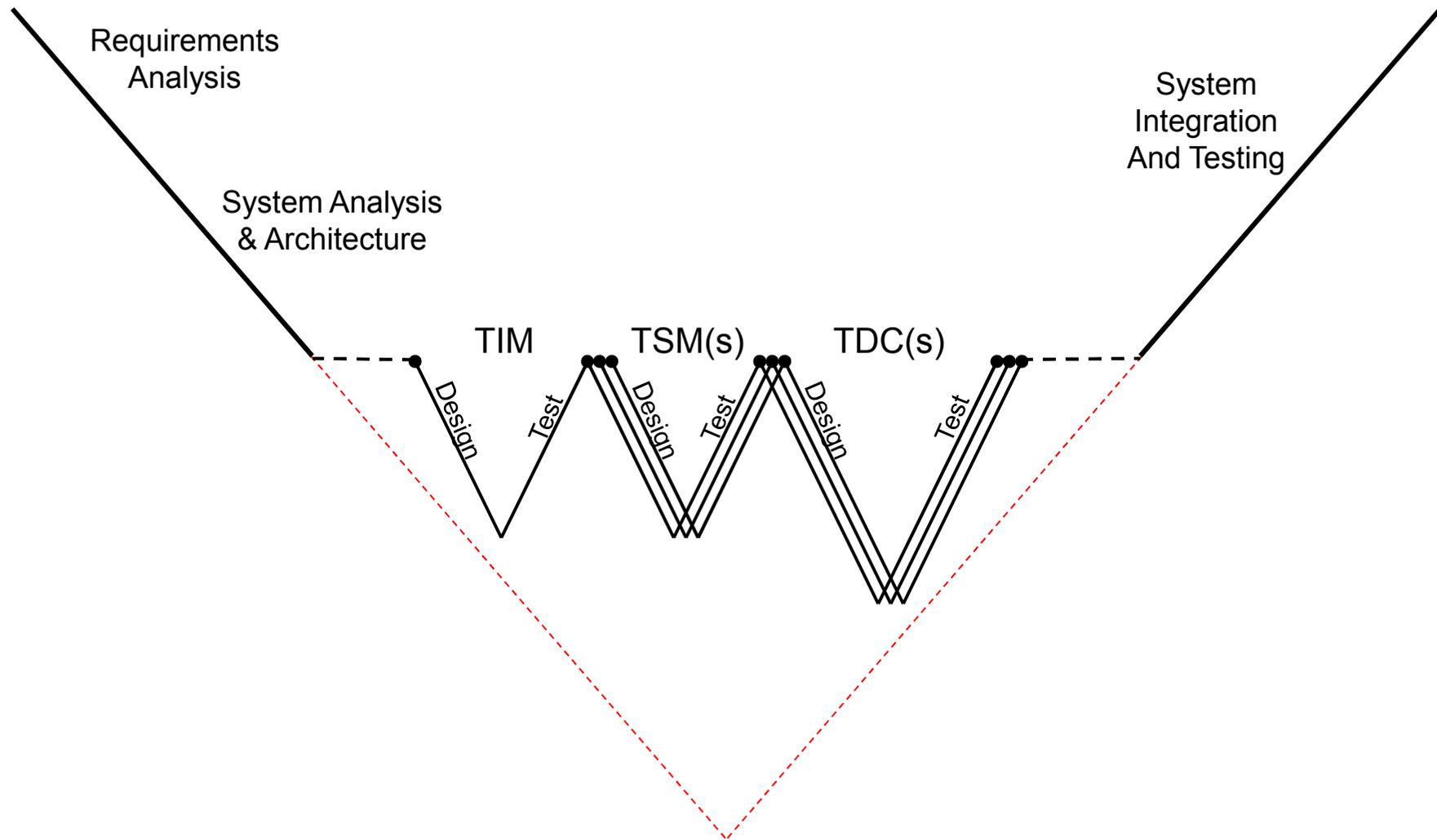


RAD(Rapid Application Development)

# 기존 임베디드 S/W 개발 프로세스 구조



# 제안한 임베디드 S/W 개발 프로세스 구조

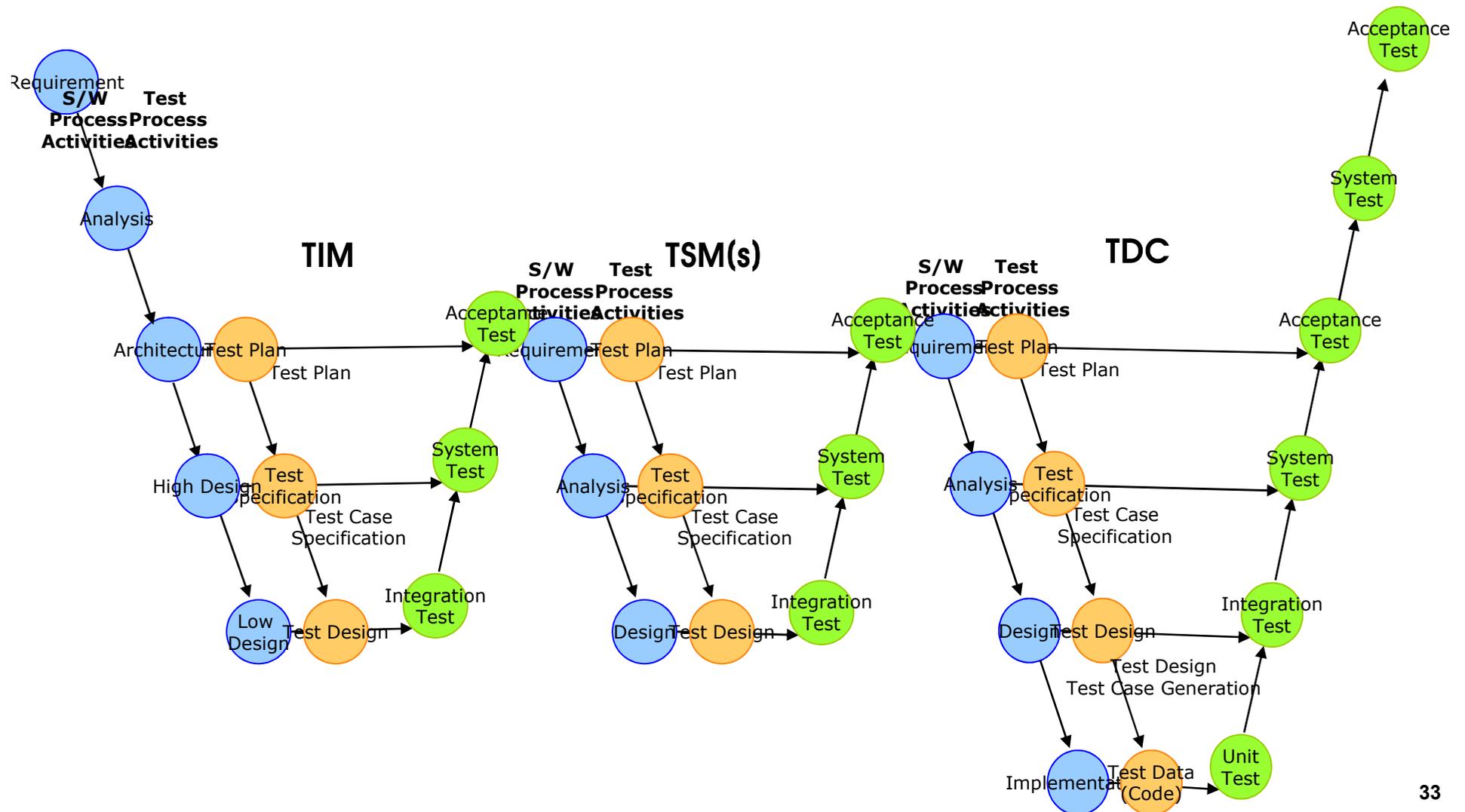


# Lecture 1

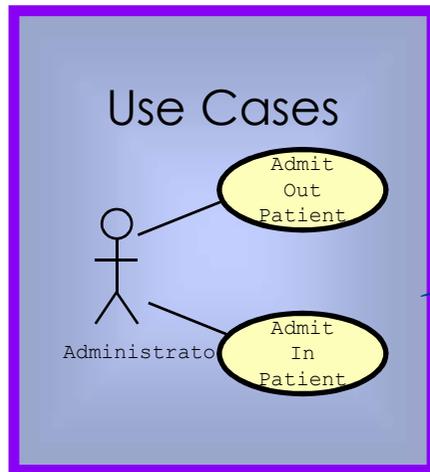
## 개발 프로세스

Multiple V-모델

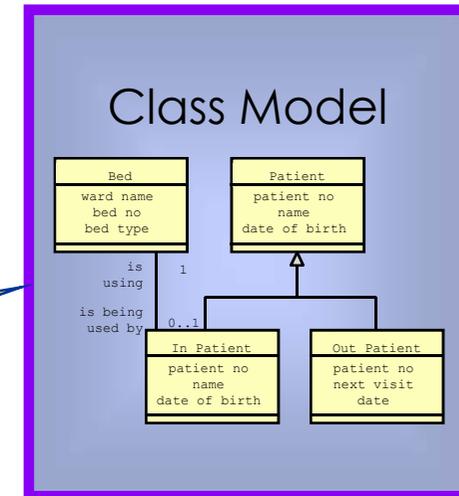
# MDA와 Multiple V 모델의 접목



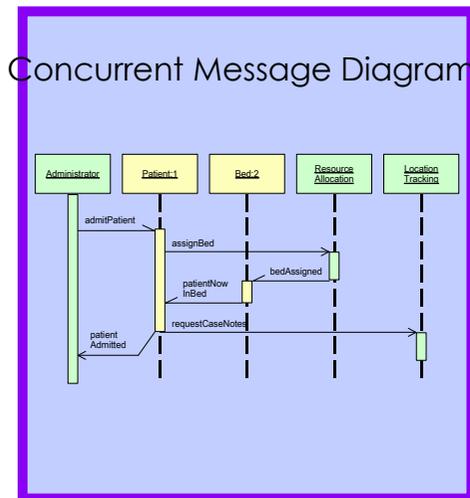
# 모델링 절차



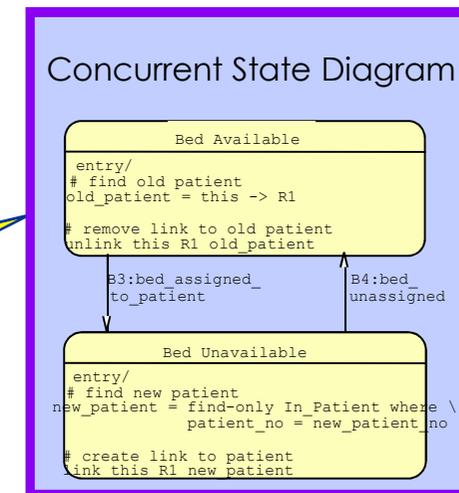
Capture requirements with use cases



Produce first-cut class diagram for each domain to be modelled

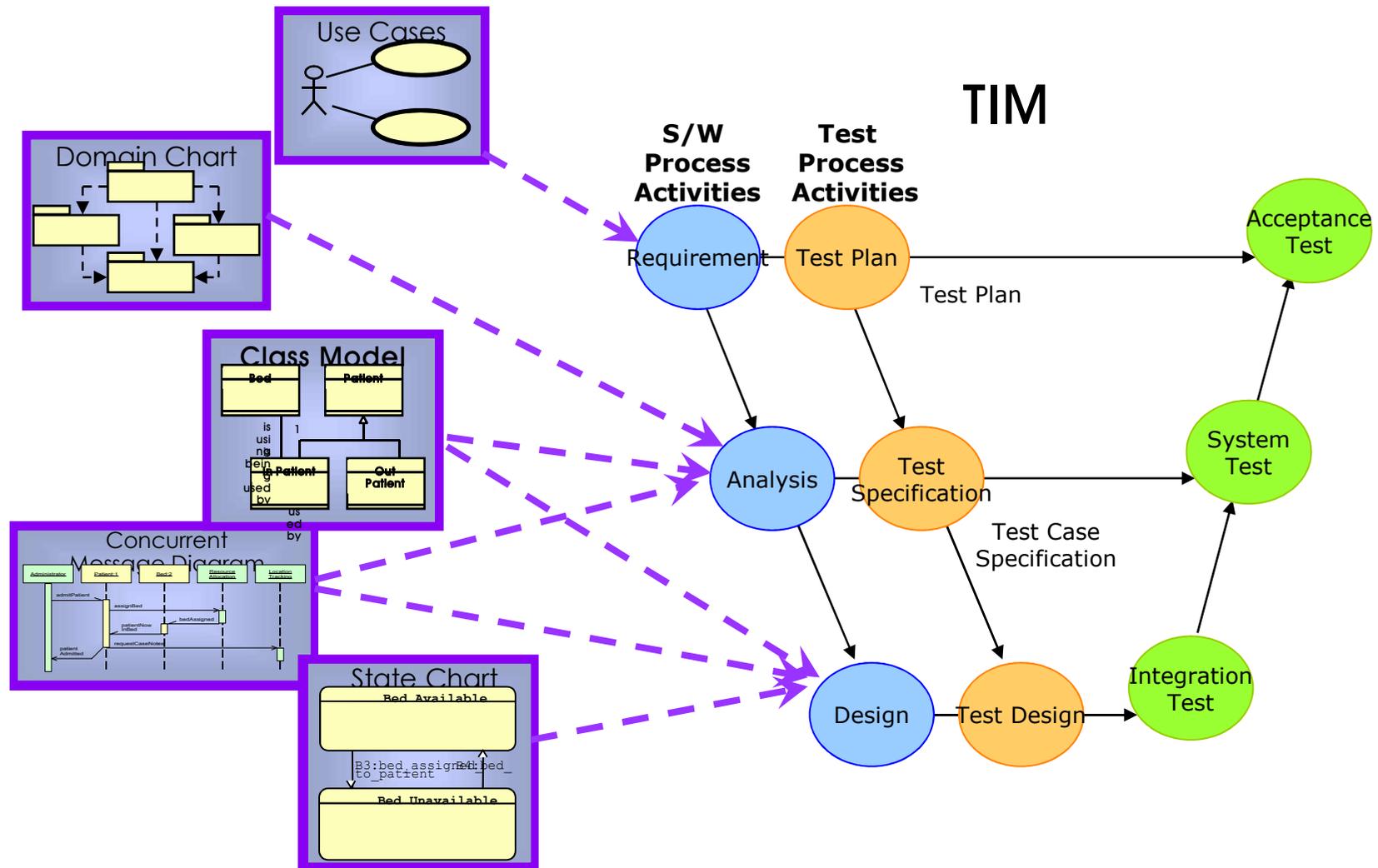


Produce the interaction diagram

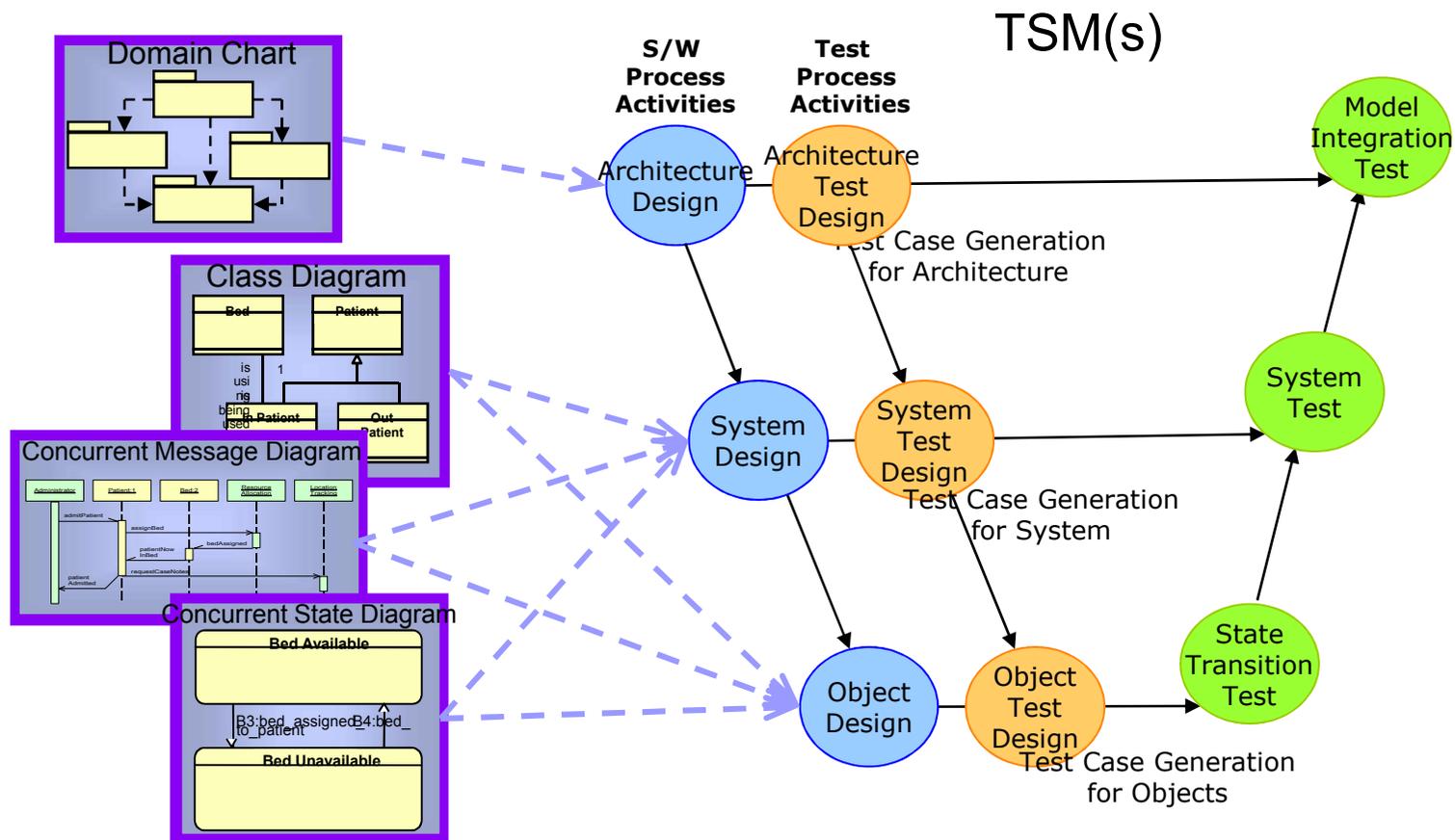


Develop state diagram for classes and specify actions using an OCL

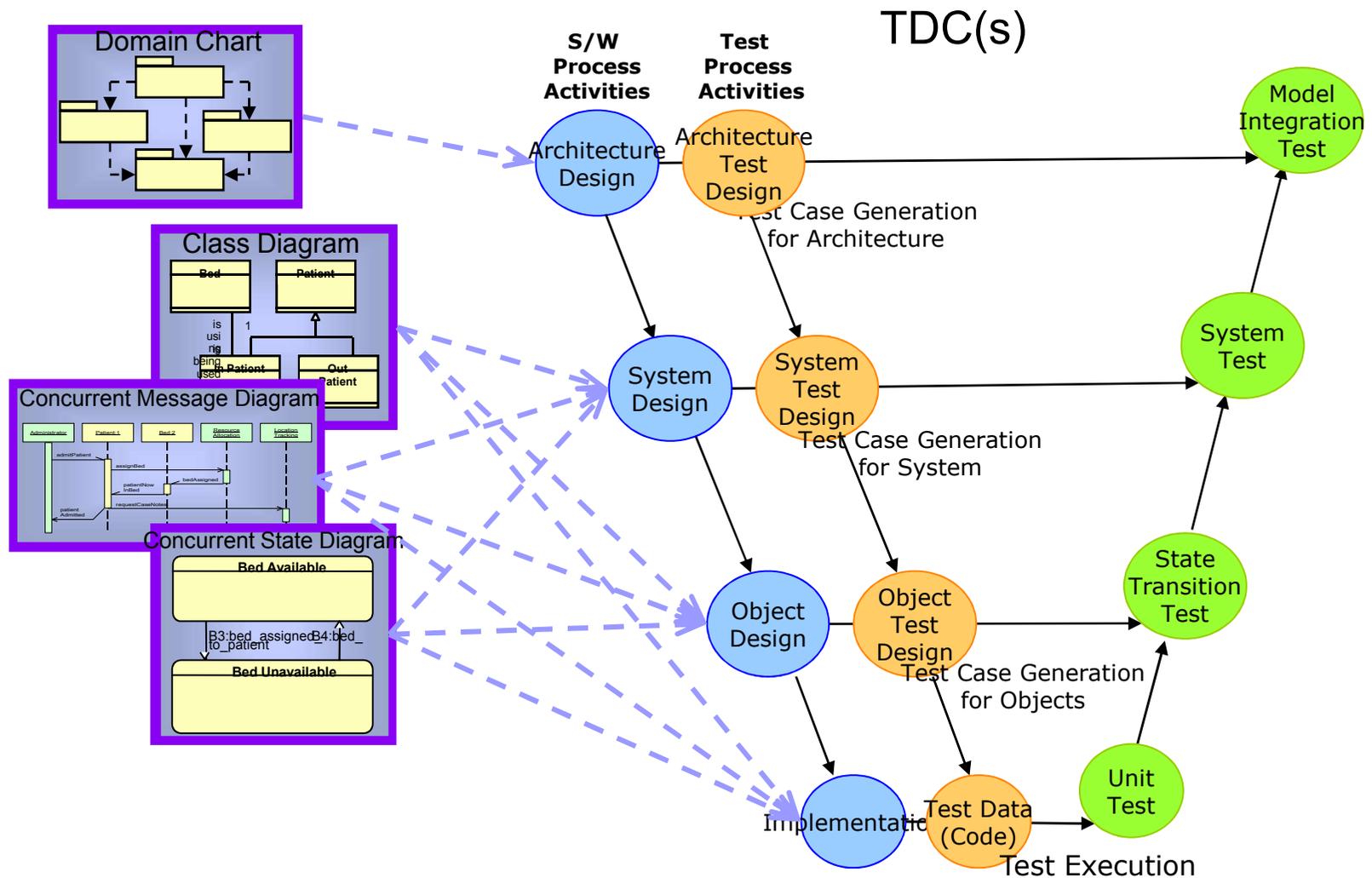
# 1.타겟 독립 모델(Target Independent Model)



# 2.타켓 종속 모델(Target Specific Model)



# 3.타겟 의존 코드(Target Dependent Code)



# MDA기반의 임베디드 S/W 컴포넌트 방법론[1/3]

공정	단계	활동	작업	산출물	
Target Independent Model	도메인 정의	요구사항 정의	상위 요구사항 정의	상위 요구사항 정의서	
			도메인 모델링	도메인 명세서 용어집	
			현행 시스템 분석	현행 시스템 분석서	
			요구사항 명세	요구사항 명세서	
	도메인 분석	요구사항 분석	유스케이스 모델링	유스케이스 명세서	
			사용자 인터페이스 모델링	사용자 인터페이스 정의서	
			추상 클래스 모델링	추상 클래스 명세서	
			테스트 케이스 정의	테스트케이스 정의서	
	도메인 구조	아키텍처 정의	소프트웨어 아키텍처 정의	소프트웨어 아키텍처 정의서	
			시스템 아키텍처 정의	시스템 아키텍처 정의서	
			표준 지침 수립	표준 지침서	
	도메인 설계	컴포넌트 추출	프로세스 모델링	프로세스 명세서	
			컴포넌트 추출	컴포넌트 추출 결과서	
		컴포넌트 개략 설계	컴포넌트 식별	컴포넌트 식별	컴포넌트 목록 컴포넌트 아키텍처 정의서
				컴포넌트 획득방법 식별	컴포넌트 획득 방법 식별서
				인터페이스 상호작용 정의	인터페이스 상호작용 명세서
				컴포넌트 명세	인터페이스 명세서 컴포넌트 명세서
				사용자 인터페이스 설계	사용자 인터페이스 설계서
				개념적 데이터 모델링	개념적 데이터 설계서
		도메인 테스트	도메인 테스트	도메인 테스트 설계	도메인 테스트 설계서
				도메인 테스트 수행	도메인 테스트 결과서
	총 1 공정	총 5 단계	총 7 작업	총 21 활동	총 24 산출물

# MDA기반의 임베디드 S/W 컴포넌트 방법론[2/3]

공정	단계	활동	작업	산출물
Target Specific Model	도메인 종속 정의	요구사항 정제	요구사항 정의	요구사항 정의서
			도메인 모델링	도메인 명세서 용어집
			요구사항 명세	요구사항 명세서
	도메인 종속 분석	요구사항 분석	유스케이스 모델링	유스케이스 명세서
			사용자 인터페이스 모델링	사용자 인터페이스 정의서
			클래스 모델링	클래스 명세서
			테스트 케이스 정의	테스트케이스 정의서
	도메인 종속 구조	아키텍처 정제	소프트웨어 아키텍처 정제	소프트웨어 아키텍처 정의서
			시스템 아키텍처 정제	시스템 아키텍처 정의서
			표준 지침 확정	표준 지침서
	도메인 종속 설계	종속 컴포넌트 추출	컴포넌트 추출	컴포넌트 추출 결과서
			컴포넌트 상세 설계	컴포넌트 식별
		컴포넌트 획득방법 식별		컴포넌트 획득 방법 식별서
		인터페이스 상호작용 정의		인터페이스 상호작용 명세서
		컴포넌트 내부 설계		인터페이스 설계서
				컴포넌트 설계서
		사용자 인터페이스 내부 설계		사용자 인터페이스 설계서
		논리적 데이터 모델링		논리적 데이터 설계서
		단위 테스트		단위 테스트
단위 테스트 수행			단위 테스트 결과서	
총 1 공정	총 5 단계	총 6 작업	총 19 활동	총 22 산출물

# MDA기반의 임베디드 S/W 컴포넌트 방법론[3/3]

공정	단계	활동	작업	산출물
Target Dependent Code	대상 정의	요구사항 정제	요구사항 정의	요구사항 정의서
			도메인 모델링	도메인 명세서 용어집
			요구사항 명세	요구사항 명세서
	대상 분석	요구사항 분석	클래스 모델링	클래스 명세서
	대상 설계	컴포넌트 구현 설계	테스트 케이스 정의	테스트케이스 정의서
			컴포넌트 구현 설계	컴포넌트 구현 설계서
			사용자 인터페이스 구현 설계	사용자 인터페이스 구현 설계서
			물리적 데이터 모델링	물리적 데이터 설계서
	대상구현	컴포넌트 구현	데이터베이스 구축	물리적 데이터베이스
			컴포넌트 구현	컴포넌트 코드
			사용자 인터페이스 구현	사용자 인터페이스 코드
	대상 테스트	대상 테스트	대상 테스트 설계	대상 테스트 설계서
			대상 테스트 수행	대상 테스트 결과서
		시스템 테스트	시스템 테스트 설계	시스템 테스트 설계서
			시스템 테스트 수행	시스템 테스트 결과서
	총 1 공정	총 5 단계	총 6 작업	총 15 활동

# Lecture 1

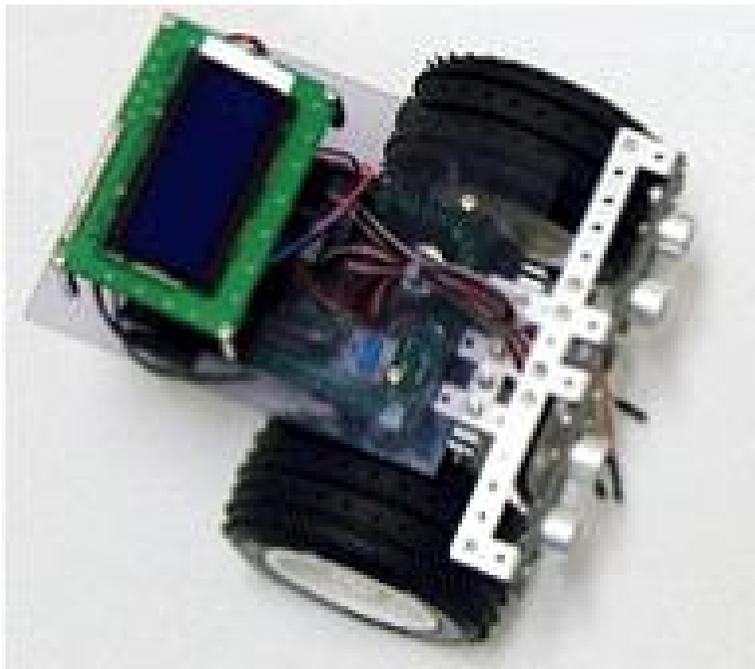
## 개발 프로세스

임베디드 프로세스를 이용한 적용  
(Small Unmanned Ground Vehicle)

# 적용사례

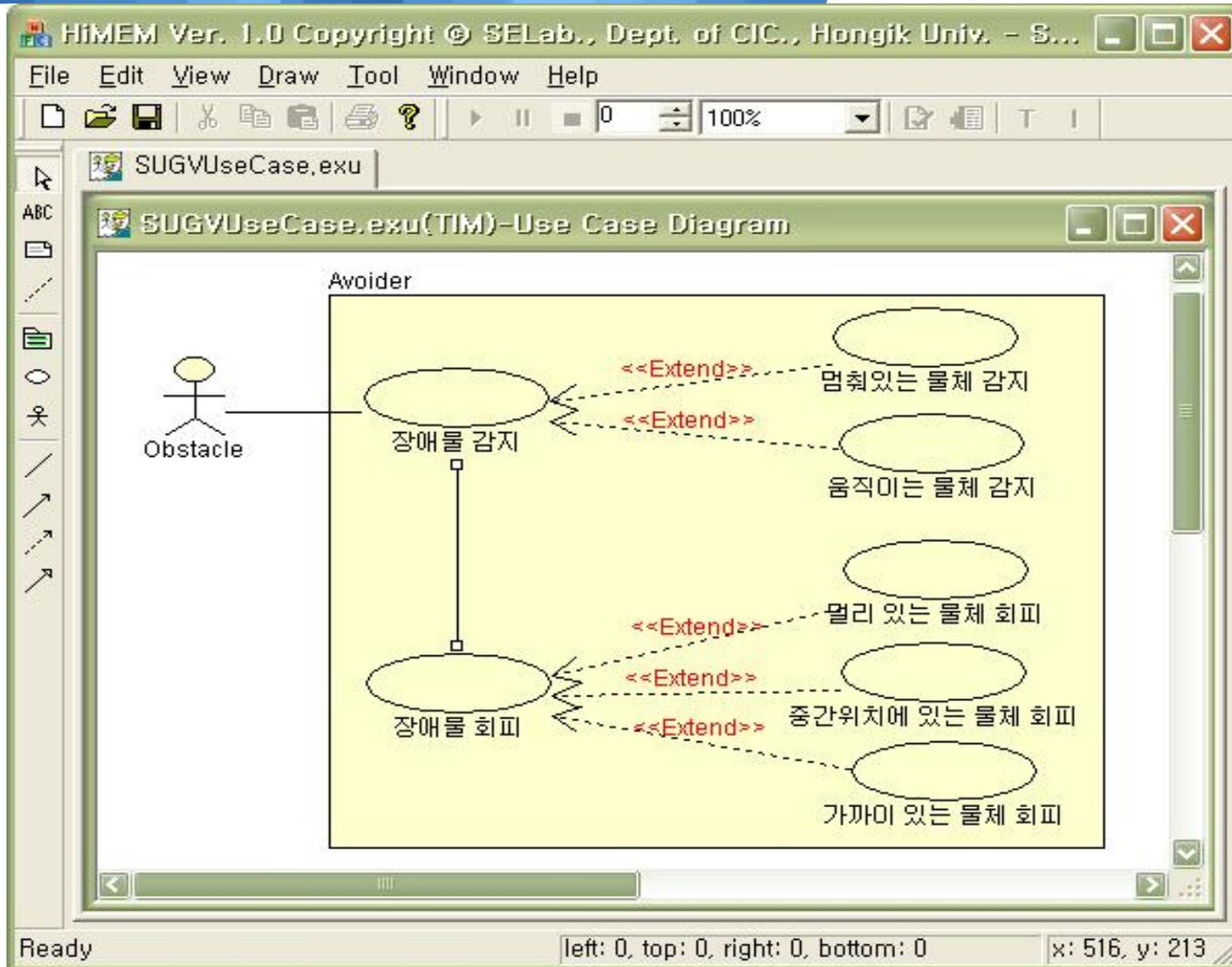
## ❖ SUGV (Small Unmanned Ground Vehicle) System

- HiMEM을 사용하여 개발
- 자동화 도구를 통해서 자동 코드생성 및 실행



Microcontroller	Ubicom SX48AC 20MHz
RAM	32 KByte
EEPROM	32 KByte
센서	초음파센서 2개
디스플레이	Text LCD
서보모터	2개
JVM	하드웨어
개발 언어	Java

# 유스 케이스 다이어그램



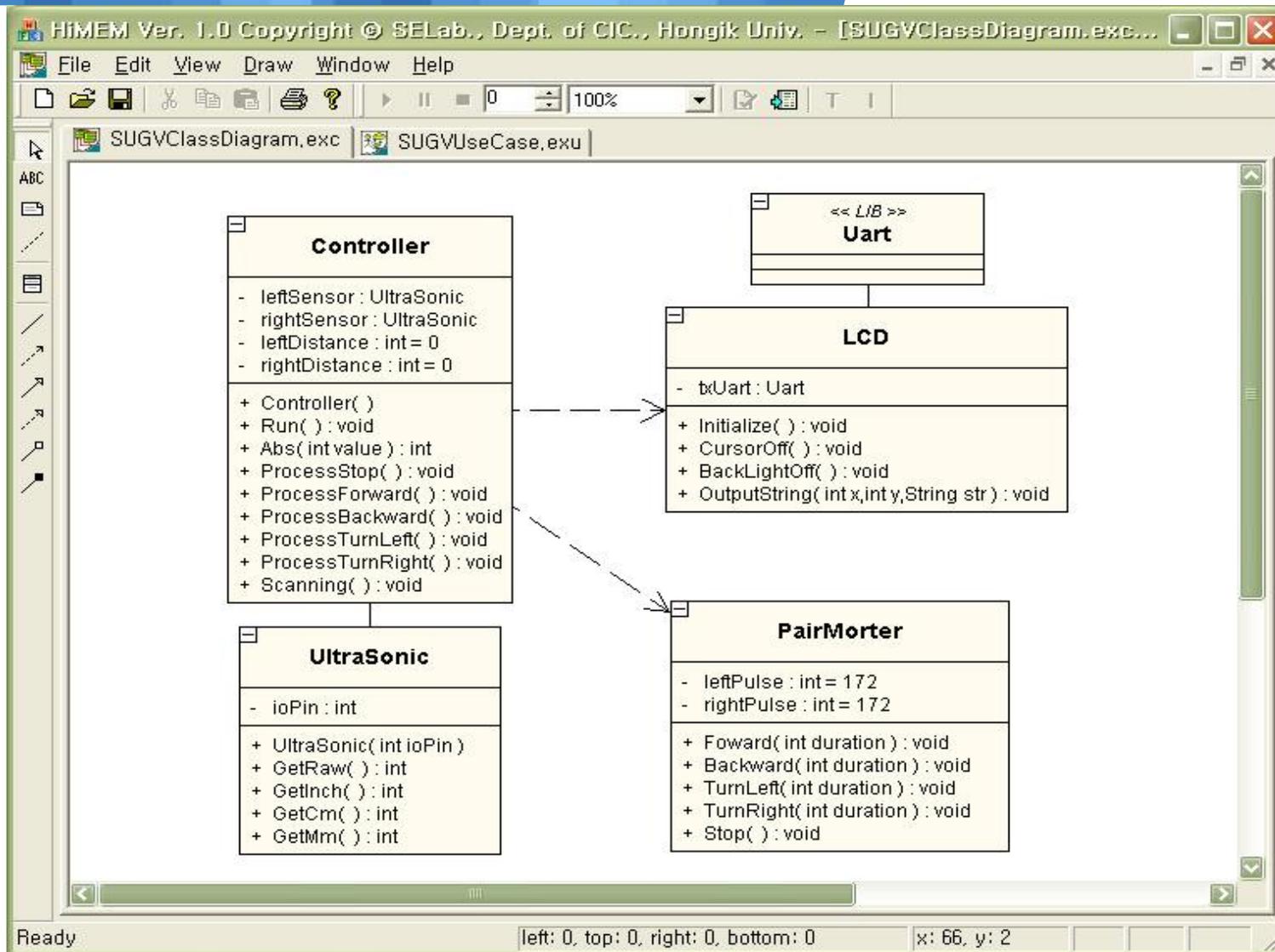
# Use case 1

<b>Use Case</b>	장애물 감지
<b>Purpose</b>	주변 상황을 인지/파악
<b>Primary Scenario</b>	<ol style="list-style-type: none"><li>1. 전진하면서 센서의 상태를 감시한다.</li><li>2. <b>50cm</b> 이내에 장애물이 감지된다.</li><li>3. 초음파 센서로부터 거리를 얻어온다.</li><li>4. 거리를 판단하고 장애물 회피한다.</li></ol>
<b>정확성</b>	장애물과 탐색장비 사이의 거리를 정확히 측정한다.
<b>안정성</b>	장애물과 충돌하지 않도록 반응이 정확해야 한다.

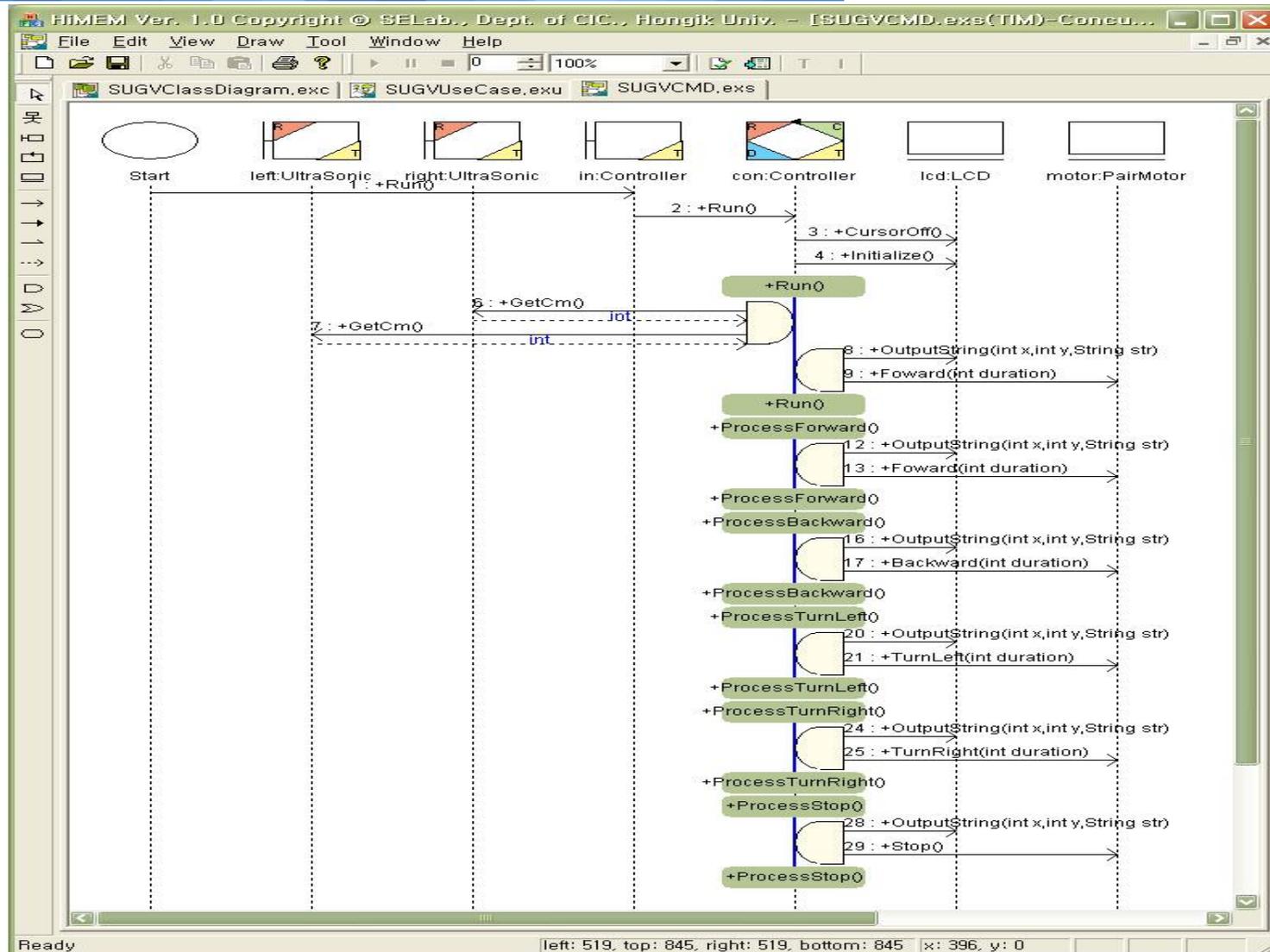
# Use case 2

Use Case	장애물 회피
Purpose	물체를 발견하고 안전하게 물체를 회피 한다
Sub Scenario	<ol style="list-style-type: none"><li>1. 후진을 명령한다.</li><li>2. 후진한다.</li><li>3. 우측으로 <b>30도</b> 회전을 명령한다.</li><li>4. 좌/우측 <b>Wheel</b>의 속도를 제어한다.</li><li>5. 전진 상태로 전환한다.</li><li>6. 전진한다.</li></ol>
정확성	정해진 각도만큼 정확히 회전한다.
안정성	장애물을 완전히 회피할 때 까지 우회를 반복한다.

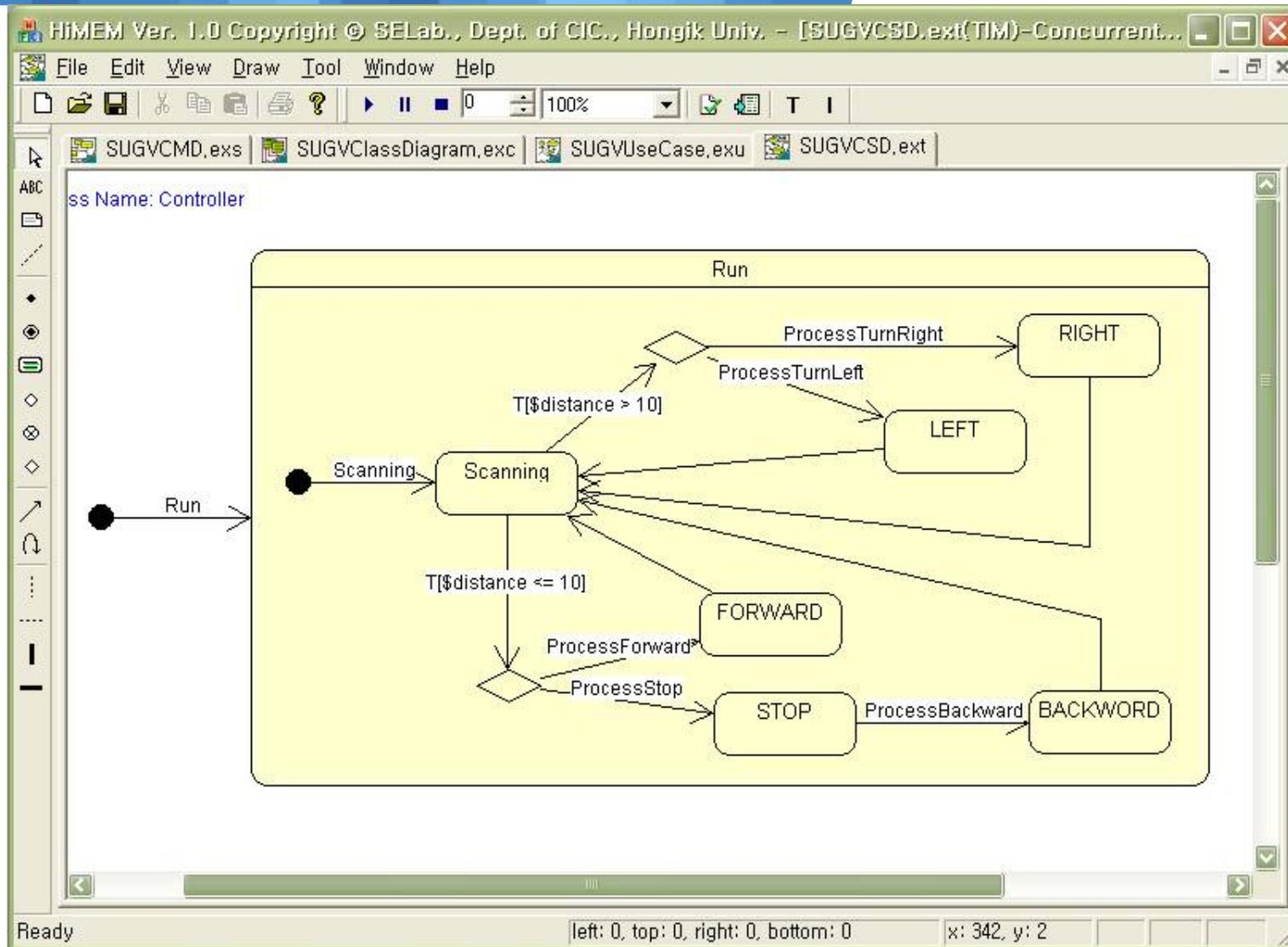
# 클래스 다이어그램



# 병렬 메시지 다이어그램



# 병렬 상태 다이어그램



# TIM → TSM 변환 - T1

**Target Transformation**

**Selection**

Middleware:  none

RTOS:  brickOS,  uC/OS-II,  LegJOS,  Javeline

Processor:  Hitachi H8/3292

**Information**

- clock rate (ø clock): 16 MHz at 5 V, 12 MHz at 3 V
- 8- or 16-bit register-add/subtract, 200 ns (10 MHz)
- 8-bit multiply: 875 ns (16 MHz), 1167 ns (10 MHz)
- 8-bit divide: 875 ns (16 MHz), 1167 ns (10 MHz)
- Streamlined, concise instruction set
- ROM: 16k-byte
- RAM: 512-byte

Buttons: Generate, Cancel

(a) SUGV 1

**Target Transformation**

**Selection**

Middleware:  none

RTOS:  brickOS,  uC/OS-II,  LegJOS,  Javeline

Processor:  Uvicom SX4BAC

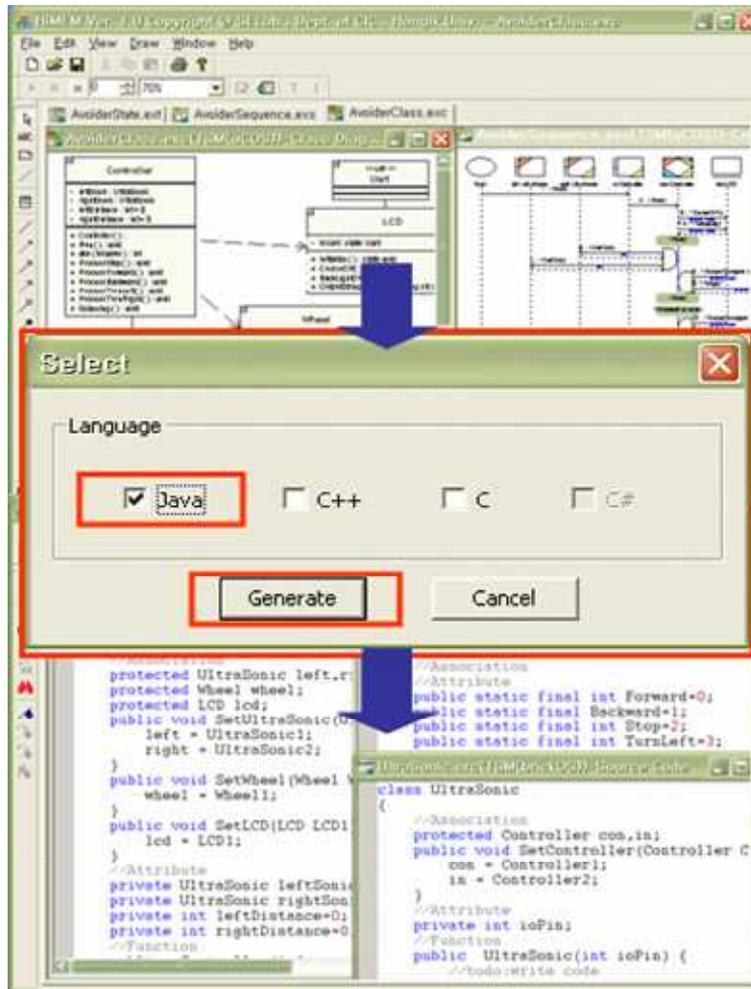
**Information**

- clock rate: 20MHz
- Serial communication
- Delta-sigma A/D conversion
- Virtual Peripherals (VPs)
- ROM: 32k-byte
- RAM: 32k-byte

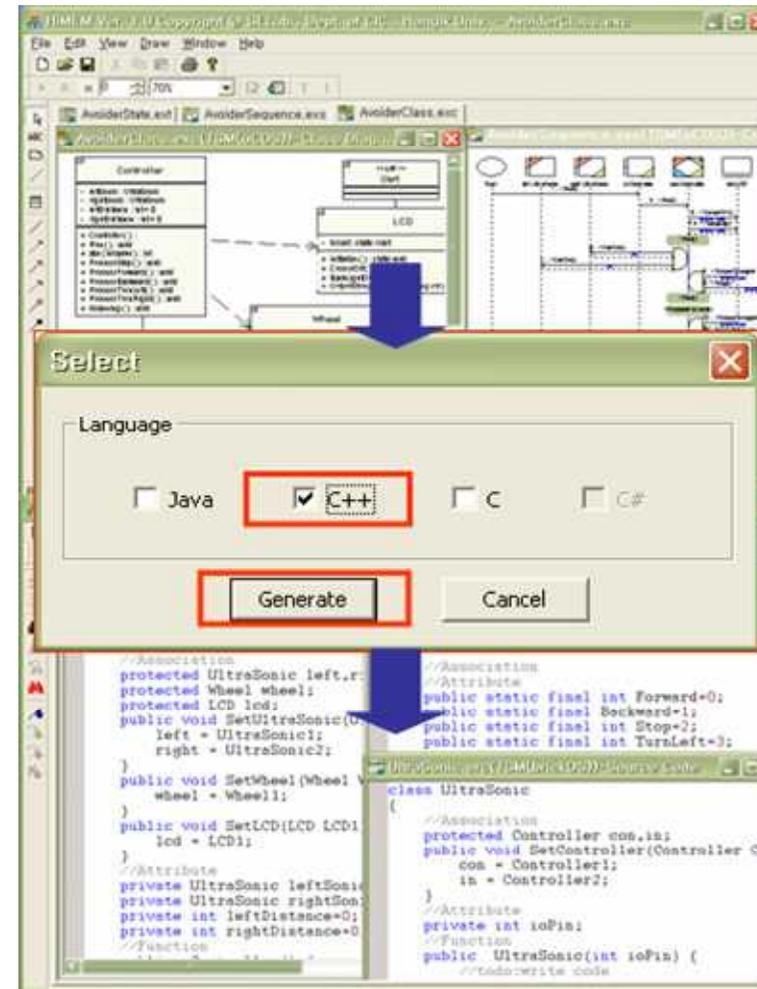
Buttons: Generate, Cancel

(b) SUGV2

# TSM → TDC 변환 - T2



(a) SUGV 1



(b) SUGV2

# 코드생성

HiMEM Ver. 1.0 Copyright © SELab., Dept. of CIC., Hongik Univ. - Start.src

File Edit View Window Help

Start.src PairMotor.src Controller.src UltraSonic.src LCD.src

```
class LCD
{
    //Association
    protected Uart m_pUart;
    public void SetUart(Uart input) {
        m_pUart = input;
    }
    //Attribute
    private Uart txUart;
    //Function
    public void Initialize() {
        //todo:write code
        txUart.sendByte(160);
        txUart.sendByte(163);
        txUart.sendByte(1);
    }
    public void CursorOff() {
        //todo:write code
    }
}
```

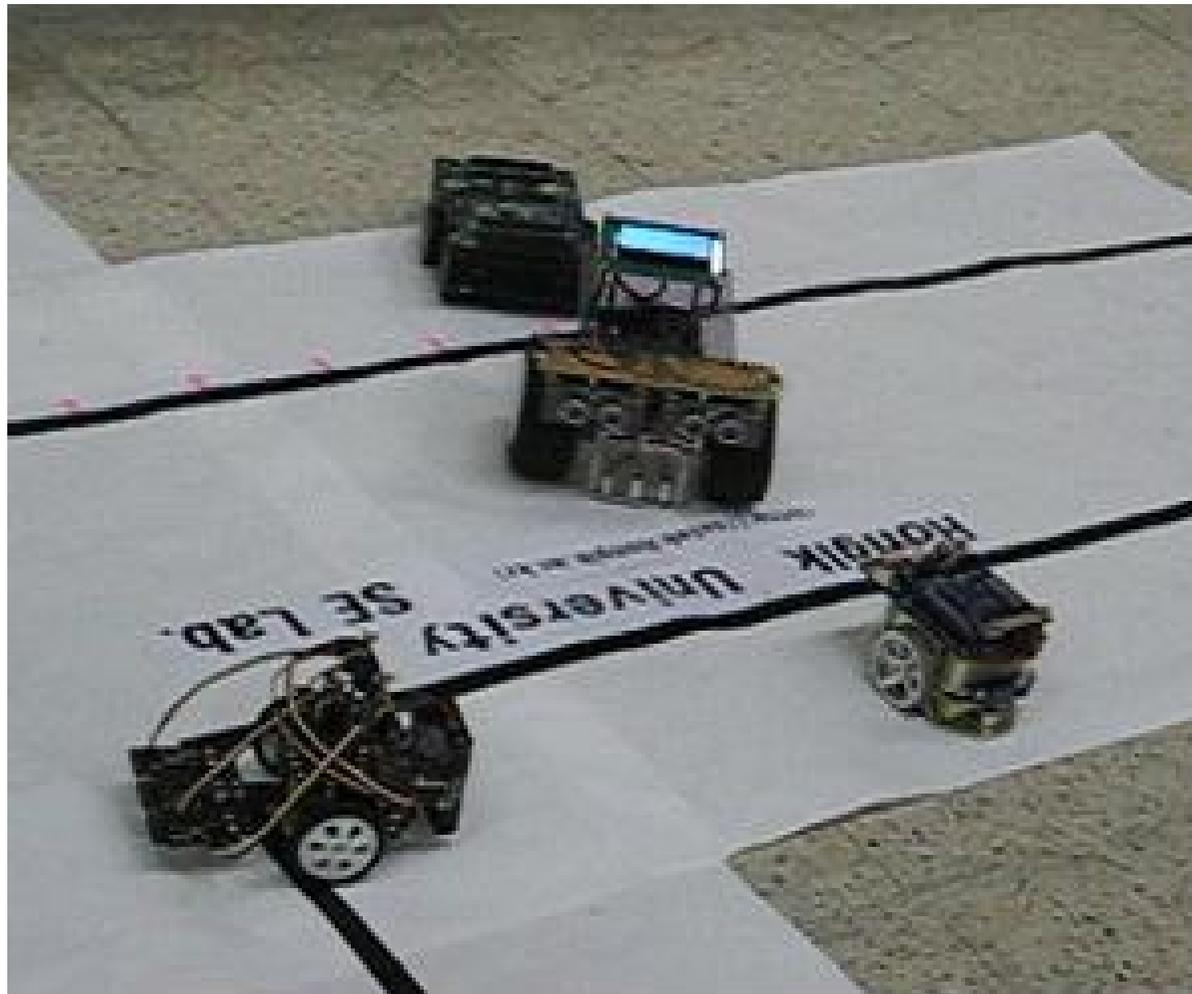
```
class Controller
{
    //Association
    protected UltraSonic left,right;
    protected PairMotor motor;
    protected LCD lcd;
    public void SetUltraSonic(UltraSonic
        left = UltraSonic1;
        right = UltraSonic2;
    )
    }
    public void SetPairMotor(PairMotor P
        motor = PairMotor1;
    )
    }
    public void SetLCD(LCD LCD1) {
        lcd = LCD1;
    }
    //Attribute
    private UltraSonic leftSensor;
}
```

```
class Start
{
    //Association
    //Attribute
    //Function
    public static void main() {
        //todo:write code
        Controller in = new Controller();
        //!--SetObject
        UltraSonic UltraSonic1 = new UltraSonic
        UltraSonic UltraSonic2 = new UltraSonic
        in.SetUltraSonic(UltraSonic1 ,UltraSonic2);
        PairMotor PairMotor1 = new PairMotor()
        in.SetPairMotor(PairMotor1);
        LCD LCD1 = new LCD();
        in.SetLCD(LCD1);
    }
}
```

```
class PairMotor
{
    //Association
    //Attribute
    private int leftPulse=172;
    private int rightPulse=172;
    //Function
    public void Foward(int duration) {
        //todo:write code
        int temp;
        direction = Forward;
        leftPulse = 172 + speed;
        rightPulse = 172 - speed;
        for(temp = 0 ; temp < duration ;
        )
        {
            CPU1.pulseOut(leftPulse CPU1.pulseOut(rightPulse);
        }
    }
}
```

Ready left: 0, top: 0, right: 0, bottom: 0 x: 407, y: 28

# 수행 결과



# Lecture 2

## UML 기반 모델링

확장 임베디드 UML 소개

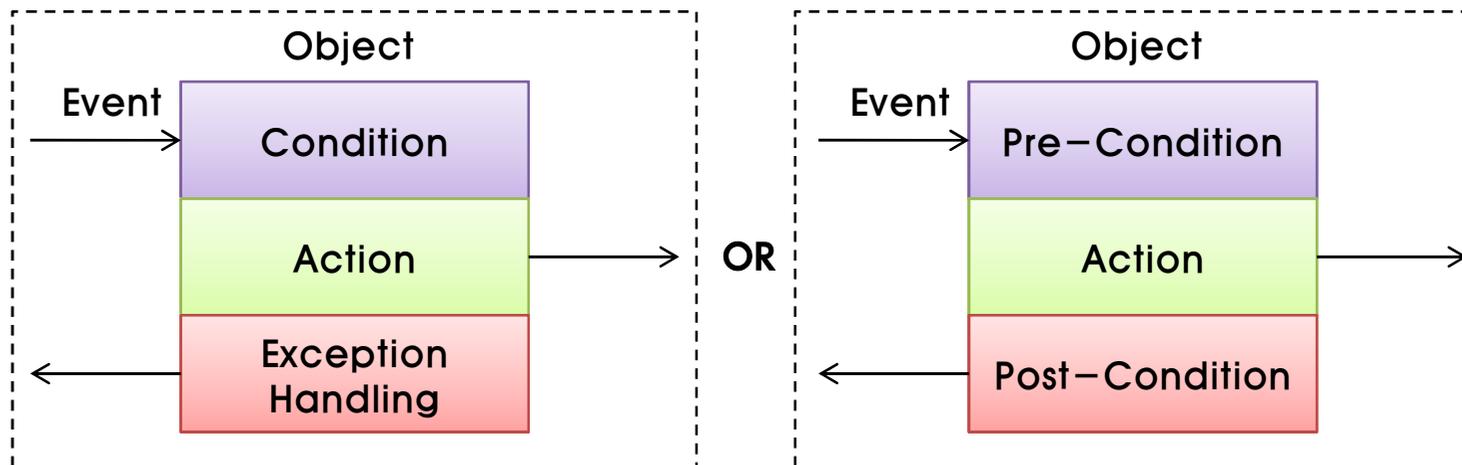
# Extended xUML

## ❖ 배경

- xUML 조차도 표현하지 못하는 부분이 있기에 xUML을 확장

## ❖ 확장된 xUML에서 클래스 다이어그램

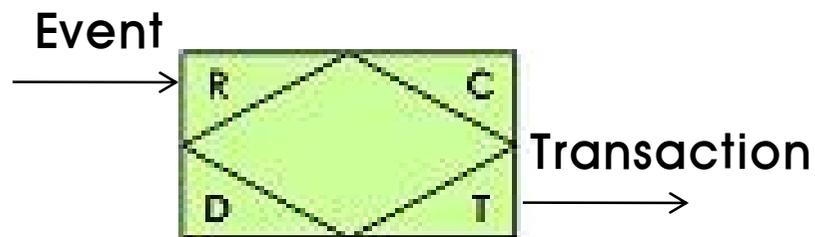
- 역할(Role)과 규칙(Rule)을 포함하며 시스템의 정적 구조를 묘사
- 기존의 객체(Object) 메커니즘 확장  
ECA(Event / Condition / Action)



# Extended xUML (cont.)

– 객체는 ERCDT(Event/Recognition/Communication/Decision/Transaction)의 구조를 가짐

- 인터페이스 객체는 이벤트(Event)가 들어오면 인지(Recognition)해서 통신(Communication)하는 ERC의 구조
- 제어 객체는 인터페이스의 기능뿐만 아니라 결정(Decision)을 내리고 수행(Transaction)하는 ERCDT의 모든 구조
- 서비스 객체는 이벤트(Event)가 들어오면 수행(Transaction)을 하게 되는 ET의 구조



E: Event

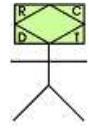
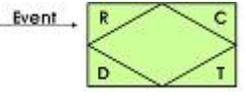
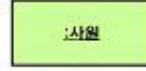
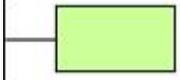
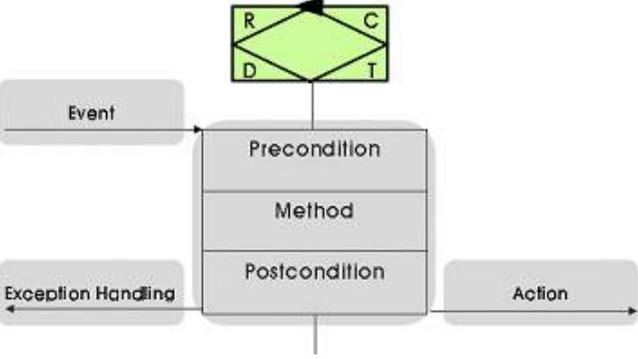
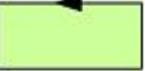
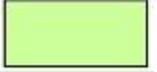
R: Recognition

C: Communication

D: Decision

T: Transaction

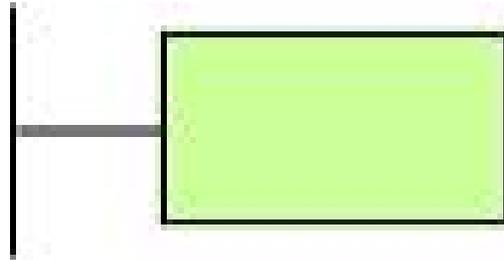
# 객체의 표현방법 확장

Element	Notation	Element	Notation					
Actor		Object's Role (ERCDT)	 <table border="1" data-bbox="1496 651 1904 842"> <tr><td>E: Event</td></tr> <tr><td>R: Recognition</td></tr> <tr><td>C: Communication</td></tr> <tr><td>D: Decision</td></tr> <tr><td>T: Transaction</td></tr> </table>	E: Event	R: Recognition	C: Communication	D: Decision	T: Transaction
E: Event								
R: Recognition								
C: Communication								
D: Decision								
T: Transaction								
Object	 (a)  (b)  (c)							
Interface (Boundary) Object		Object's Rule (ECA)						
Control Object								
Entity (Service) Object								

# Stereotype of Object

## ❖ Interface Object

- 단지 객체이름과 메소드들로 구성
- Passive Object



# Stereotype of Object (cont.)

## ❖ Control Object

- 객체이름과 속성, 메소드를 모두 존재
- Active Object



# Stereotype of Object (cont.)

## ❖ Service(Entity) Object

- 객체이름과 속성 존재
- Passive Object
- Data store



# Lecture 2

## UML 기반 모델링

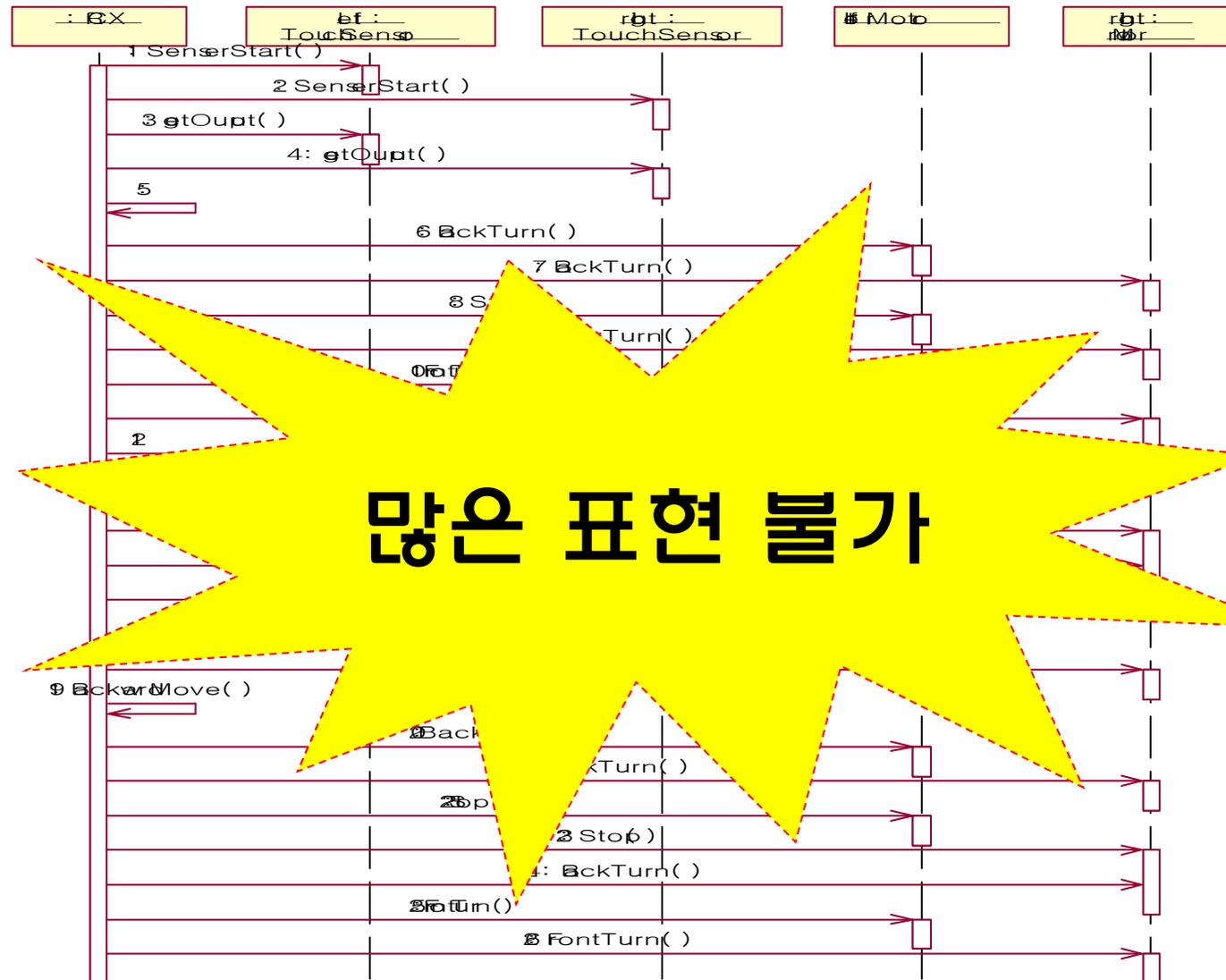
병렬 메시지 다이어그램

# Extended Message Sequence Diagram

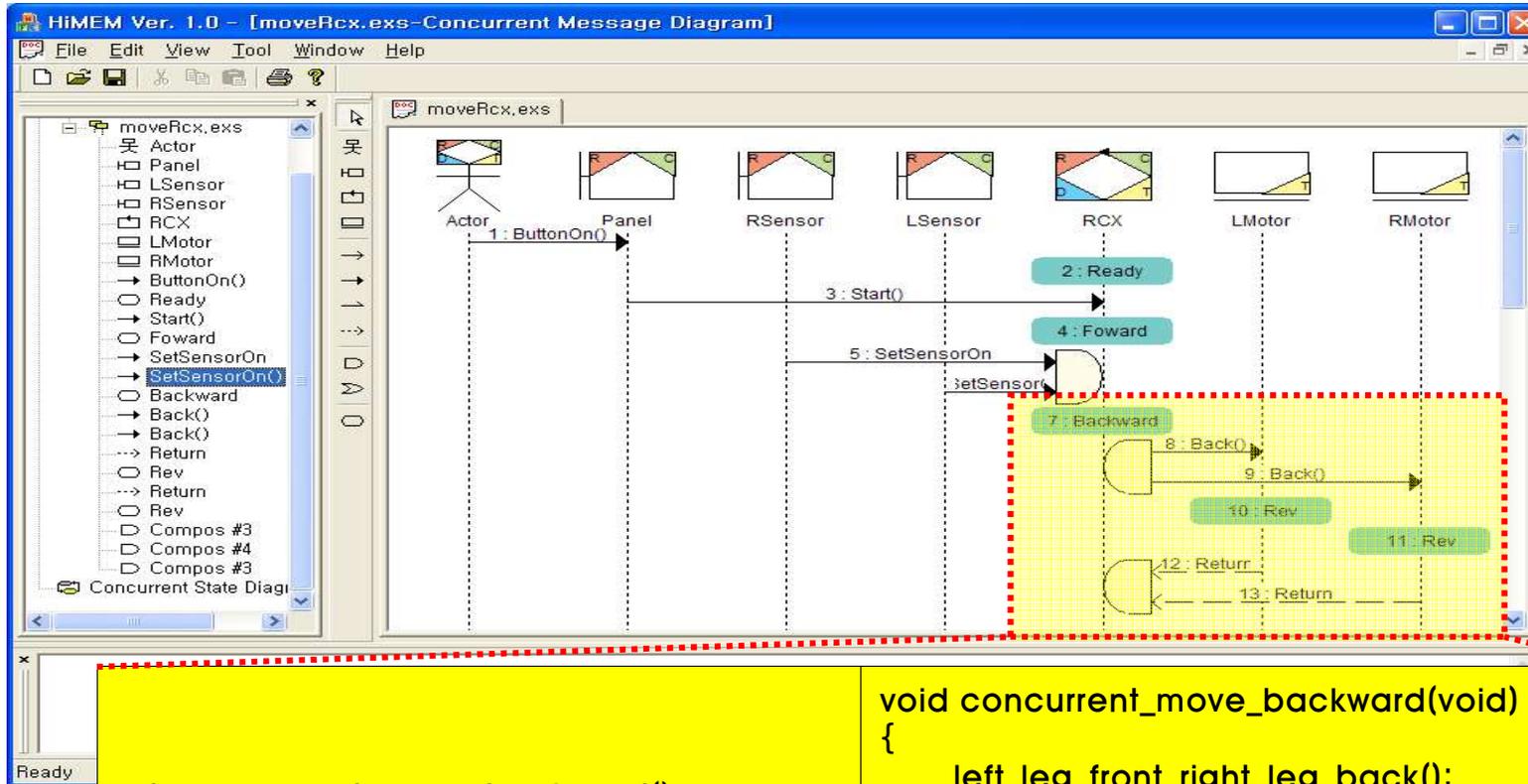
## ❖ 병렬 메시지 다이어그램(CMD: Concurrent Message Diagram)

- 기존의 시퀀스 다이어그램에 실세계에서 발생할 수 있는 병렬 메커니즘 (fork-join, reverse fork-join 등)을 포함하도록 확장
- 확장된 xUML은 동기 메시지를 기본으로 함
- 각각의 객체에 역할(Role)이 있음
- ECA(Event/Condition/Action) 법칙을 따름

# 기존 모델링 - 동적



# 확장된 MSD를 사용한 모델링



```

sub concurrent_move_backward()
{
    OnRev(OUT_A+OUT_C); Wait(MOVE_TIME);
    Wait(MOVE_TIME);
}
    
```

**Lego**

```

void concurrent_move_backward(void)
{
    left_leg_front_right_leg_back();
    delay(movement_delay);
    delay(movement_delay);

    left_leg_back_right_leg_front();
    delay(movement_delay);
    delay(movement_delay);
}
    
```

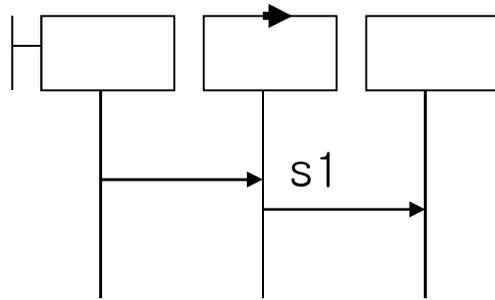
**HexAvoider**

# 병렬 메시지 다이어그램 노테이션

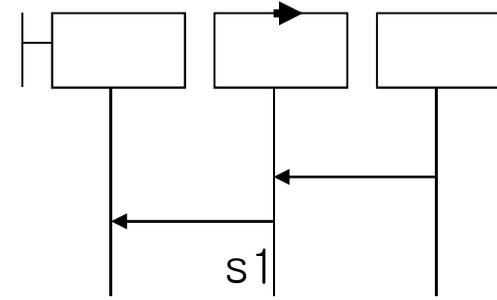
Element	Notation	Element	Notation
Event		Message	
Incoming		Outcoming	
Choice		Multiple Choice	
Fork/Join		Reverse Fork/Join	
Communication		Broadcasting	
Temporal Delay		...	...

# Message Sequence Diagram과 State Diagram의 접목

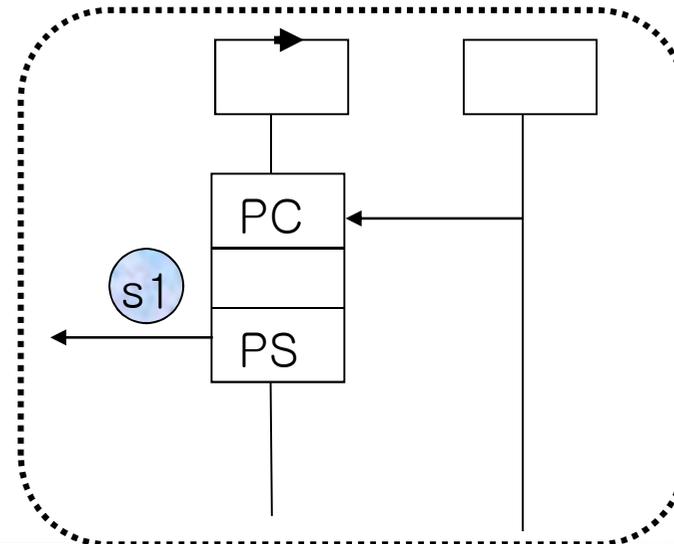
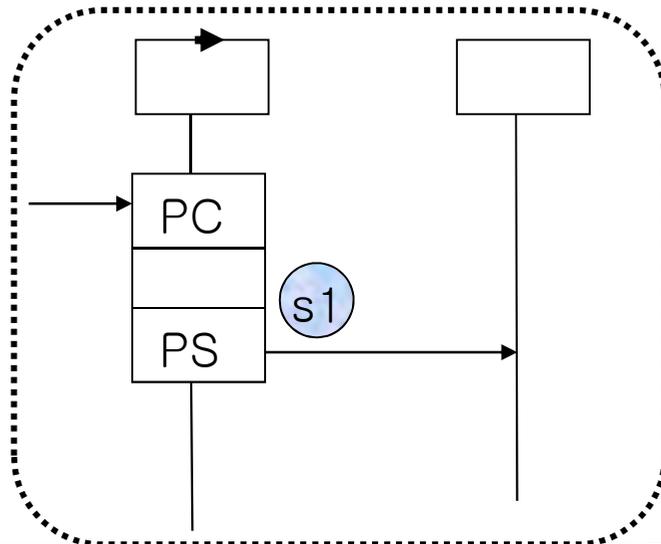
## ❖ One Control Object



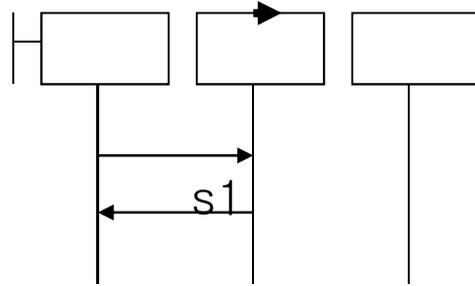
(1)



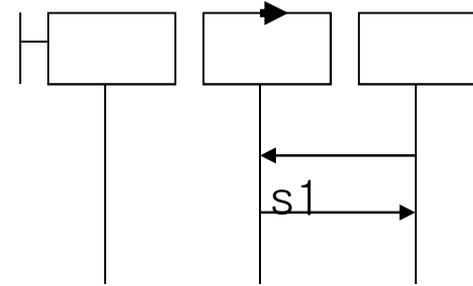
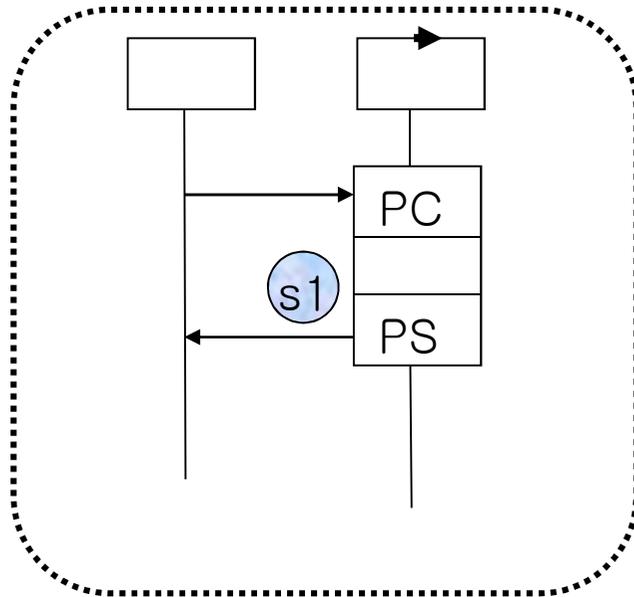
(2)



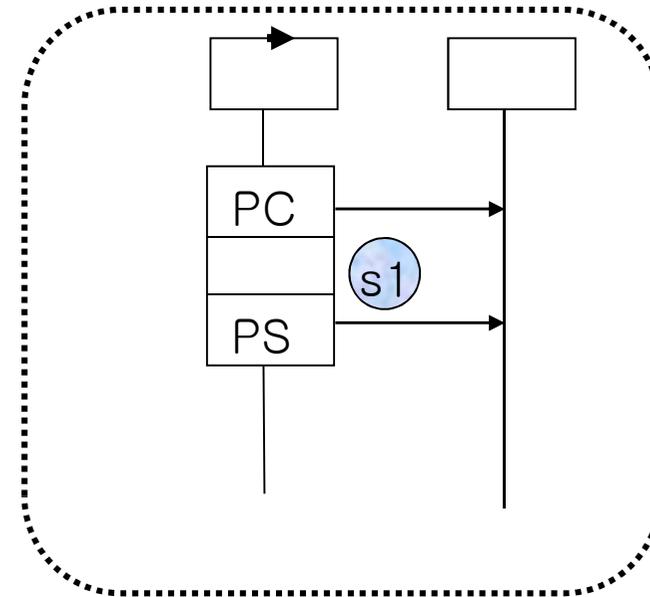
# Message Sequence Diagram과 State Diagram의 접목 (cont.)



(3)

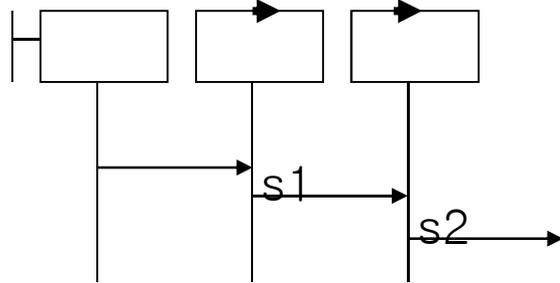


(4)

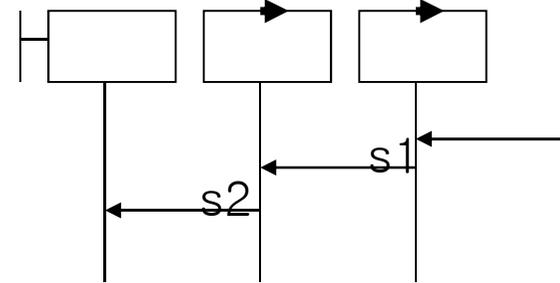


# Message Sequence Diagram과 State Diagram의 접목 (cont.)

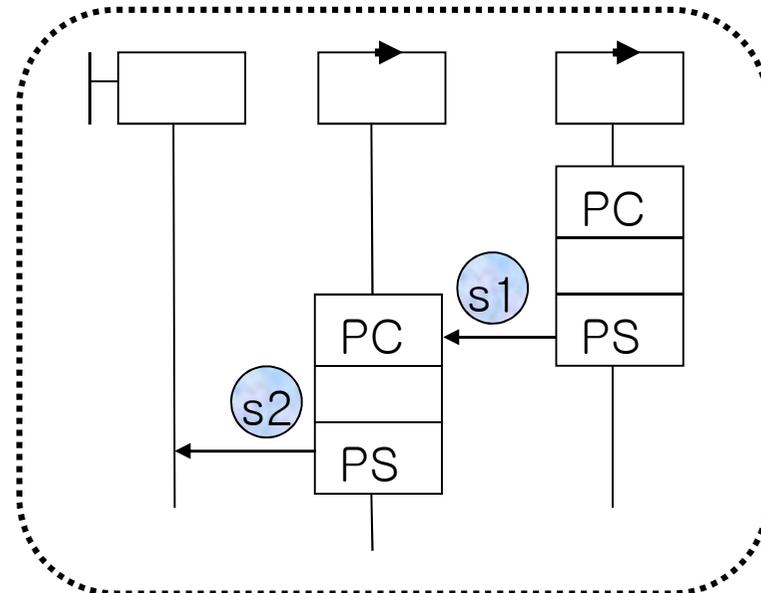
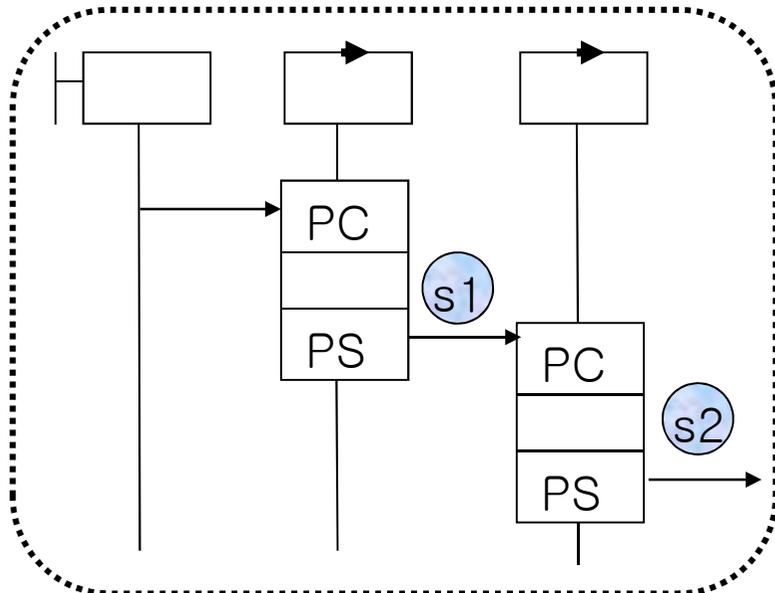
## ❖ More than One Control Object



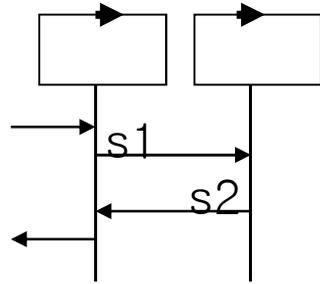
(1)



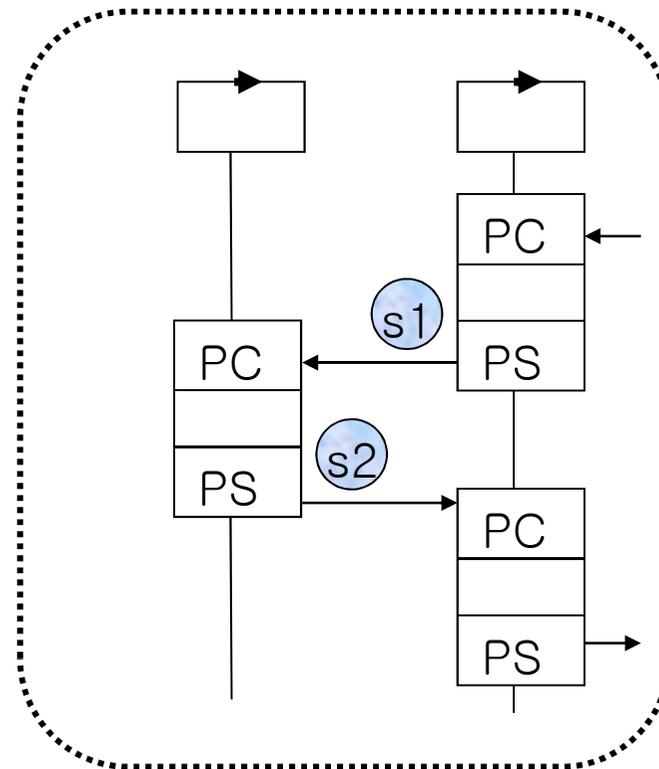
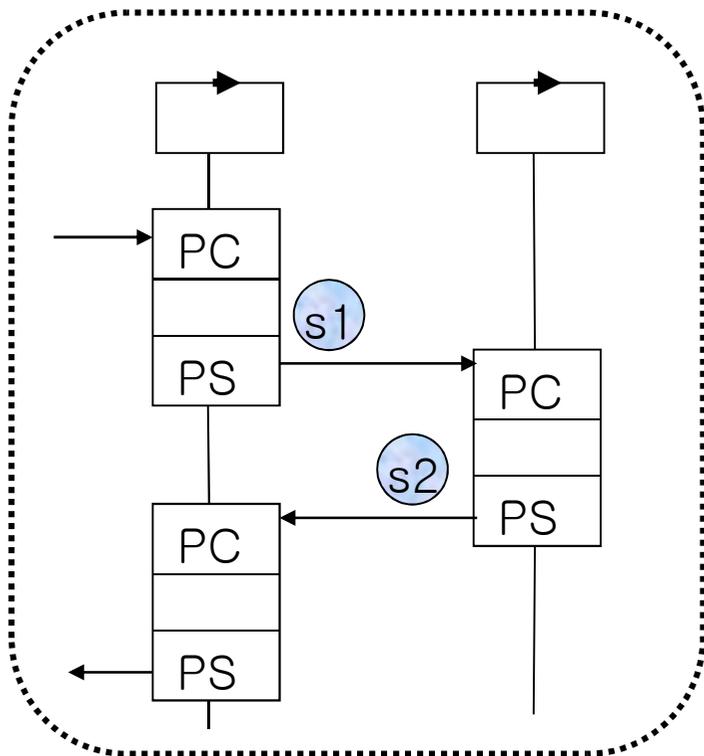
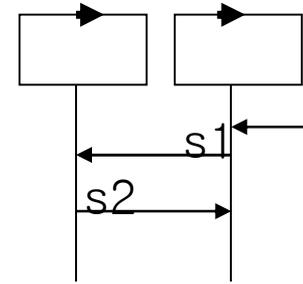
(2)



# Message Sequence Diagram과 State Diagram의 접목 (cont.)



(3)



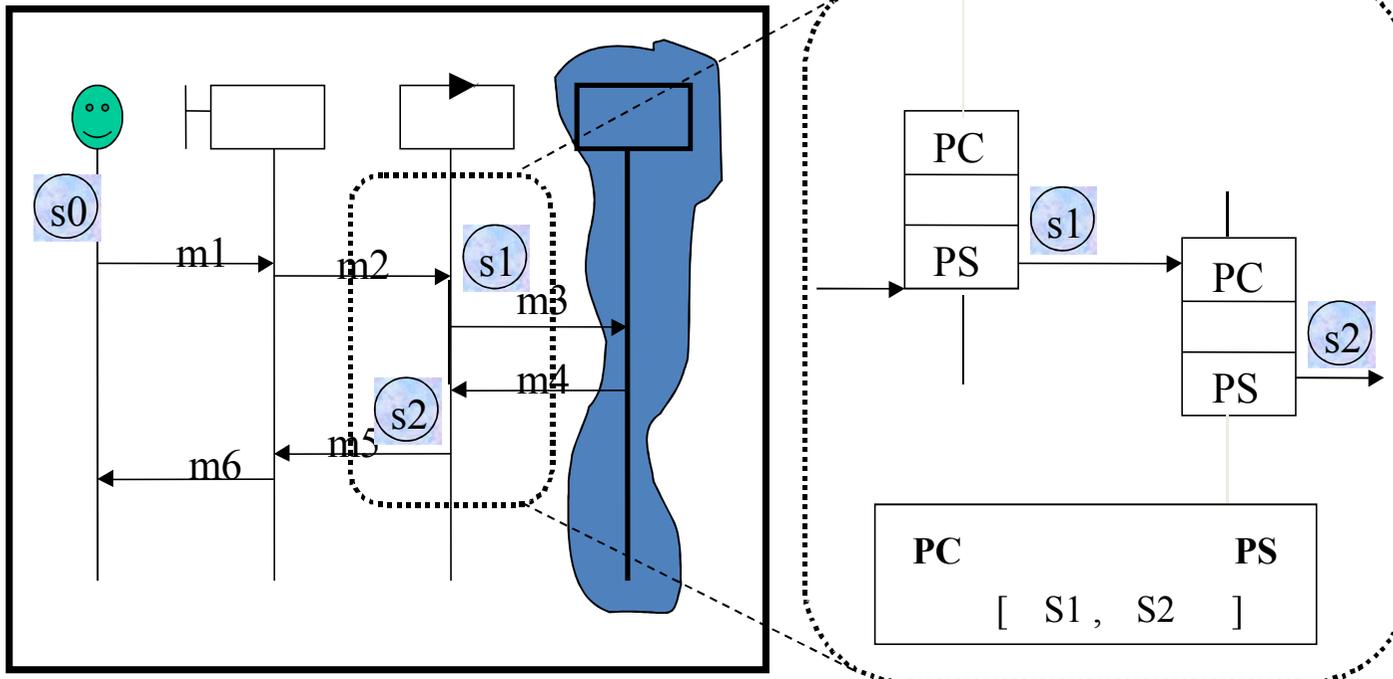
# State Mechanism [Carlson99] [Kim99]

## Simple ATM Machine:

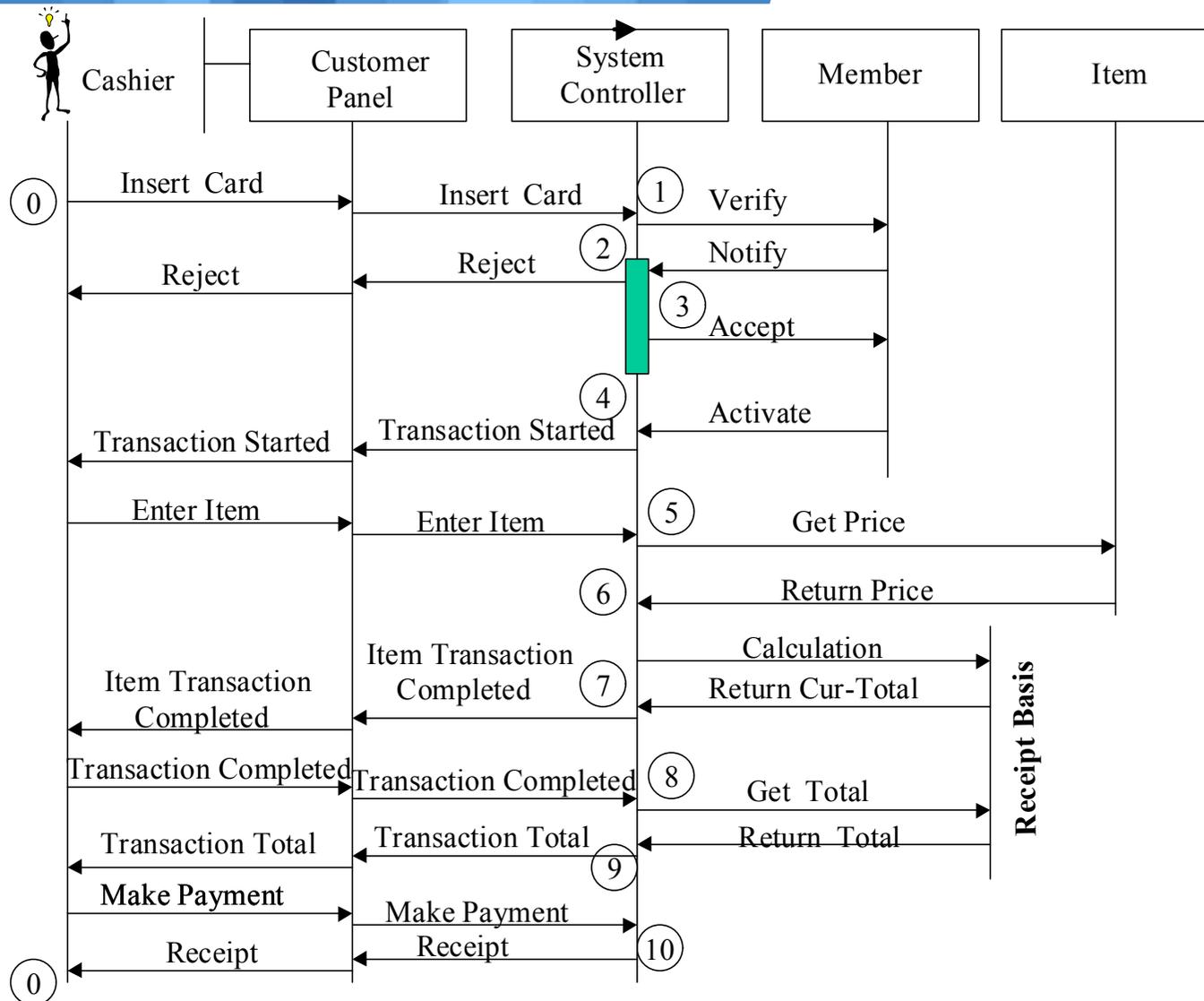
- m1: push withdraw button
- m2: request withdraw
- m3: request a user's status to the main bank computer
- m4: check the user's status
- m5: withdraw money
- m6: money come out

- S0: an initial state
- S1: a withdraw requesting state
- S2: a withdraw state

- PC: pre-condition
- PS: post-condition



# 예: State Mechanism [Carlson99] [Kim99]



# Lecture 2

## UML 기반 모델링

병렬 상태 다이어그램

# Extended State Diagram

- ❖ **병렬 상태 다이어그램(CSD: Concurrent State Diagram)**
  - 기본적으로 OCL(Object Constraint Language)을 포함하여 서술
  - Deterministic/Stochastic 메커니즘을 포함
  - 향후 Non-deterministic 상태를 Deterministic 상태로 자동 변환

# 병렬 상태 다이어그램 노테이션

Element	Notation	Element	Notation
<b><u>Initial State:</u></b> 상태 머신의 시작을 표시		<b><u>Shallow History:</u></b> 가장 최근의 스테이트로 돌아감	
<b><u>Choice Point:</u></b> 동적 분기 제공		<b><u>Join, Fork:</u></b> 동기화에 사용됨	
<b><u>Junction Point:</u></b> 정적 분기 제공		<b><u>Entry, Exit Point:</u></b> 합성 상태 또는 상태 머신에 입력과 출력을 지정함	
<b><u>Deep History:</u></b> 가장 최근의 서브 스테이트로 돌아감		<b><u>Terminate:</u></b> 상태 머신의 수행이 끝났을 때 표시	

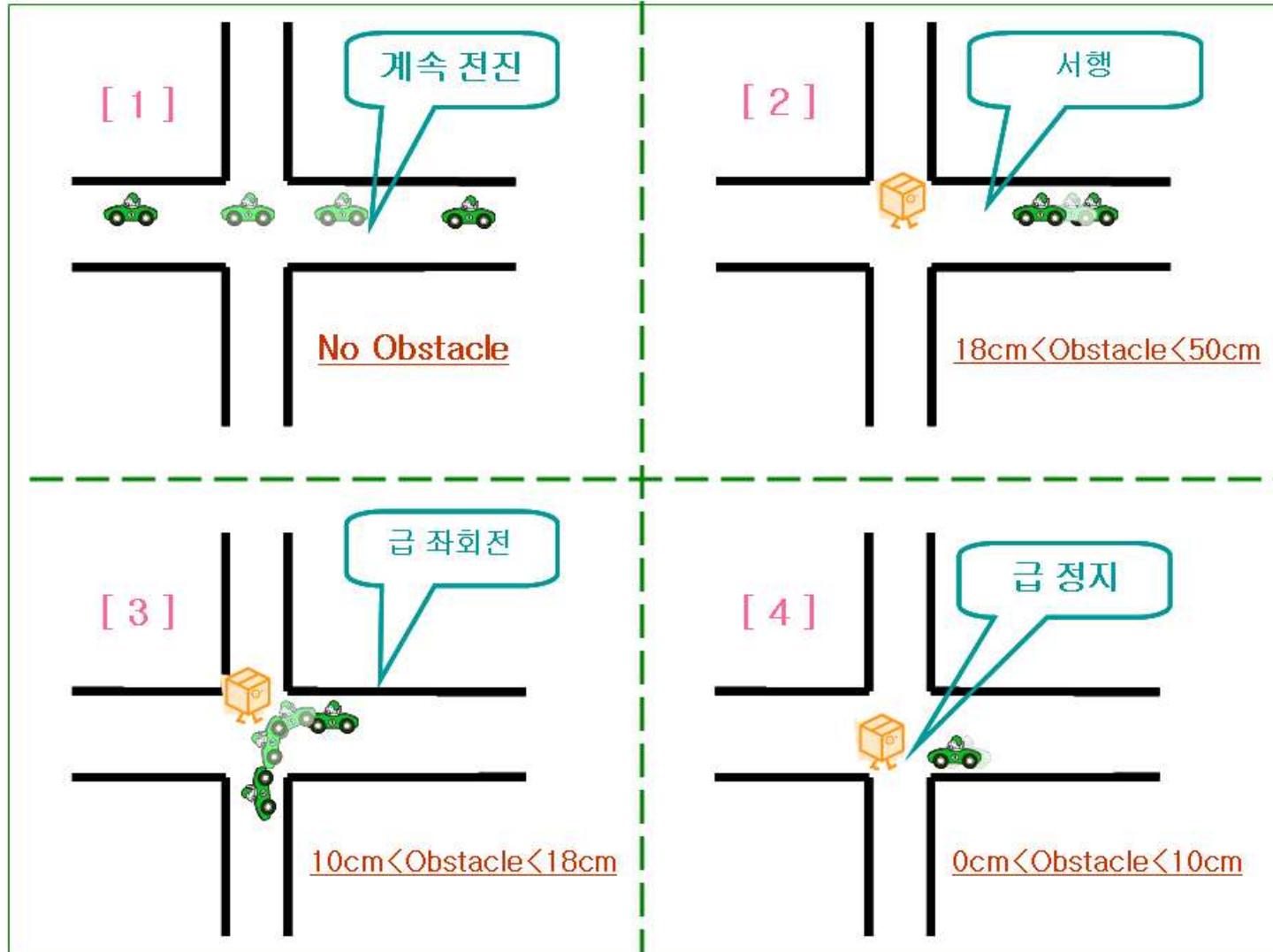
# 병렬 상태 다이어그램 노테이션

설명	노테이션	설명	노테이션
단일: 단순히 다음 상태로 이동하는 경우의 형태	<pre> graph LR     S0((S0)) -- alpha --&gt; S1((S1))             </pre>	확률 비결정과 비슷한 맥락에서 하나의 출력력이라도 랜덤 변수라면 랜덤한 확률적인 값을 갖게 되는 경우에 다음 상태로 전이되는 경우의 형태	<pre> graph LR     S0((S0)) --&gt; S{S}     S -- "0 &lt; alpha &lt; 0.34" --&gt; S1((S1))     S -- "0.34 &lt;= alpha &lt; 0.64" --&gt; S2((S2))     S -- "0.64 &lt;= alpha &lt; 1" --&gt; S3((S3))             </pre>
결정: 구체적인 상태로 전이 필요시 사용할 수 있는 결정 선택으로 상태가 이동하는 형태	<pre> graph LR     S0((S0)) -- alpha --&gt; S1((S1))     S0 -- beta --&gt; S2((S2))             </pre>	동시성: 여러 개의 스레드가 발생되어 동시 수행되는 경우의 형태	<pre> graph LR     S0((S0)) --&gt; ParallelBlock     subgraph ParallelBlock [ ]         direction LR         S1((S1)) --&gt; S2((S2))         S3((S3)) --&gt; S4((S4))     end             </pre>
비결정: 다음 상태로 이동할 때 무작위로 선택되어 이동하는 경우의 형태	<pre> graph LR     S0((S0)) -- alpha --&gt; S1((S1))     S0 -- alpha --&gt; S2((S2))             </pre>		

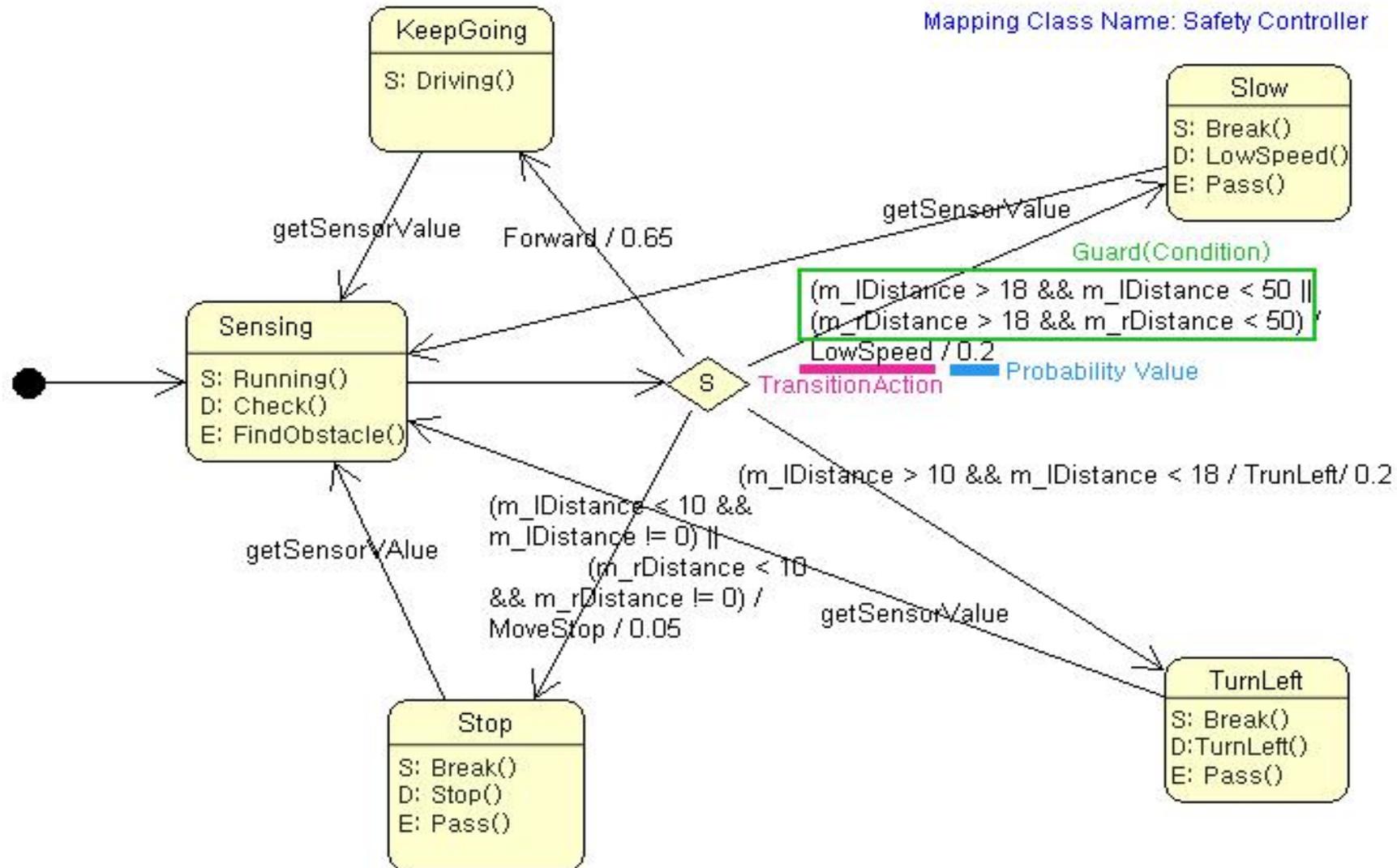
# 병렬 상태 다이어그램 적용사례 1



# 시뮬레이션을 위한 시나리오



# Safety Controller에 대한 State Diagram



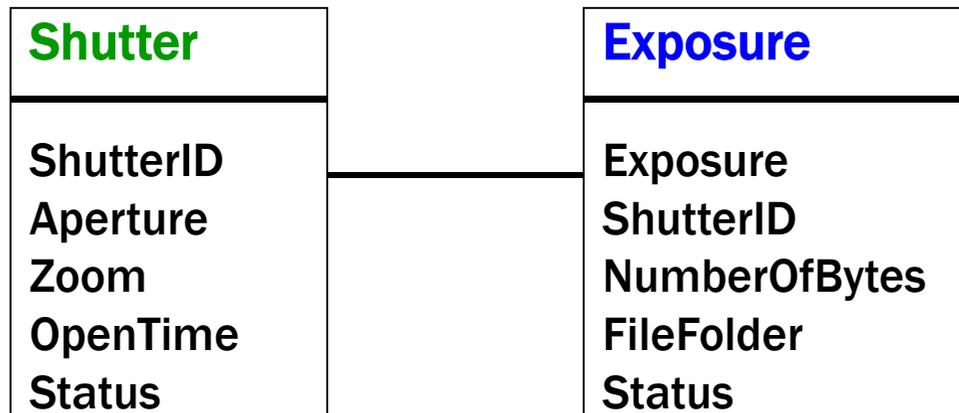
# Source code about State Diagram

```
SensorMonitor(50,i); //m_lDistance,m_rDistance < input
if( (m_lDistance < RANGE_BASE && m_lDistance != 0) ||
    (m_rDistance < RANGE_BASE && m_rDistance != 0) )
{
    MoveStop(100,i);
    duration = 0;
    leftFlag = false;
    rightFlag = false;
}
else if( (m_lDistance > RANGE_BASE &&
         m_lDistance < RANGE_BASE+RANGE_RATE) ||
         leftFlag )
{
    if(!leftFlag)
    {
        duration = 0;
        leftFlag = true;
        rightFlag = false;
    }
    else
    {
        duration++;
    }
    LowSpeed();
    TurnLeft(100,i);
}
```

```
else if( (m_lDistance > RANGE_BASE+RANGE_RATE &&
         m_lDistance < RANGE_BASE+RANGE_RATE*5) ||
         (m_rDistance > RANGE_BASE+RANGE_RATE &&
         m_rDistance < RANGE_BASE+RANGE_RATE*5) )
{
    LowSpeed();
    Forward(100,i);
}
else
{
    DefSpeed();
    Forward(100,i);
}
```

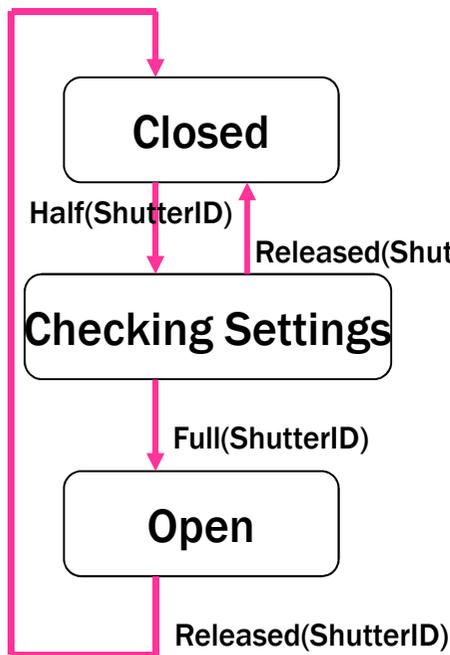
# Object Lifecycle

## ❖ Class diagram

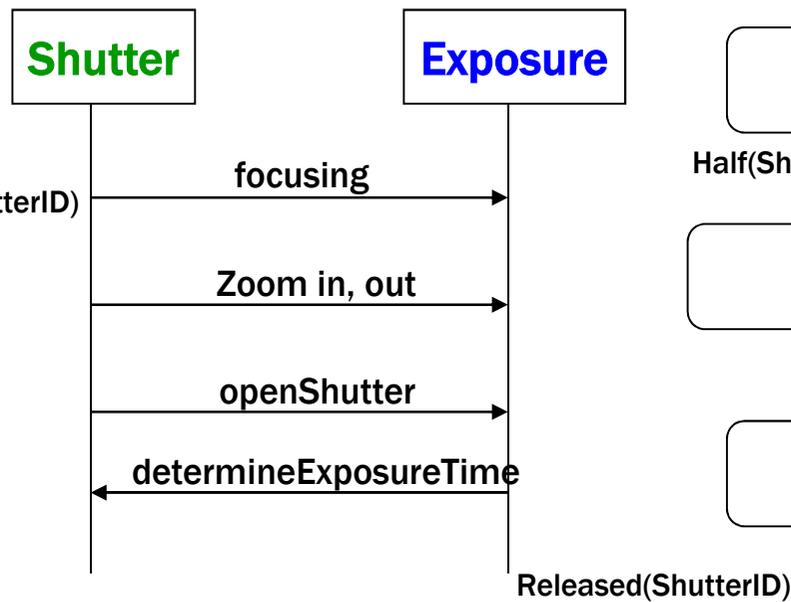


# Object Lifecycle (cont.)

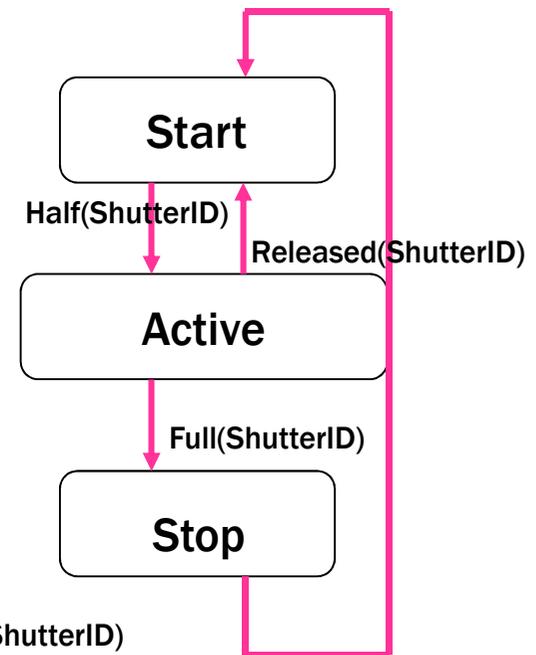
Concurrent state diagram



Concurrent message diagram

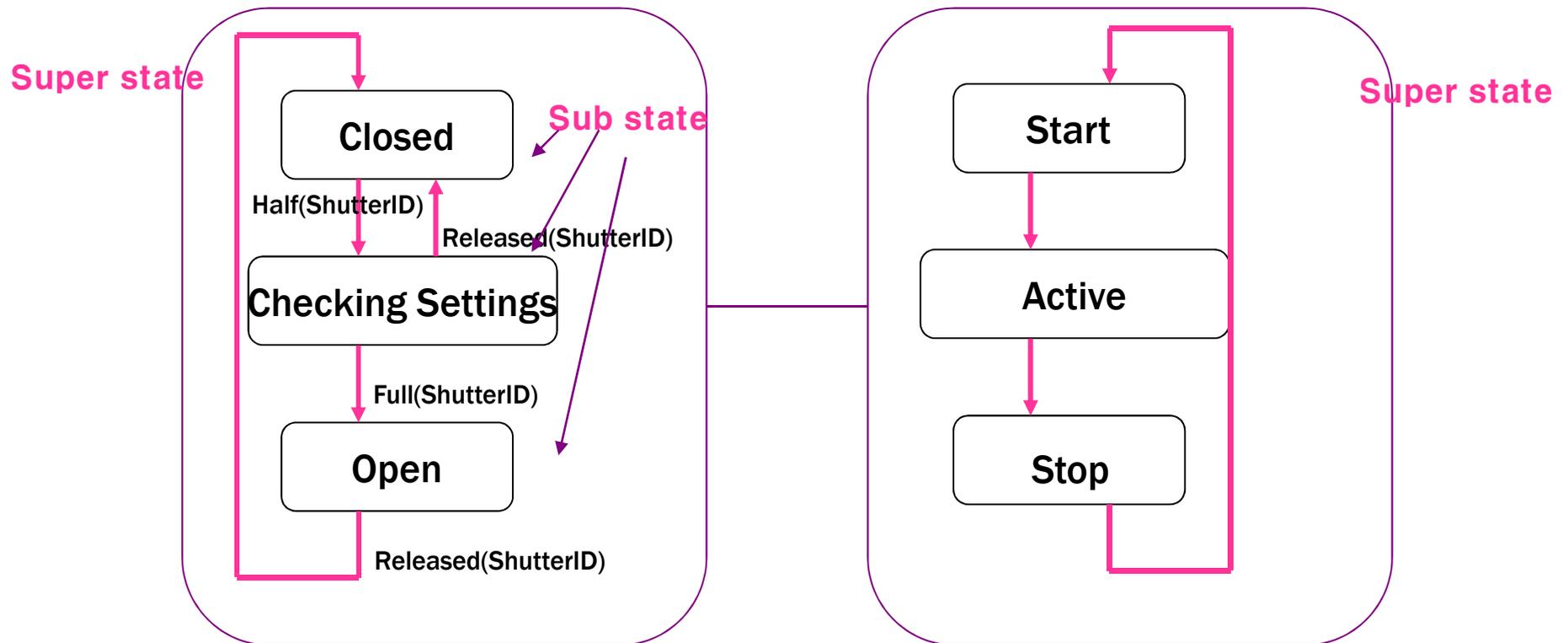


Concurrent state diagram



# Object Lifecycle (cont.)

## Nested state Mechanism

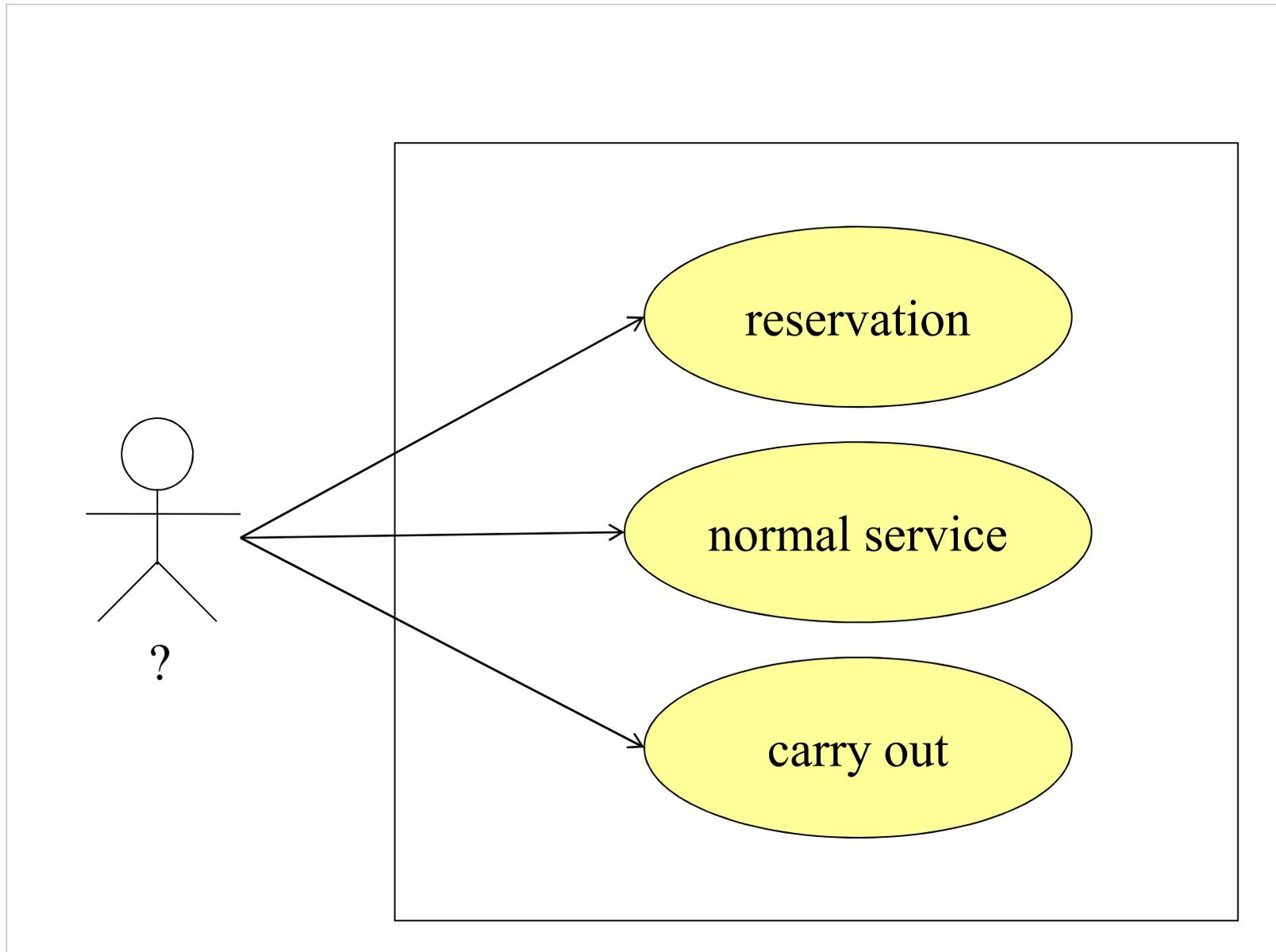


# Lecture 2

## UML 기반 모델링

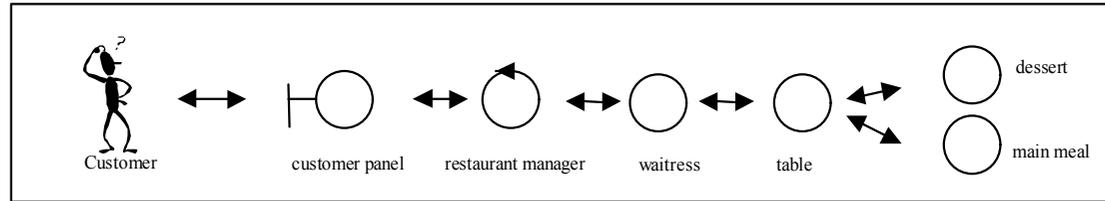
설계 사례 및 실습 (Restaurant)  
-Use case Diagram  
-Message sequence Diagram

# 1. Use case Diagram

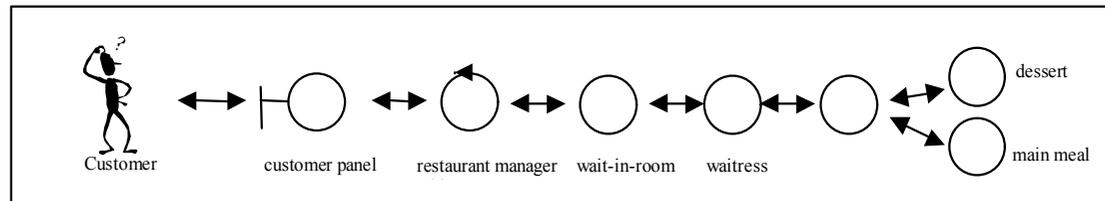


# 2. Use case Scenarios

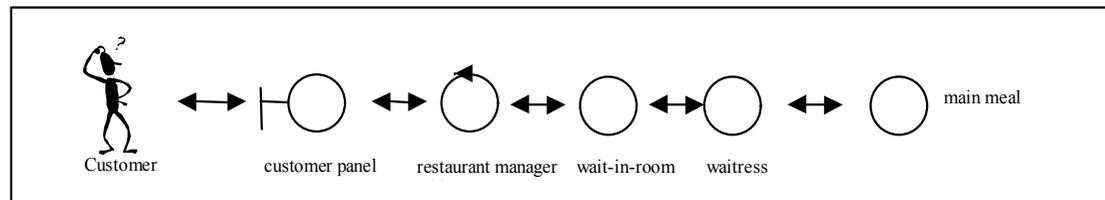
## USE CASE SCENARIO : reservation



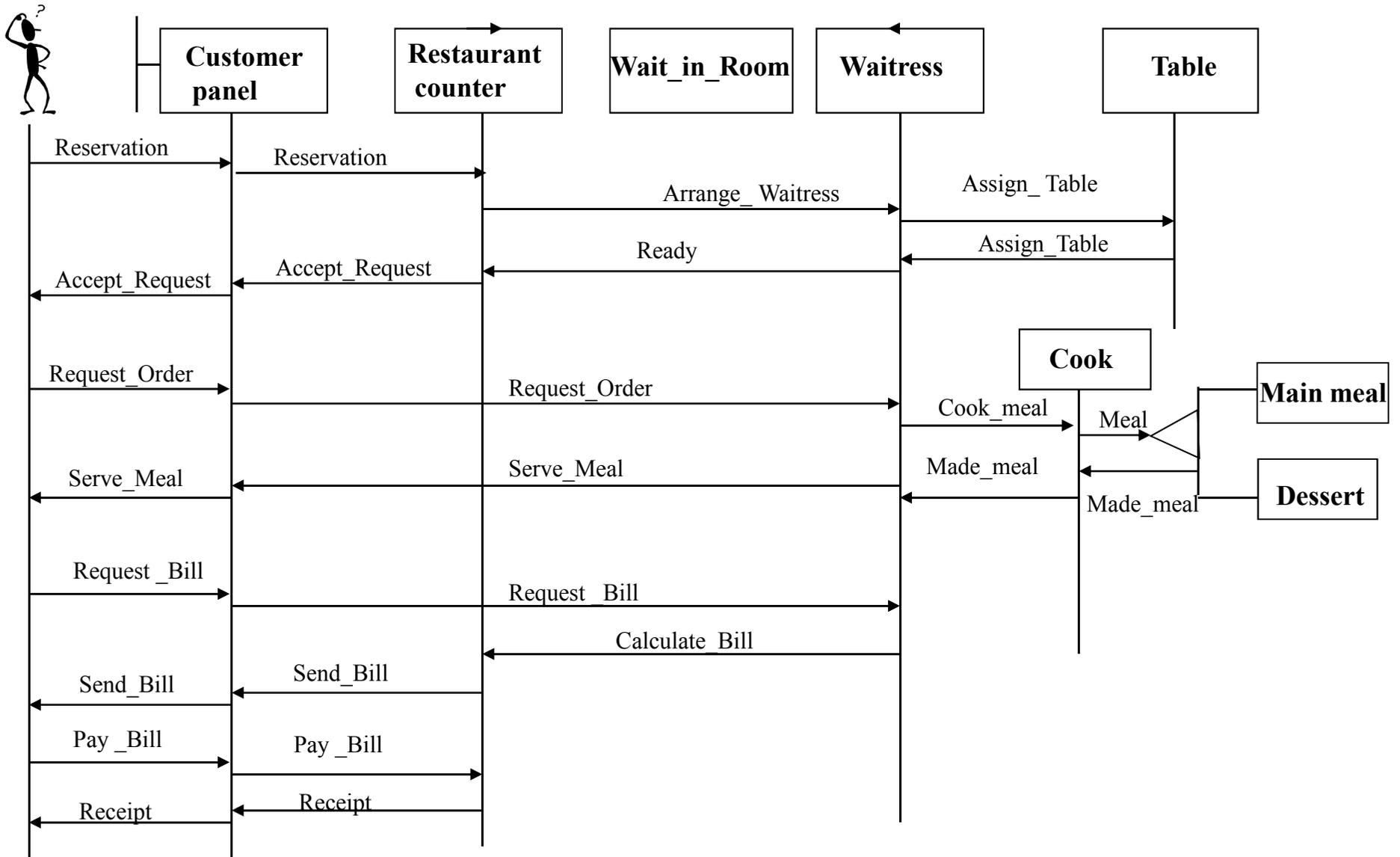
## USE CASE SCENARIO : normal service



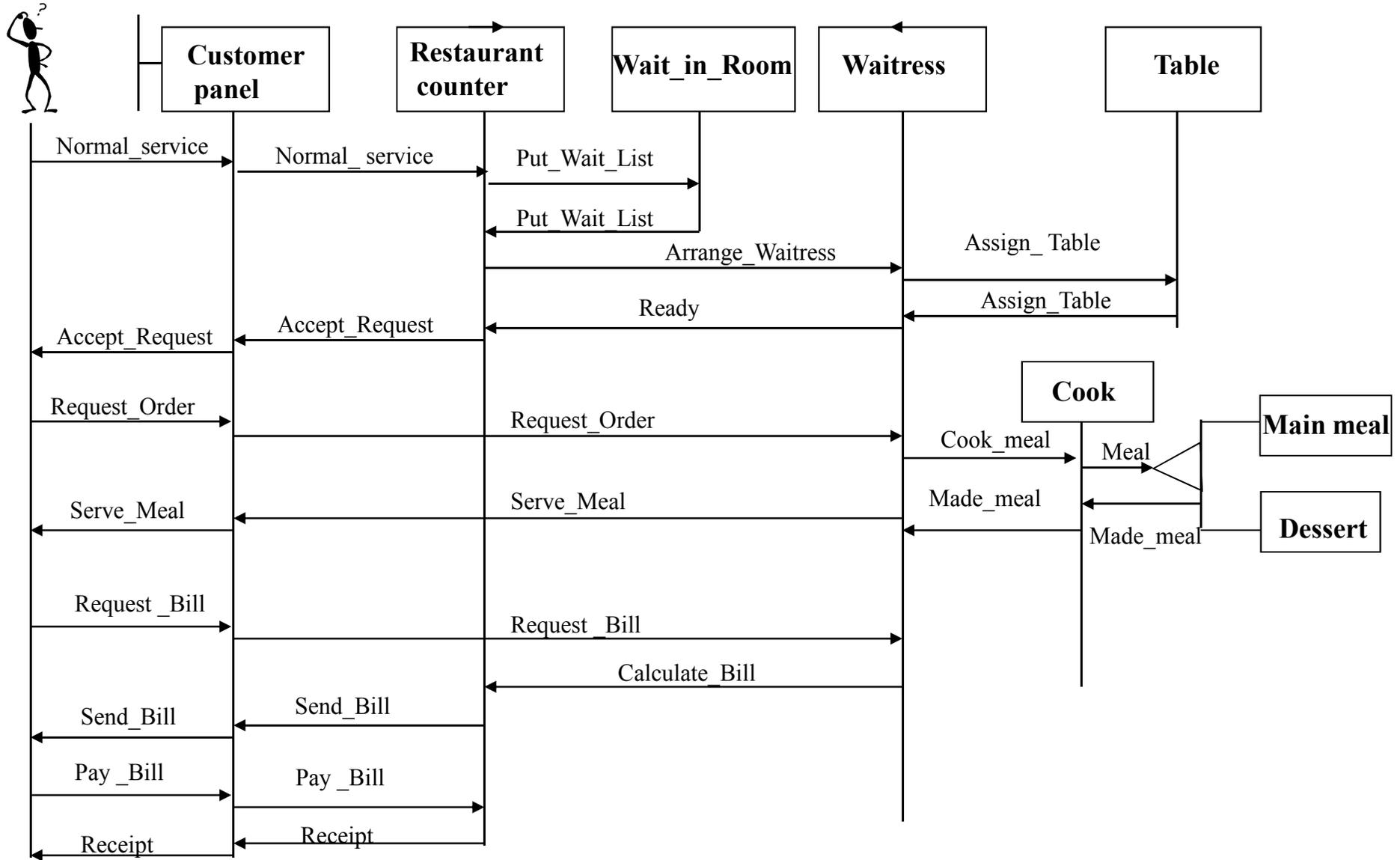
## USE CASE SCENARIO : carry out



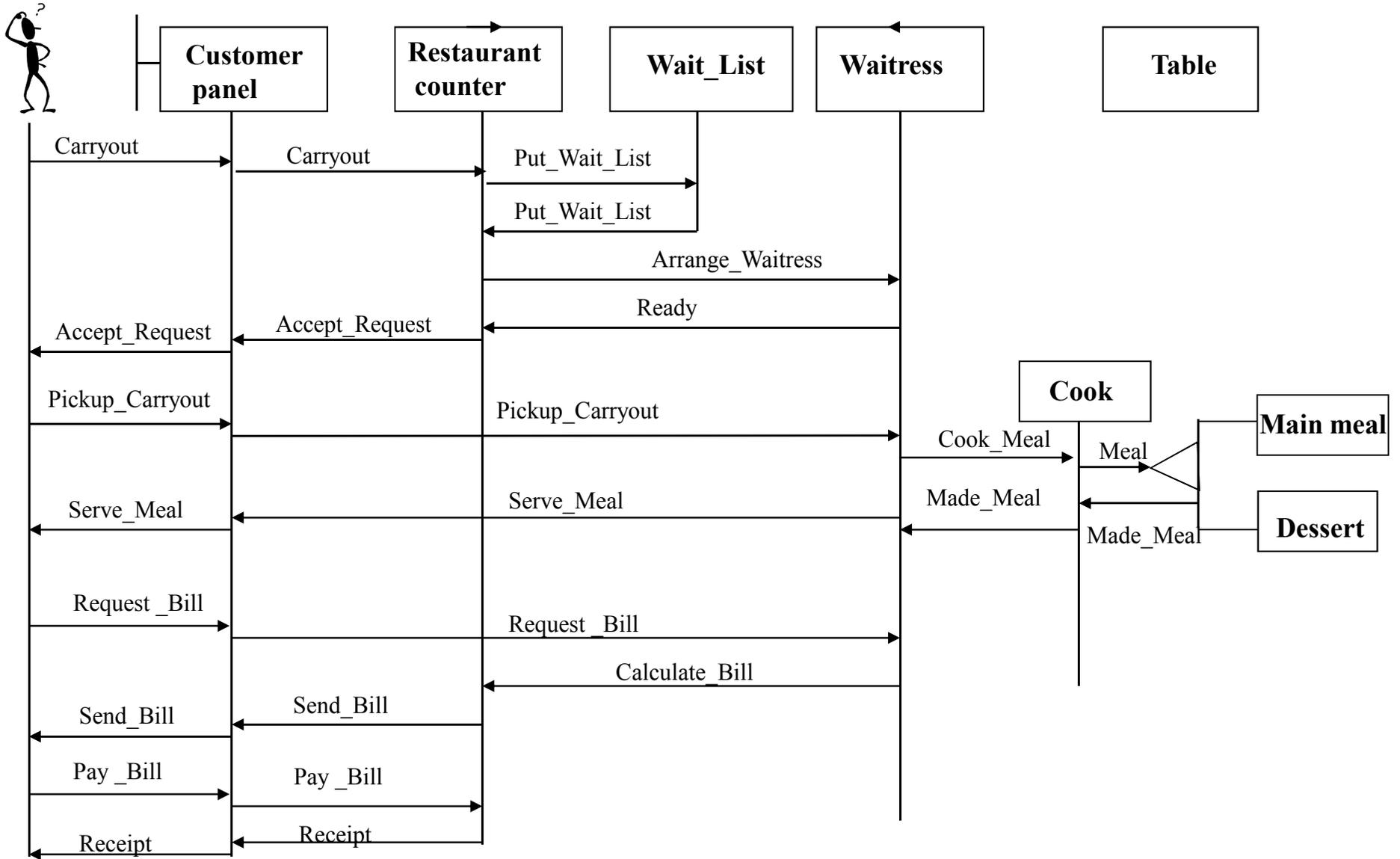
# 3. Message Sequence Diagram-Reservation



# 3. Message Sequence Diagram-Normal Service



# 3. Message Sequence Diagram-Carry out



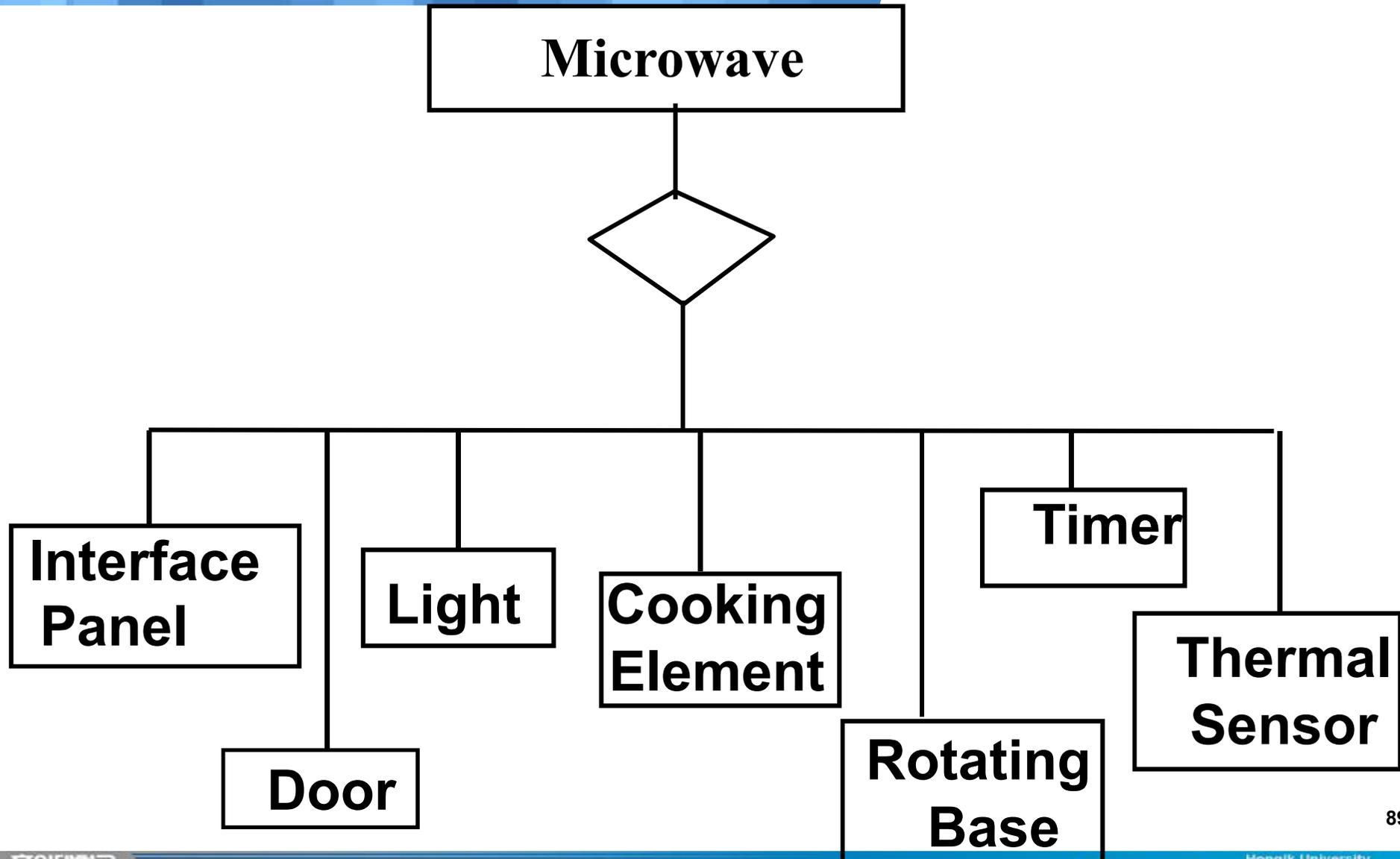
# Lecture 3

## 설계 사례

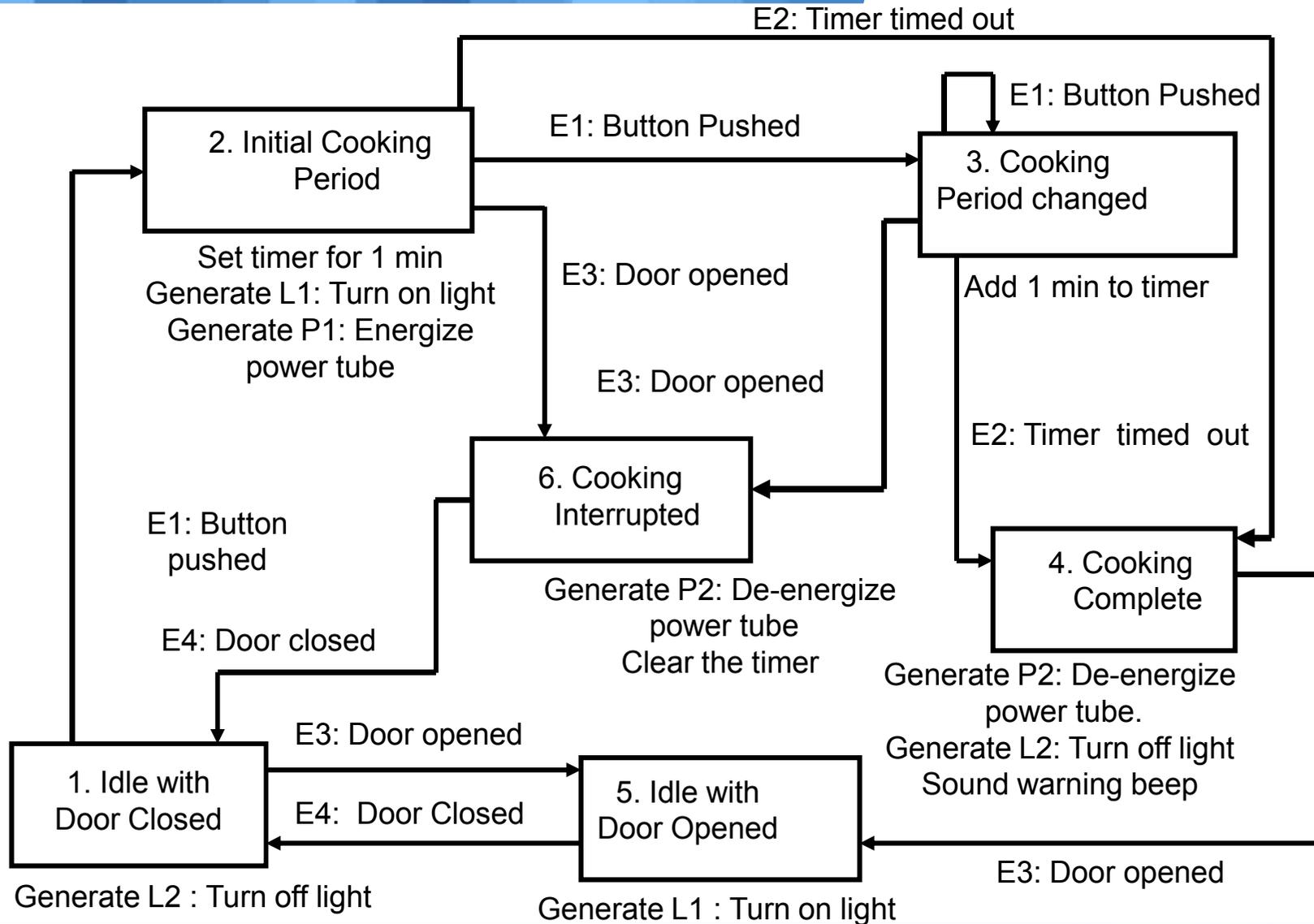
**상세 설계 사례(Microwave)**

- Class Diagram**
- State Diagram**
- State Table**
- State & Code Mapping**
- Optimization**

# 1. Class Diagram



# 2. State Diagram



# 3. State Table

	<b>E1: Button Pushed</b>	<b>E2: Timer Timed out</b>	<b>E3: Door Opened</b>	<b>E4 : Door Closed</b>
<b>1. Idle with door closed</b>	<b>2</b>	<b>Can't happen [1]</b>	<b>5</b>	<b>Can't happen [3]</b>
<b>2. Initial Cooking period</b>	<b>3</b>	<b>4</b>	<b>6</b>	<b>Can't happen [3]</b>
<b>3. cooking period extended</b>	<b>3</b>	<b>4</b>	<b>6</b>	<b>Can't happen [3]</b>
<b>4. Cooking complete</b>	<b>event ignored</b>	<b>Can't happen [1]</b>	<b>5</b>	<b>Can't happen [3]</b>
<b>5. Idle with door open</b>	<b>event ignored</b>	<b>Can't happen [1]</b>	<b>Can't happen [2]</b>	<b>1</b>
<b>6. Cooking Interrupted</b>	<b>event ignored</b>	<b>Can't happen [1]</b>	<b>Can't happen [2]</b>	<b>1</b>

Notes: [1] Timer is not running, [2] Door is already open,  
[3] Door is already closed

## 각 상태에 대한 설명

1

IDLE DOOR CLOSED	
DOOR	CLOSED
LIGHT	OFF
COOKING ELEMENT	NOENERGY
ROTATING BASE	IMMOBILE
TIMER	STOPPED
THERMAL SENSOR	TEMP_OK
INTERFACE PANEL	READY

5

IDLE DOOR OPEN	
DOOR	OPEN
LIGHT	ON
COOKING ELEMENT	NOENERGY
ROTATING BASE	IMMOBILE
TIMER	STOPPED
THERMAL SENSOR	TEMP_OK
INTERFACE PANEL	IDLE

2

INITIAL COOKING	
DOOR	CLOSED
LIGHT	ON
COOKING ELEMENT	ENERGIZED
ROTATING BASE	ROTATING
TIMER	INITIAL_RUN
THERMAL SENSOR	TEMP_OK
INTERFACE PANEL	COOKING

3

EXTENDED COOKING	
DOOR	CLOSED
LIGHT	ON
COOKING ELEMENT	ENERGIZED
ROTATING BASE	ROTATING
TIMER	EXTD_RUN
THERMAL SENSOR	TEMP_OK
INTERFACE PANEL	COOKING

6

COOKING INTERRUPT	
DOOR	OPENED
LIGHT	ON
COOKING ELEMENT	NOENERGY
ROTATING BASE	IMMOBILE
TIMER	STOPPED
THERMAL SENSOR	TEMP_OK
INTERFACE PANEL	COOKED

4

COOKED	
DOOR	CLOSED
LIGHT	OFF
COOKING ELEMENT	NOENERGY
ROTATING BASE	IMMOBILE
TIMER	EXPIRED
THERMAL SENSOR	TEMP_OK
INTERFACE PANEL	COOKED

# 4. State & Code Mapping

STATE	ACTIONS
State 1	- Turn off light
State 2	- Set timer for 1 min. - Turn on light - Energize power tube
State 3	- Add 1 min. to timer
State 4	- De-energize power tube - Turn off light - Sound warning beep
State 5	- Turn on light
State 6	- De-energize power tube - Clear the timer

# Sample Code

CASE

\* State 1 : Event Action/Code

\* State 2 : Event Action/Code

:  
:  
:

\* State 6 : Event: V3 (State 2 or State 3)  
Action: De-energize power tube  
Clear the timer

\* Can't happen : Error Code

\* Event / Ignore : No-Op

END CASE

# 5. Optimization of State Table

	V1: Button Pushed	V2: Timer Timed out	V3: Door Opened	V4 : Door Closed
1. Idle with door closed	2	Can't happen [1]	5	Can't happen [3]
2. Initial Cooking period	3	4	6	Can't happen [3]
3. cooking period extended	3	4	6	Can't happen [3]
4. Cooking complete	event ignored	Can't happen [1]	5	Can't happen [3]
5. Idle with door open	event ignored	Can't happen [1]	Can't happen [2]	1
6. Cooking Interrupted	event ignored	Can't happen [1]	Can't happen [2]	1

Notes: [1] Timer is not running, [2] Door is already open,  
[3] Door is already closed

# Lecture 4

## 실습

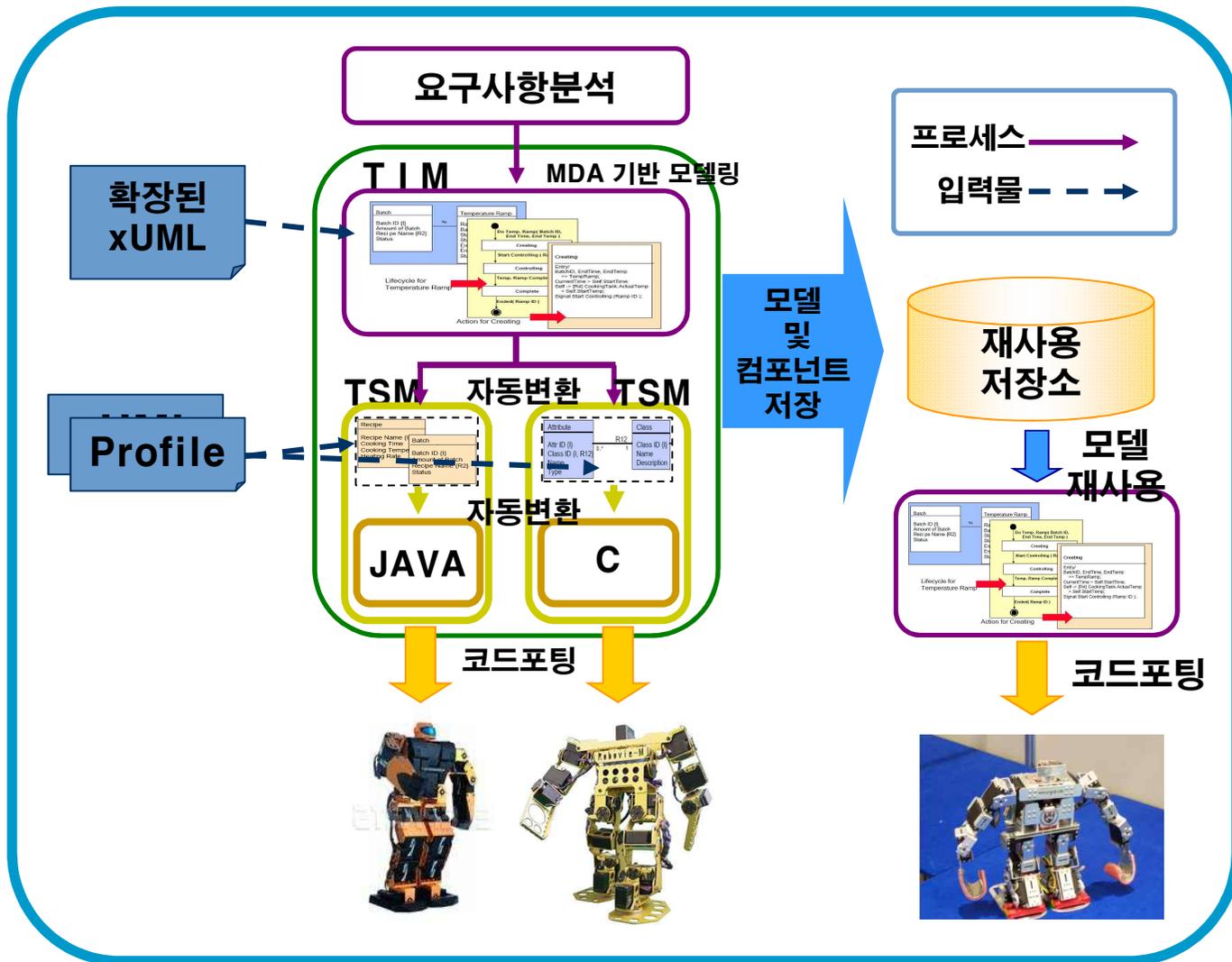
5일차 금요일

# Lecture 5

## 모델링과 코드 관련성 소개

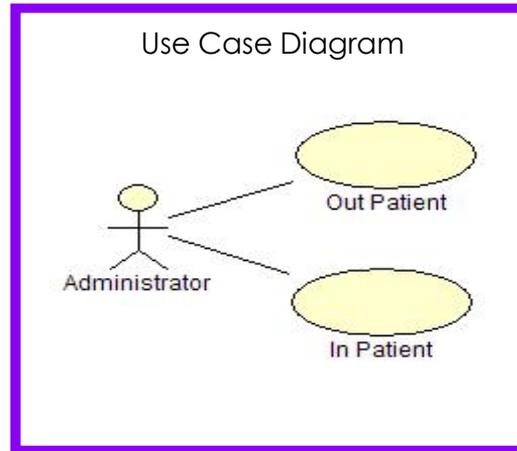
모델간의 변환

# Model to Model Transformation

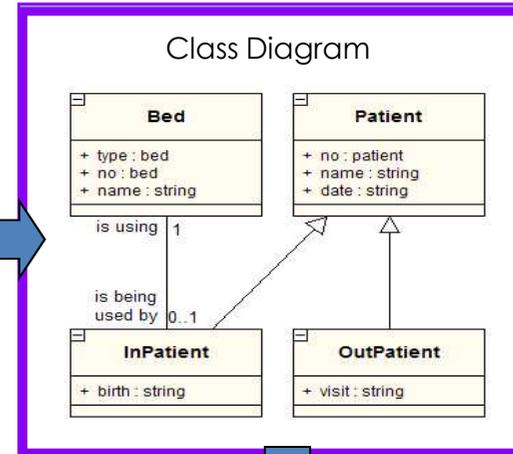


# Basic UML Diagram Set

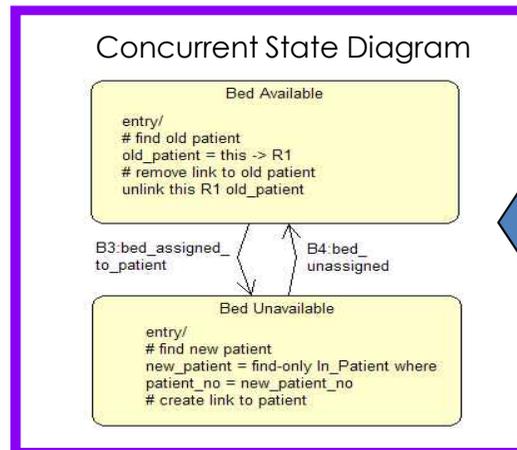
## 1. 요구사항 명세화



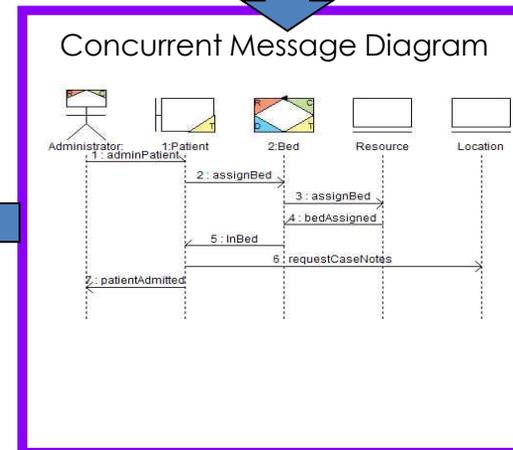
## 2. 클래스 명세화



## 4. 행위 명세화

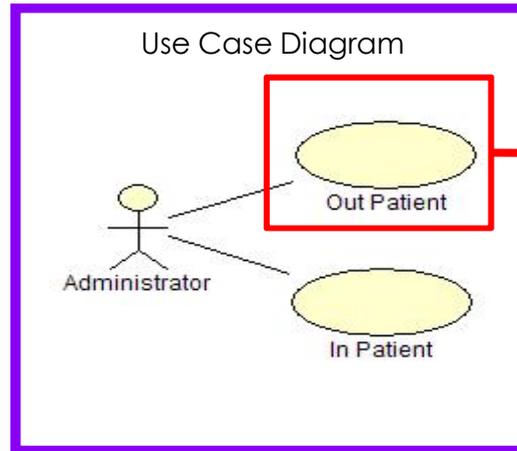


## 3. 객체 상호작용 명세화

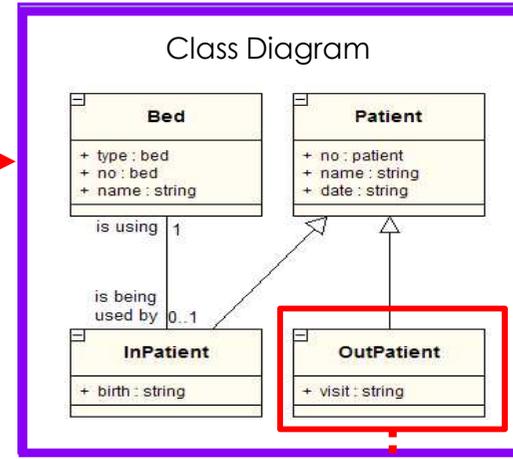


# Relationship between UML Diagrams

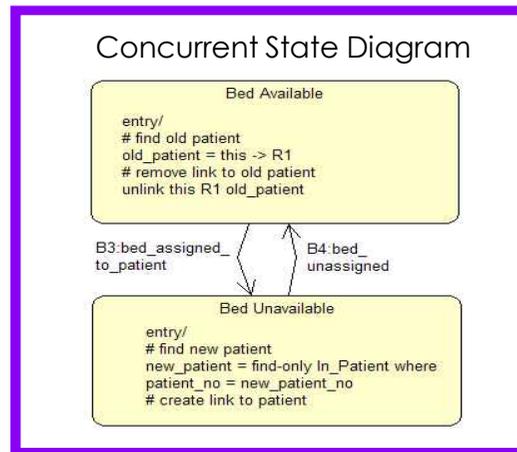
## 1. 요구사항 명세화



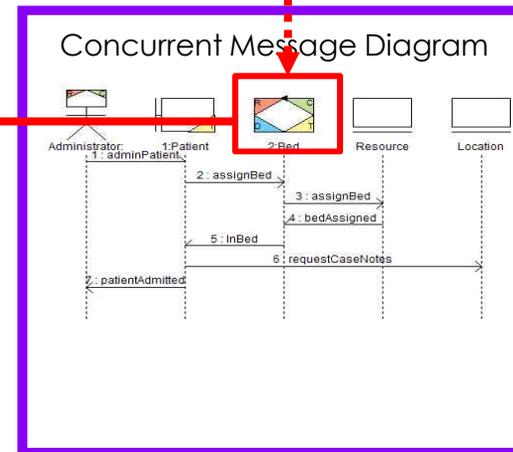
## 2. 클래스 명세화



## 4. 행위 명세화



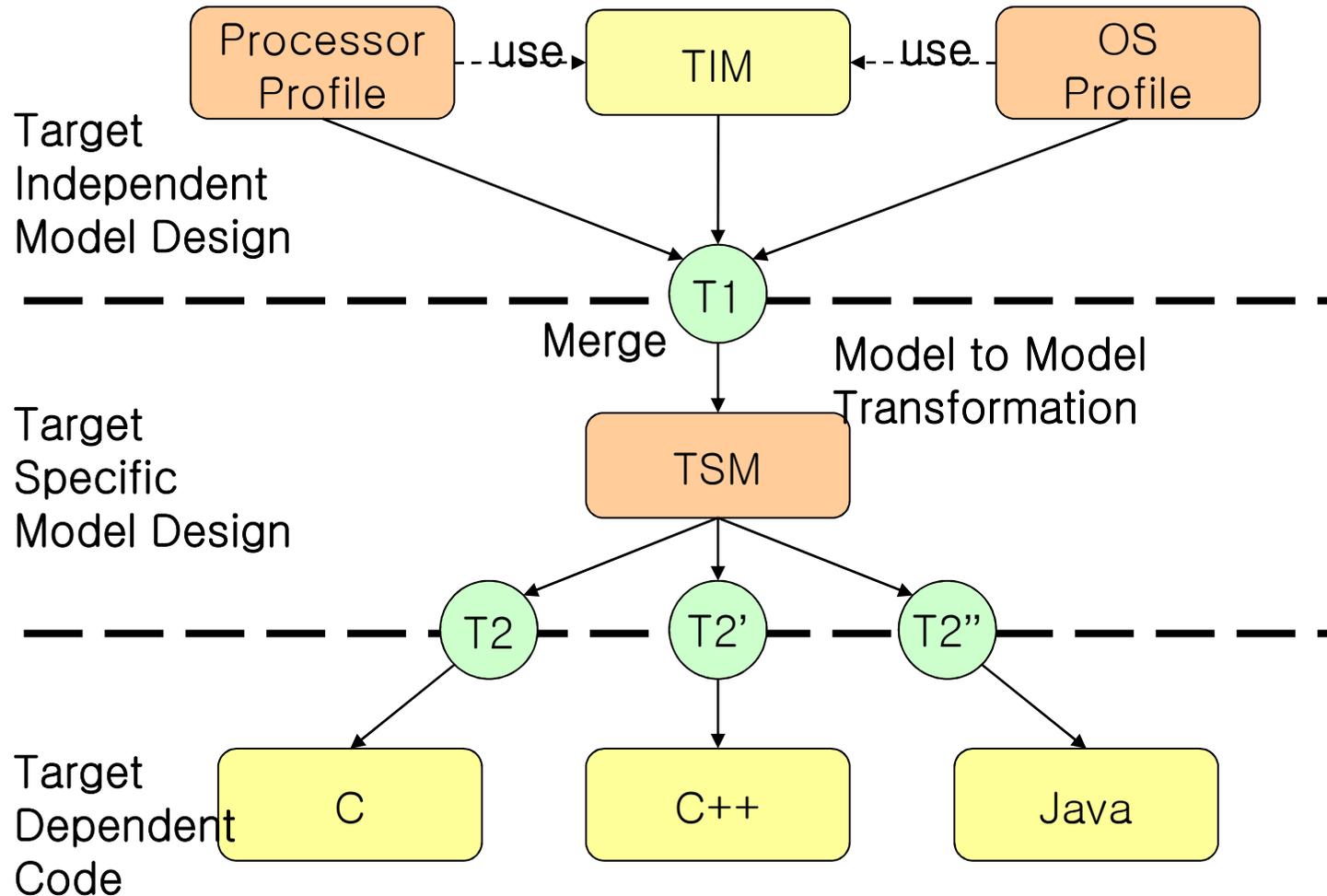
## 3. 객체 상호작용 명세화



## 4. 행위 명세화

## 3. 객체 상호작용 명세화

# 모델 변형 관계도



# 자동도구 상에서 TIM → TSM

**Target Transformation**

Selection

Middleware:  none

RTOS:  brickOS,  uC/OS-II,  LegJOS,  Javeline

Processor:  Hitachi H8/3292

Information

- clock rate (ø clock): 16 MHz at 5 V, 12 MHz at 3 V
- 8- or 16-bit register-register add/subtrac MHz, 200 ns (10 MHz)
- 8- or 16-bit multiply: 875 ns (16 MHz), 1167 ns (10 MHz)
- 16 ÷ 8-bit divide: 875 ns (16 MHz), 1167 ns (10 MHz)
- Streamlined, concise instruction set
- ROM: 16k-byte
- RAM: 512-byte

Buttons: Generate, Cancel

(a) SUGV 1

**Target Transformation**

Selection

Middleware:  none

RTOS:  brickOS,  uC/OS-II,  LegJOS,  Javeline

Processor:  Uvicom SX4BAC

Information

- clock rate: 20MHz
- Serial communication
- Delta-sigma A/D conversion.
- Virtual Peripherals (VPs)
- ROM: 32k-byte
- RAM: 32k-byte

Buttons: Generate, Cancel

(b) SUGV2

# Lecture 5

## 모델링과 코드 관련성 소개

코드와의 관계

# 클래스

## ❖ 클래스

- 사각형 안에 클래스 이름, 속성, 메소드 포함

- 클래스이름

- 일반 클래스, 정적클래스
- 추상 클래스

- 속성

- [+/-/#]속성이름[멀티플리시티][:타입][=초기값][{속성}]
- 접근제한자 : + : public, - : private, # : protected
- Example
  - -age:int = 10

Class Name
Attributes
Methods

# 클래스

## ❖ 클래스

### – Method

- 형식
- [+/-#]메소드이름([파라미터:타입],...)[:반환값 타입] [{속성}]
- 예> +sleep(hours:int):void
- *calcTax()*
- 페이지 68

## ❖ 객체

### – 객체이름:클래스이름

obj:OrderClass

# 관계 표현

## ❖ 관계표현

- 클래스들간의 관계표현
- 관계 종류( Relationship )
  - Association ( 연관 관계 )
  - Aggregation ( 전체와 부분 집합관계 )
  - Inheritance ( 상속 관계 )
  - Dependency ( 의존 관계 )

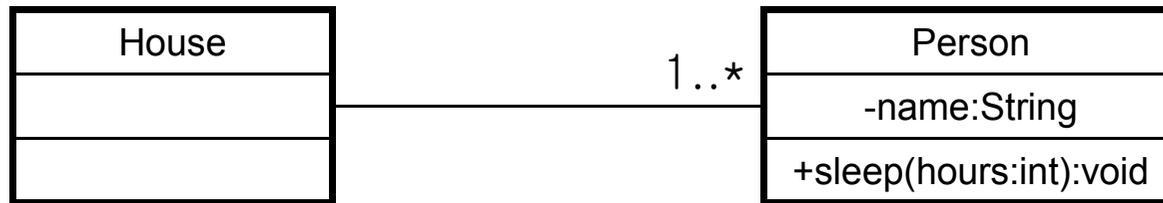
# 관계 표현

## ❖ Association 관계

- 한 객체가 다른 객체와 연결되어 있음
- 연관관계는 방향성(navigability)과 멀티플리시티(multiplicity) 를 가진다.
- Navigability
  - $A \rightarrow B$  : A 클래스만이 B 클래스 존재 인식
  - $A - B$  : 두 클래스 모두 서로의 존재 인식
- Multiplicity
  - 서로 연관된 객체의 개수의미
  - 1, 1..\*, \* or 0..\*, 0..1, default : 1

# 관계 표현

## ❖ 연관 관계



Implementation

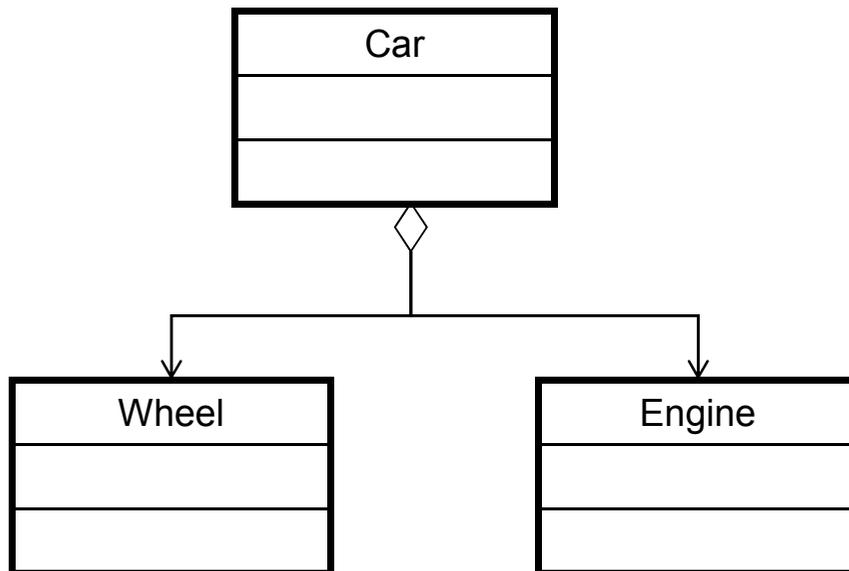
```
public class House{
    Person[] persons;
    ...
}
```

```
public class Person{
    House house;
    private String name;
    public sleep(int hour){
        //...
    }
    ...
}
```

# 관계 표현

## ❖ 집합 관계 ( Aggregation )

- 연관 관계의 특별한 형태
- 전체와 부분의 개념을 포함하는 관계
- 구현 코드는 동일



Implementation

```
public class Car{
```

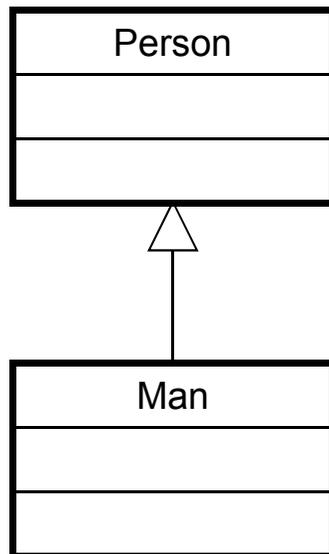
```
    private Wheel wheel;  
    private Engine engine;
```

```
    ...  
}
```

# 관계 표현

## ❖ 상속관계

- 클래스 상속은 두 클래스사이의 IS-A 관계 표현
- 부모 속성 포함관계



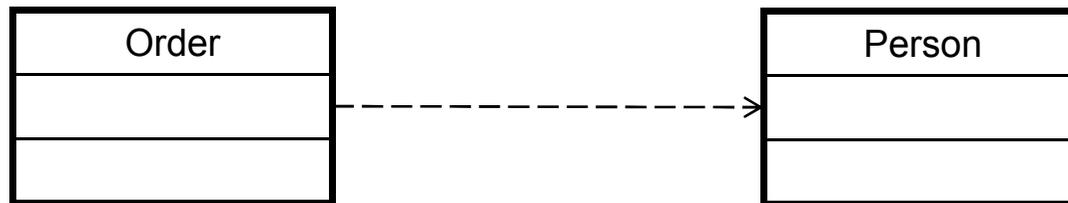
Implementation

```
Public class Man extends Person{
    //...
}
```

# 관계 표현

## ❖ 의존 관계

- 한 클래스가 변경될 때 이것을 사용하는 다른 클래스에 영향이 미치는 관계 표현
- 점선 관계로 표현



Order 클래스가 Person 클래스를 사용한다.

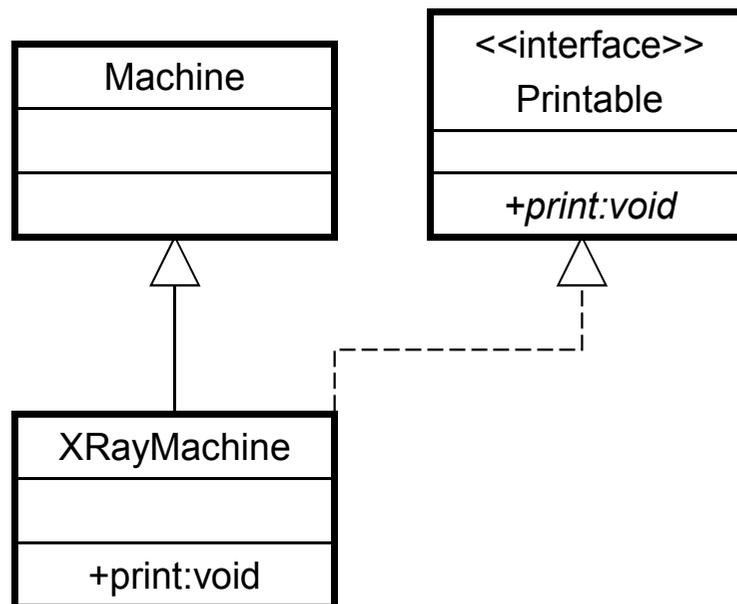
## 의존관계 존재 여부

1. 한 클래스의 메소드가 다른 클래스의 객체를 인자로 받아 사용(가장일반적)
2. 한 클래스의 메소드 내부에서 객체 생성
3. 다른 클래스의 메소드가 다른 클래스의 객체 반환

# 인터페이스 구현

## ❖ 구체적 표기 문법

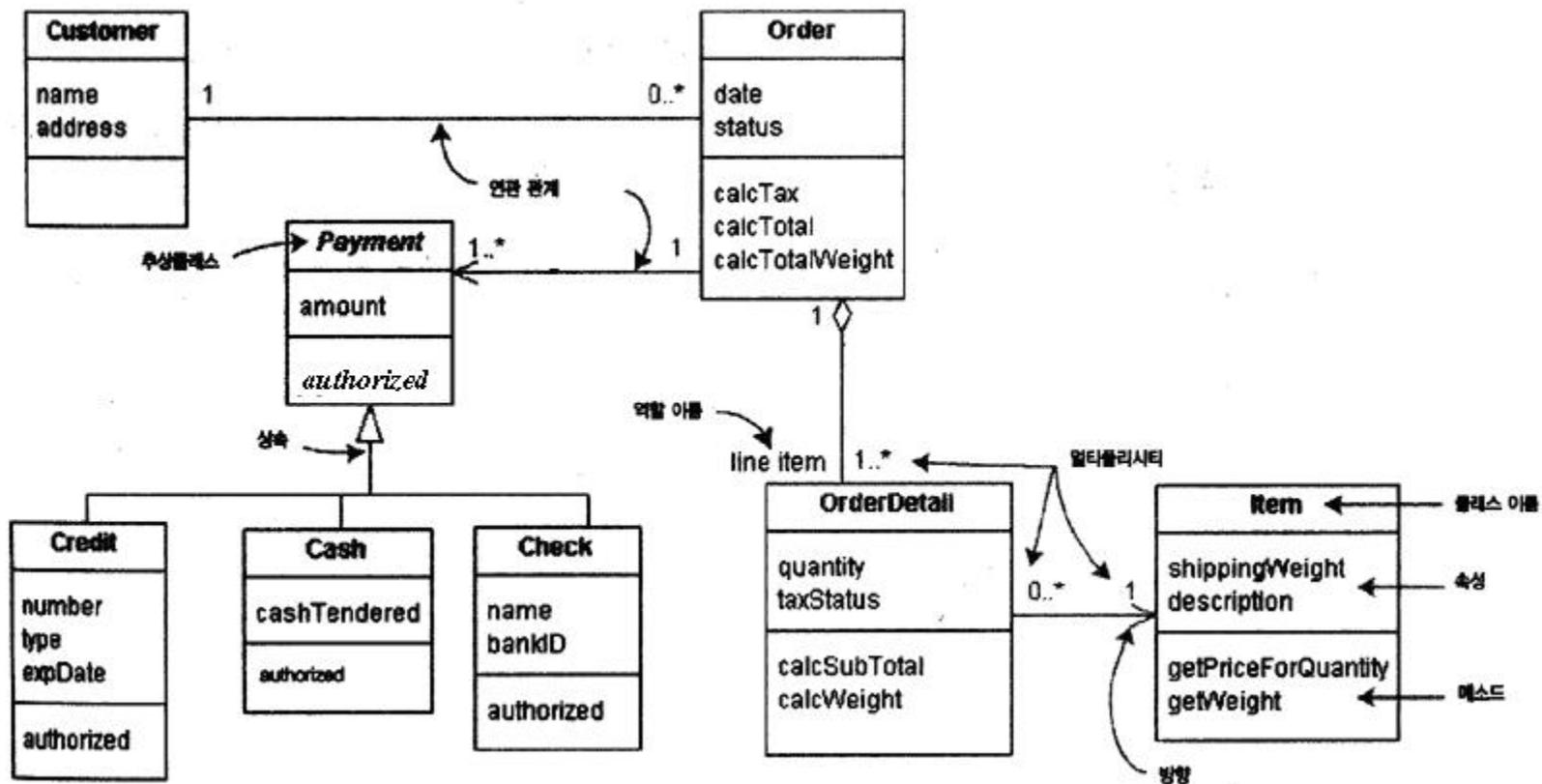
- 클래스의 형태에 <<스테레오타입>> 추가
- 인터페이스 구현 클래스 관계 점선



```
Public class XRayMachine
extends Machine
implements Printable {
public void print(){
//...
}
}
```

# 클래스 다이어그램

## ❖ 클래스 다이어그램 예



# Lecture 5

## 모델링과 코드 관련성 소개

모델과 코드와의 매핑

# 코드 생성 방법

Class Name: string	
Package List: List	
Parent List : List	
Interface List : List	
Association List: List	
Association List	Attribute
	SetFunction
Attribute List: List	
Function List: List	
Function List	Head
	Body



Java	C++	C
<pre>import [Package List] class [Class Name] extends [Parent List] implements [Interface List] {     //association     protected     [Association List(Attribute)]     public     [Association List(SetFunction)]     //attribute     [Attribute List]     //Function     [Function List(Head)]     {         [Function List(Body)]     } };</pre>	<pre>#include [Package List] class [Class Name] : [Parent List], [Interface List] {     //association     protected :     [Association List(Attribute)]     public :     [Association List(SelfFunction)]     //attribute     [Attribute List]     //Function     [Function List(Head)]     {         [Function List(Body)]     };</pre>	<pre>#include [Package List] //attribute [Attribute List] //Function [Function List(Head)] {     [Function List(Head)]     {         [Function List(Body)]     } }</pre>

메타모델

코드템플릿

```
class Start
{
    //Association
    //Attribute
    //Function
    public static void main() {
        //todo: write code
        Controller in = new Controller();
        //!-SetObject
        //!-SetObject
        UltraSonic UltraSonic1 = new UltraSonic();
        UltraSonic UltraSonic2 = new UltraSonic();
        in.SetUltraSonic(UltraSonic1, UltraSonic2);
        PairMotor PairMotor1 = new PairMotor();
        in.SetPairMotor(PairMotor1);
        LCD_LCD1 = new LCD();
    }
}

class PairMotor
{
    //Association
    //Attribute
    private int leftPulse=172;
    private int rightPulse=172;
    //Function
    public void Forward(int duration) {
        //todo: write code
        int temp;
        direction = Forward;
        leftPulse = 172 + speed;
        rightPulse = 172 - speed;
        for(temp = 0 ; temp < duration ; temp++)
        {
            //todo: write code
        }
    }
}

class Controller
{
    //Association
    protected UltraSonic left,right;
    protected PairMotor motor;
    protected LCD lcd;
    public void SetUltraSonic(UltraSonic U, UltraSonic V) {
        left = UltraSonic1;
        right = UltraSonic2;
    }
}

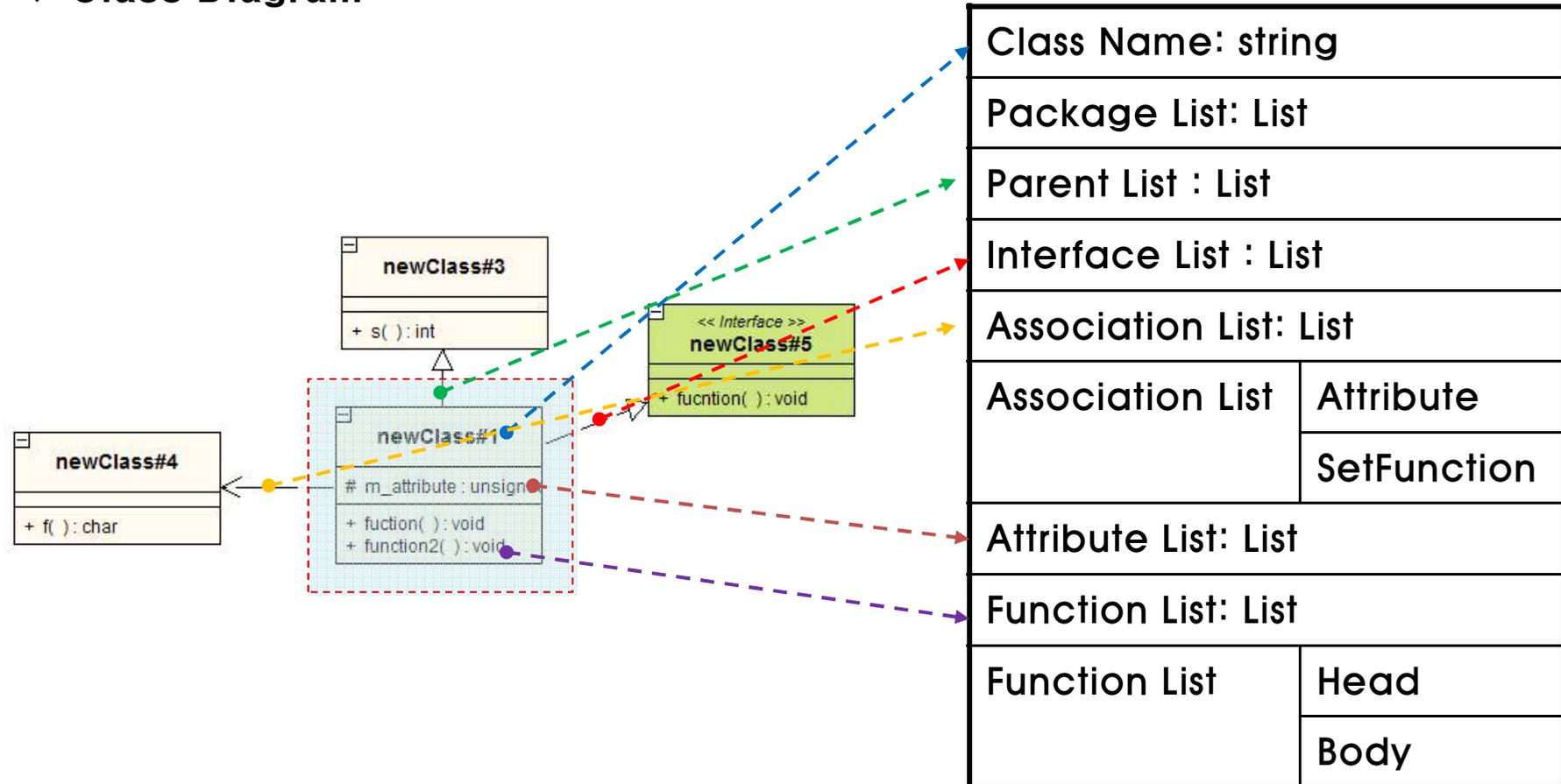
class UltraSonic
{
    //Association
    protected Controller in;
    public void SetController(Controller C) {
        in = Controller1;
        con = Controller2;
    }
}

class LCD
{
    //Association
    protected Uart m_pUart;
    public void SetUart(Uart input) {
        m_pUart = input;
    }
}
//Attribute
private Uart txUart;
```

생성된 코드

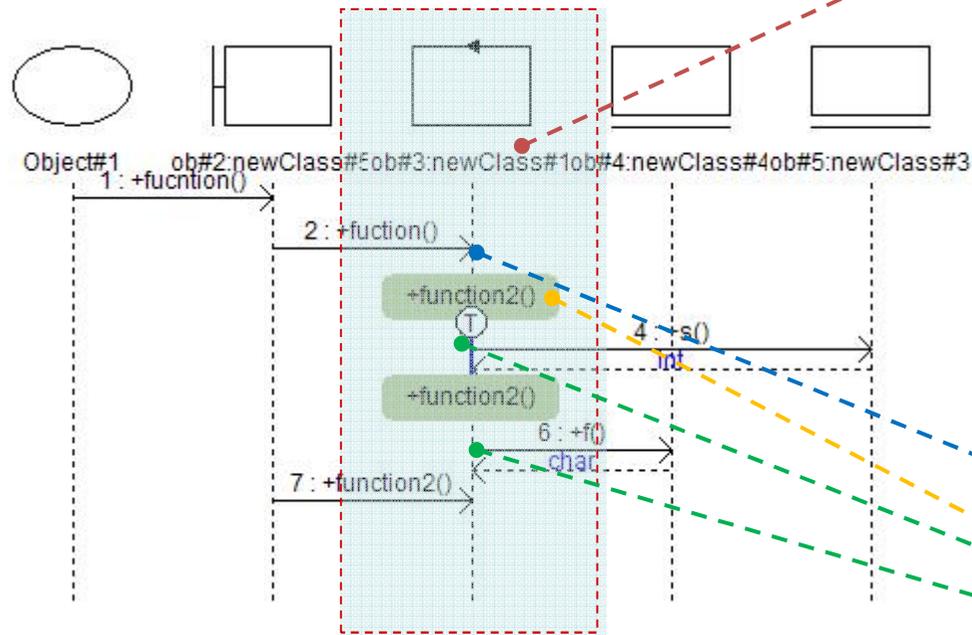
# 코드 생성(Class Diagram 매핑)

## ❖ Class Diagram



# 코드 생성(Concurrent Message Diagram 매핑)

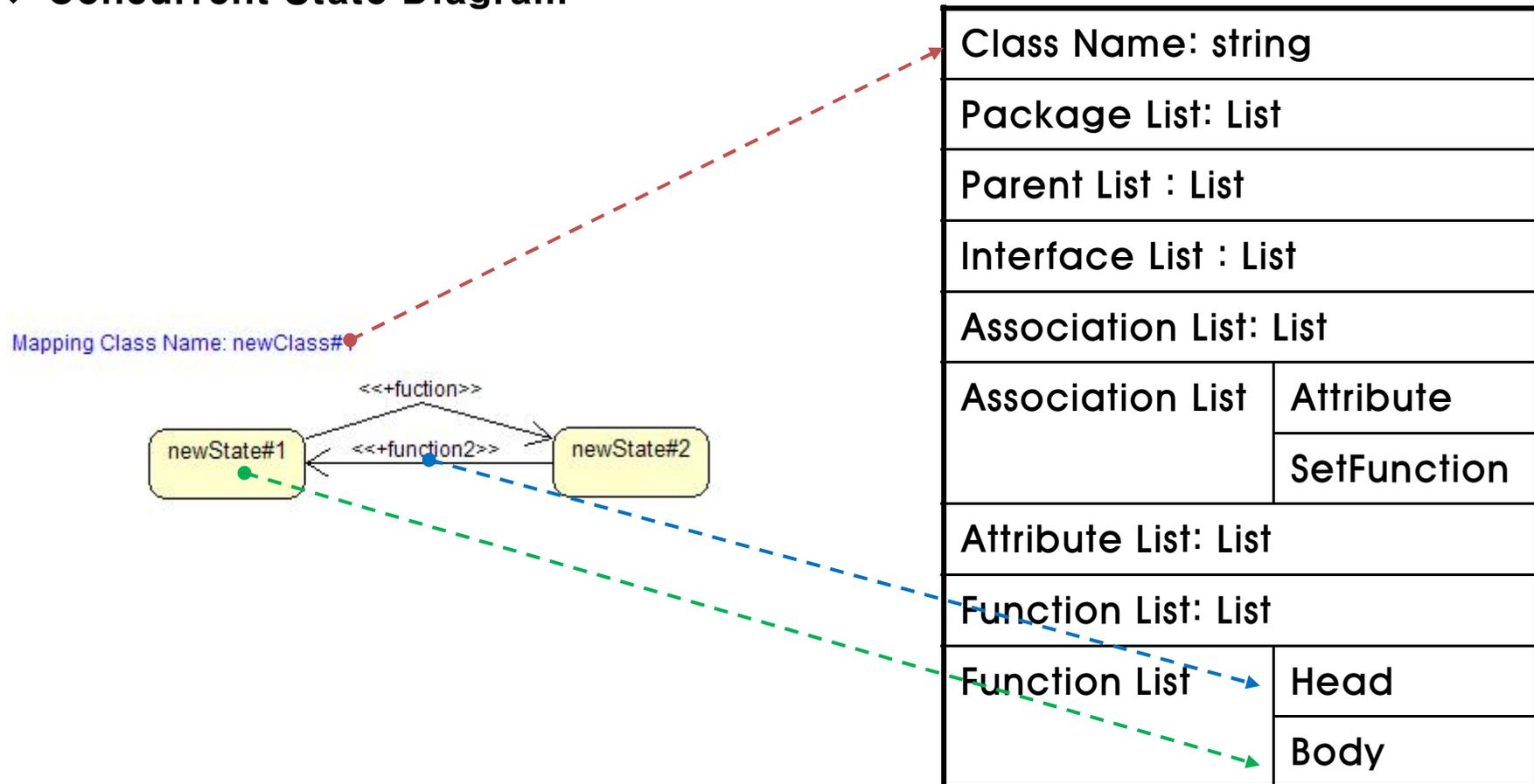
## ❖ Concurrent Message Diagram



Class Name: string	
Package List: List	
Parent List : List	
Interface List : List	
Association List: List	
Association List	Attribute SetFunction
Attribute List: List	
Function List: List	
Function List	Head Body

# 코드 생성(Concurrent State Diagram 매핑)

## ❖ Concurrent State Diagram



# 코드 생성(메타모델과 코드템플릿 매핑)

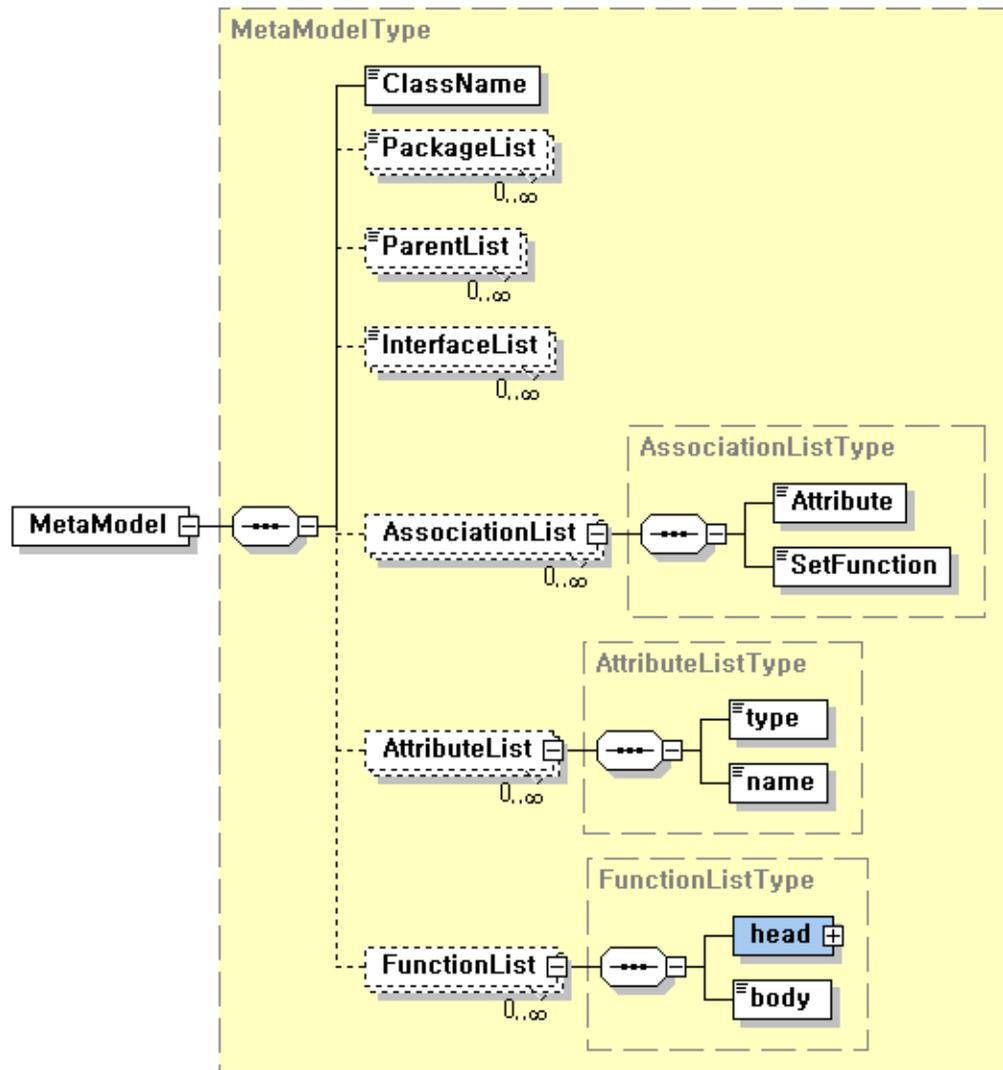
## ❖ Source Code

Class Name: string	
Package List: List	
Parent List : List	
Interface List : List	
Association List: List	
Association List	Attribute
	SetFunction
Attribute List: List	
Function List: List	
Function List	Head
	Body

```

import stamp.core.*;
class newClass#1 extends newClass#3 implements newClass#5
{
    //Association
    protected newClass#4 ob#4;
    public void SetnewClass#4(newClass#4 newClass#41) {
        ob#4 = newClass#41;
    }
    //Attribute
    protected unsigned short m_attribute;
    //Function
    public void fuction() {
        //todo:write code
    }
    public void function2() {
        //todo:write code
        m_attribute="test";
    }
};
    
```

# 코드 생성(각각의 코드생성을 위한 메타모델)



```

<?xml version="1.0"?>
<xsd:schema xmlns:xsd="http://www.w3.org/2001/XMLSchema">
  <xsd:complexType name="headType">
    <xsd:sequence>
      <xsd:element name="name" type="xsd:string"/>
      <xsd:element name="parameter" type="xsd:string" minOccurs="0" maxOccurs="unbounded"/>
      <xsd:element name="return" type="xsd:string"/>
    </xsd:sequence>
  </xsd:complexType>
  <xsd:complexType name="FunctionListType">
    <xsd:sequence>
      <xsd:element name="head" type="headType"/>
      <xsd:element name="body" type="xsd:string"/>
    </xsd:sequence>
  </xsd:complexType>
  <xsd:complexType name="AttributeListType">
    <xsd:sequence>
      <xsd:element name="type" type="xsd:string"/>
      <xsd:element name="name" type="xsd:string"/>
    </xsd:sequence>
  </xsd:complexType>
  <xsd:complexType name="AssociationListType">
    <xsd:sequence>
      <xsd:element name="Attribute" type="xsd:string"/>
      <xsd:element name="SetFunction" type="xsd:string"/>
    </xsd:sequence>
  </xsd:complexType>
  <xsd:complexType name="MetaModelType">
    <xsd:sequence>
      <xsd:element name="ClassName" type="xsd:string"/>
      <xsd:element name="PackageList" type="xsd:string" minOccurs="0" maxOccurs="unbounded"/>
      <xsd:element name="ParentList" type="xsd:string" minOccurs="0" maxOccurs="unbounded"/>
      <xsd:element name="InterfaceList" type="xsd:string" minOccurs="0" maxOccurs="unbounded"/>
      <xsd:element name="AssociationList" type="AssociationListType" minOccurs="0" maxOccurs="unbounded"/>
      <xsd:element name="AttributeList" type="AttributeListType" minOccurs="0" maxOccurs="unbounded"/>
      <xsd:element name="FunctionList" type="FunctionListType" minOccurs="0" maxOccurs="unbounded"/>
    </xsd:sequence>
  </xsd:complexType>
  <xsd:element name="MetaModel" type="MetaModelType"/>
</xsd:schema>

```

# 코드 생성(각각의 코드생성 템플릿)

## Java

```
import [Package List]
class [Class Name]
extends [Parent List]
implements [Interface List]
{
    //association
    protected
    [Association List(Attribute)]
    public
    [Association List(SetFunction)]
    //attribute
    [Attribute List]
    //Function
    [Function List(Head)]
    {
        [Function List(Body)]
    }
};
```

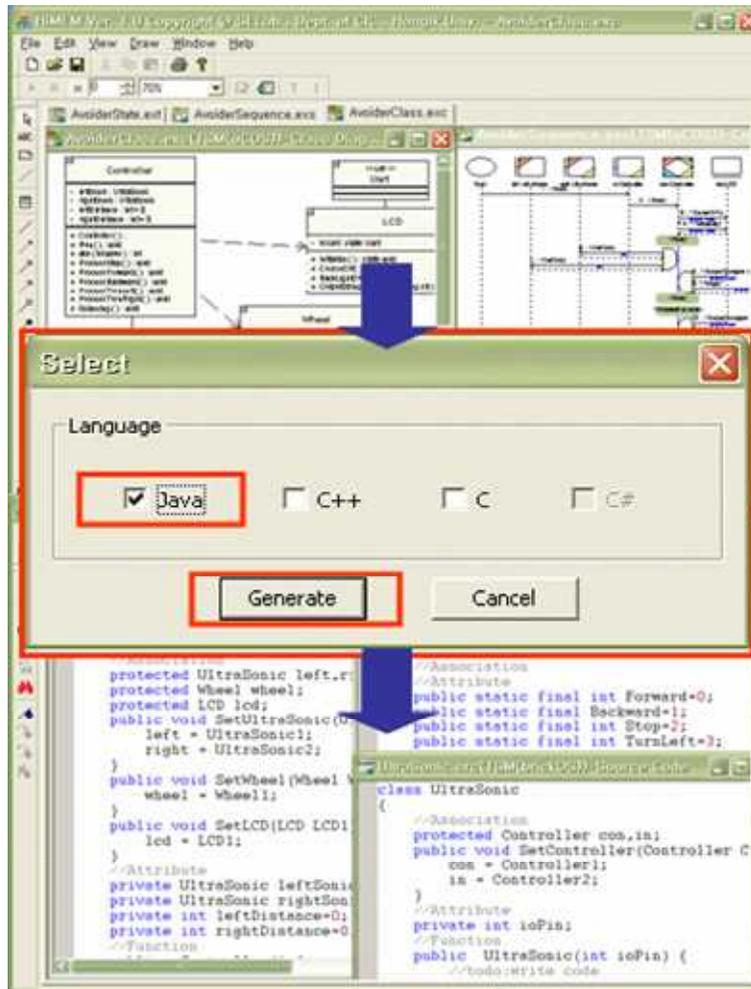
## C++

```
#include [Package List]
class [Class Name]
: [Parent List], [Interface List]
{
    //association
    protected :
        [Association List(Attribute)]
    public :
        [Association List(SetFunction)]
    //attribute
    [Attribute List]
    //Function
    [Function List(Head)]
    {
        [Function List(Body)]
    }
};
```

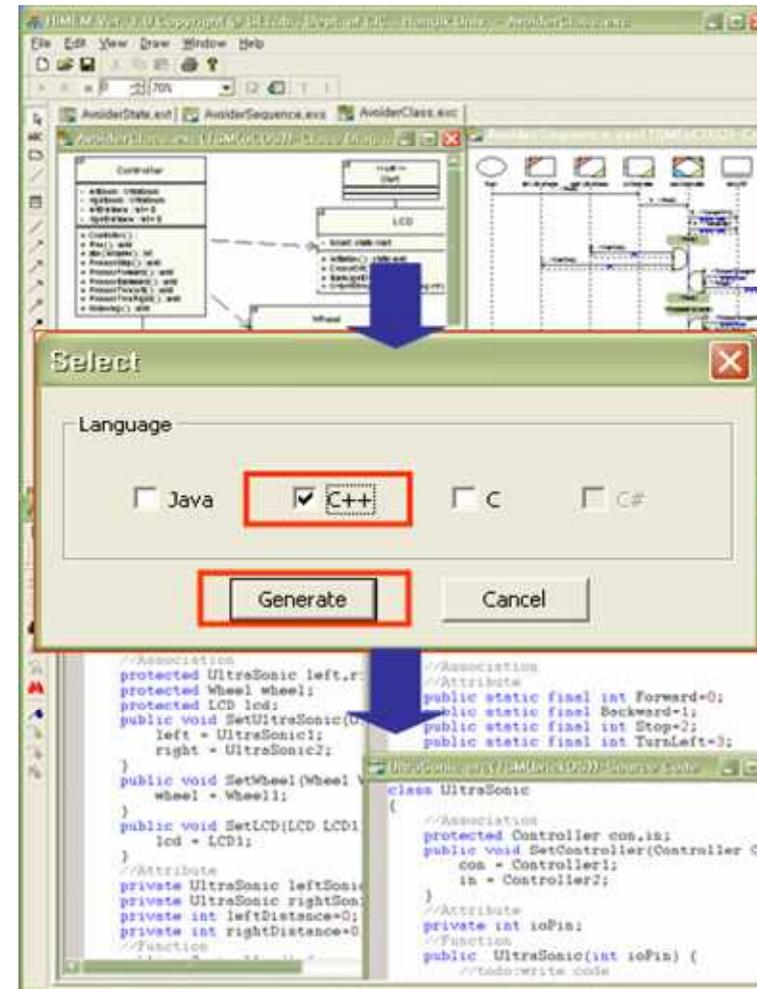
## C

```
#include [Package List]
//attribute
[Attribute List]
//Function
[Function List(Head)]
[Function List(Head)]
{
    [Function List(Body)]
}
```

# 자동도구상에서 TSM → TDC



(a) SUGV 1



(b) SUGV 2

# Lecture 6

## 임베디드 UML 도구 소개

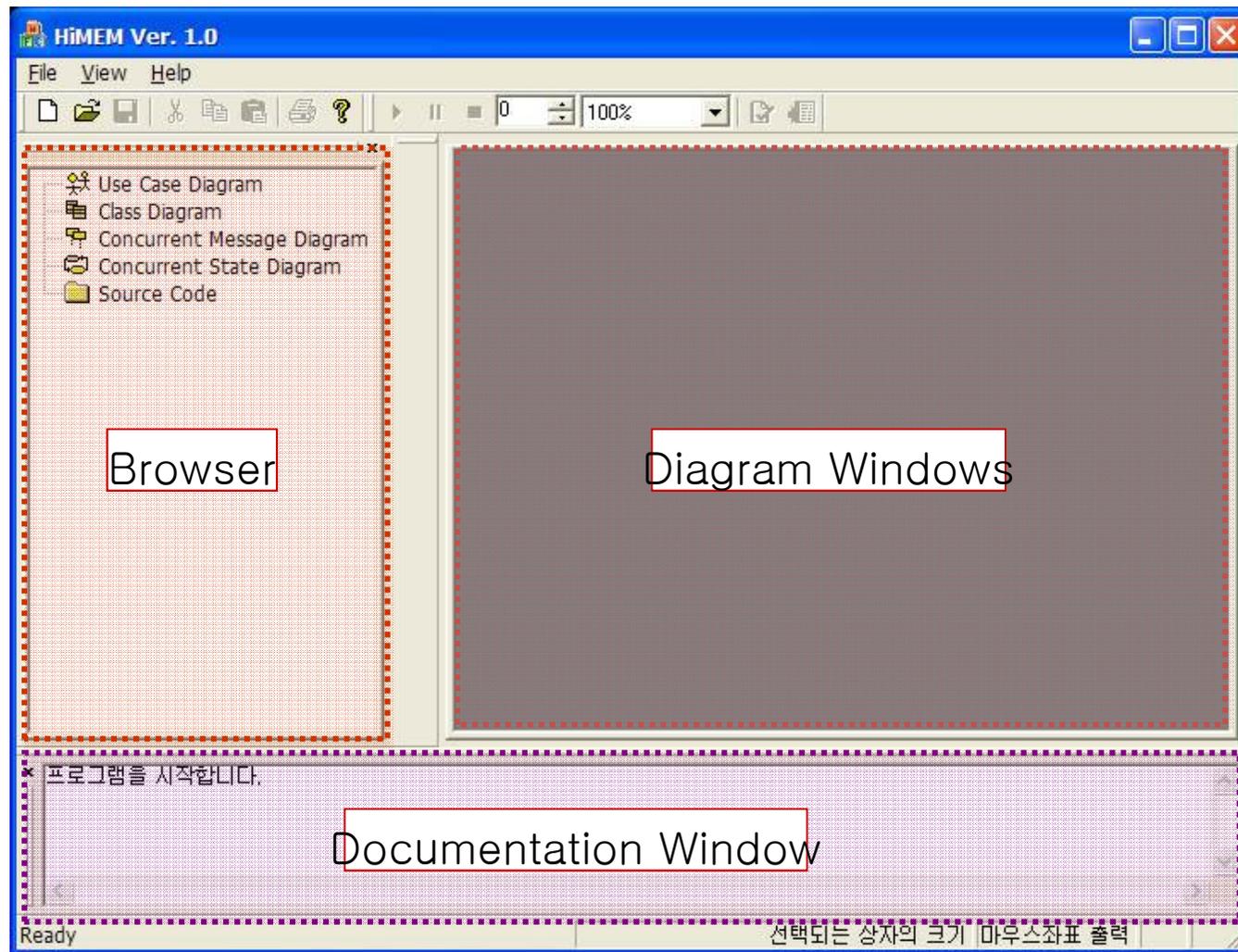
UML 및 도구 비교

# 도구의 개요

## ❖ UML(Unified Modeling Language)을 지원하는 소프트웨어 모델링

- Executable UML 기반
- 총 4가지의 다이어그램 제공
  - Use Case Diagram, Class Diagram, Concurrent Message Diagram, Concurrent State Diagram
- UML 프로파일 개념 및 코드 생성 지원
- 임베디드에 적응하는 UML 도구
  - 임베디드 환경에 적응할 수 있도록 설계
  - 임베디드 소프트웨어 개발 방법론, 프로젝트의 플랫폼, 언어 등에 적응할 수 있는 서비스를 제공
- MDA (Model Driven Architecture) 접근방법 지원
  - UML 1.4 표준 메타모델과 UML Profile 개념을 제공
  - 플랫폼에 독립적인 모델을 작성
  - 간단한 모델 작성만으로 사용자가 원하는 코드 생성

# 메인 윈도우



# 구성 다이어그램

## ❖ Use Case Diagram

- 시스템과 사용자의 요구 분석 과정에 사용
- Actor와 Use Case간의 상호 작용 표현

## ❖ Class Diagram

- 시스템의 정적 구조 표현
- 클래스들의 관계 표현

## ❖ Concurrent Message Diagram

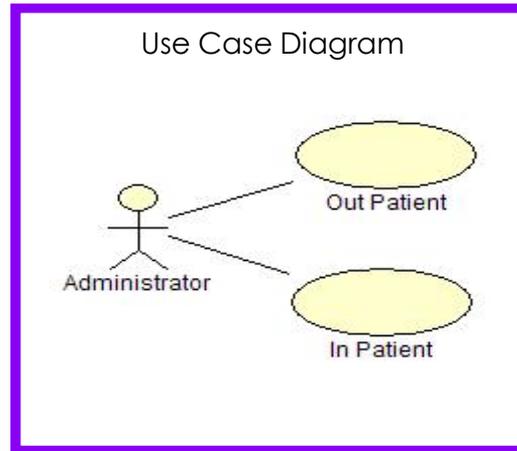
- 클래스로부터 생성된 객체들 간의 메시지 교환에 관한 시간순서 표현

## ❖ Concurrent State Diagram

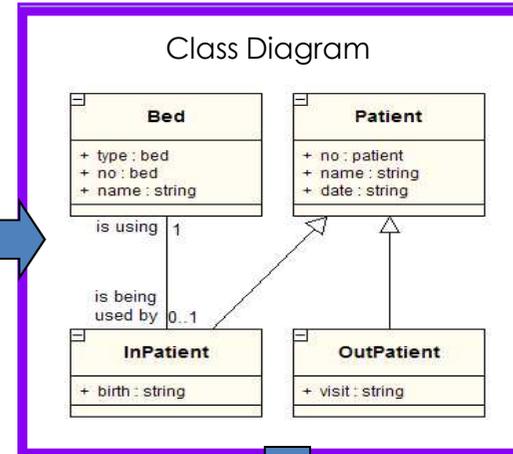
- 객체의 상태 및 상태 변화 표현

# 소프트웨어 모델링 절차

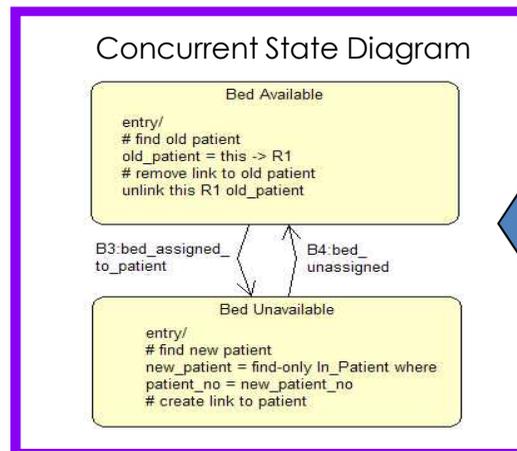
## 1. 요구사항 명세화



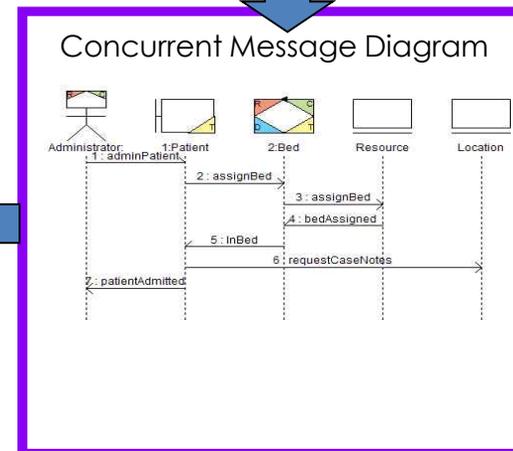
## 2. 클래스 명세화



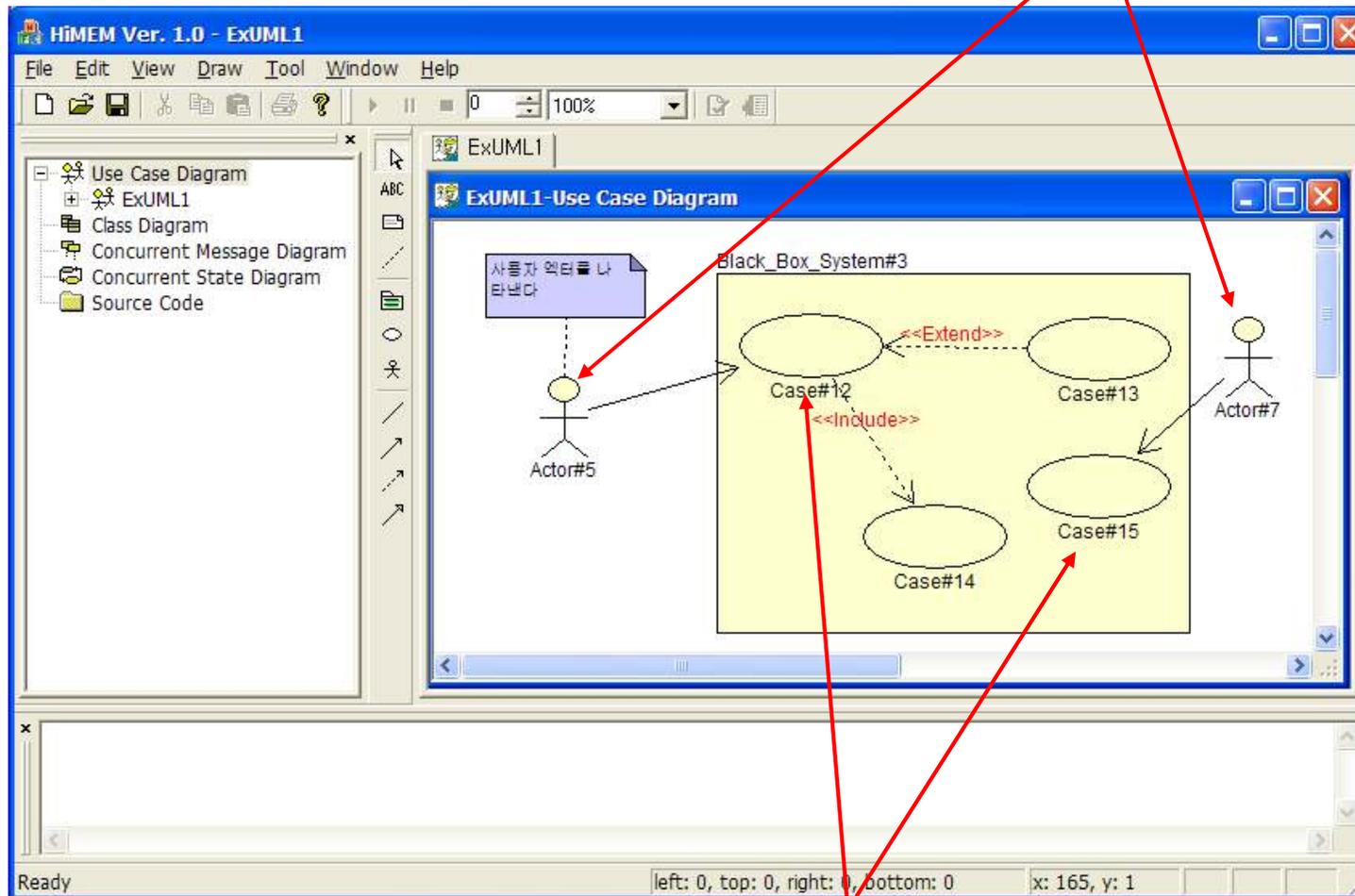
## 4. 행위 명세화



## 3. 객체 상호작용 명세화



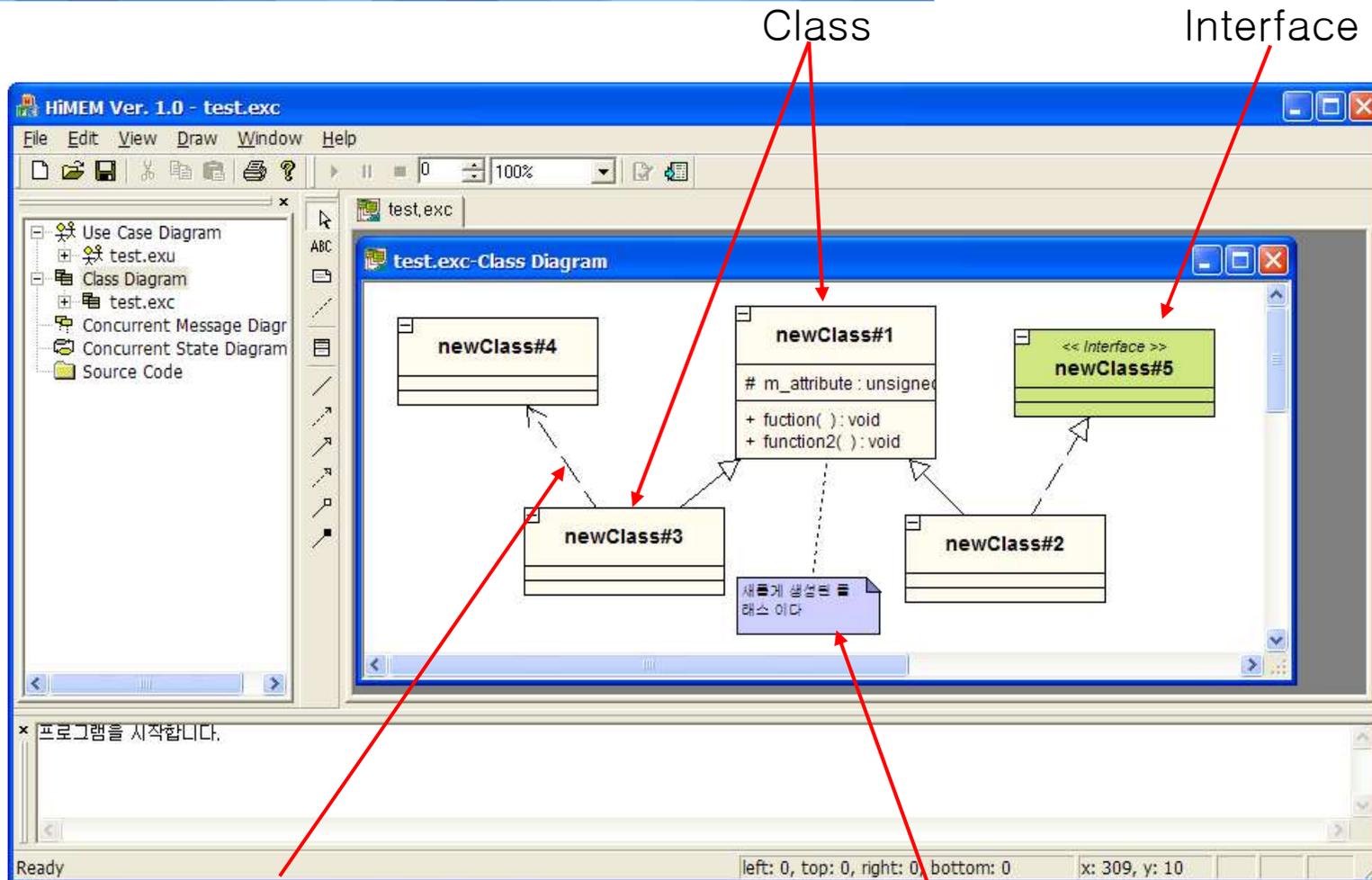
# Use Case Diagram



Actor

Use Case

# Class Diagram

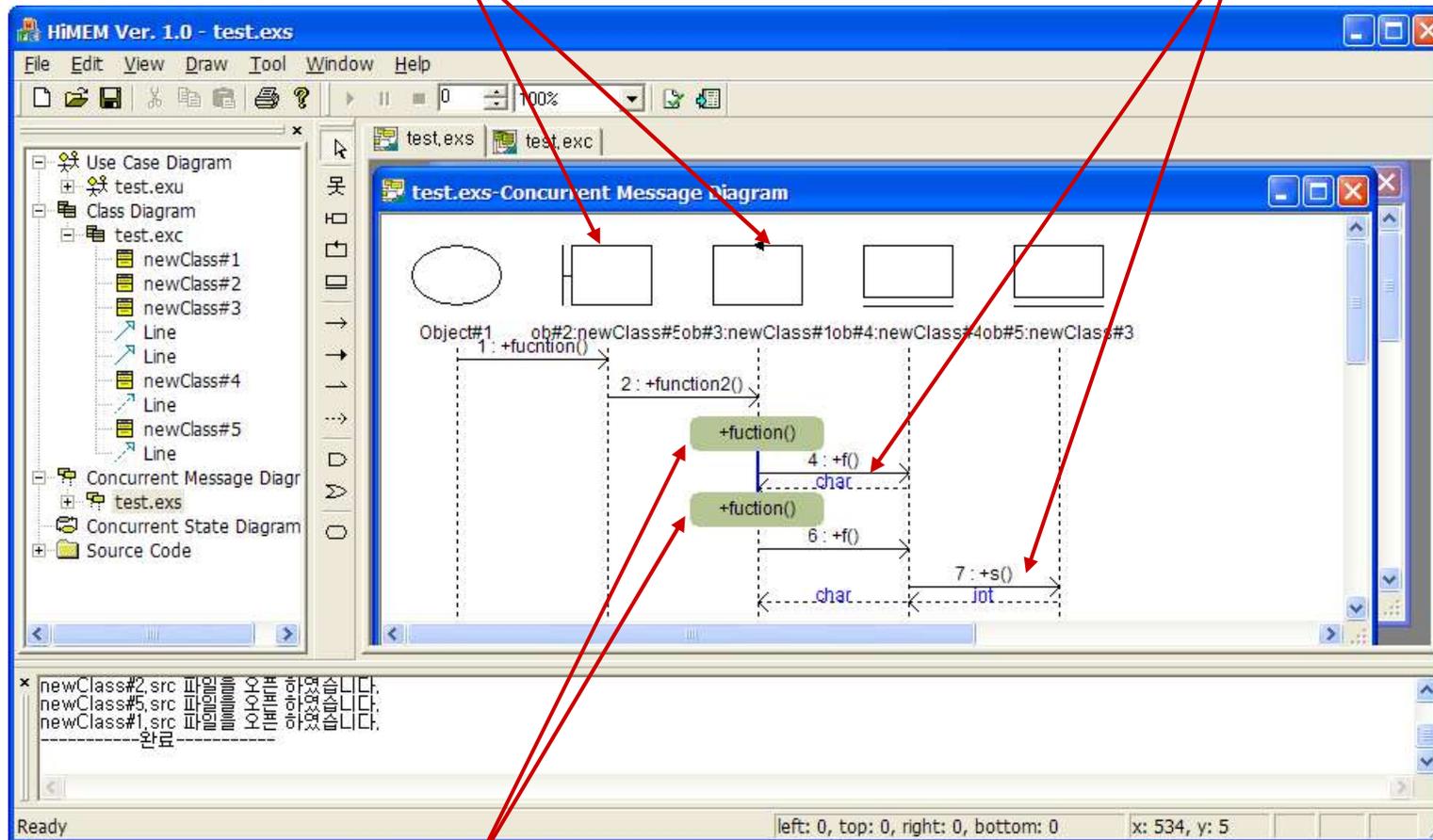


Note

# Concurrent Message Diagram

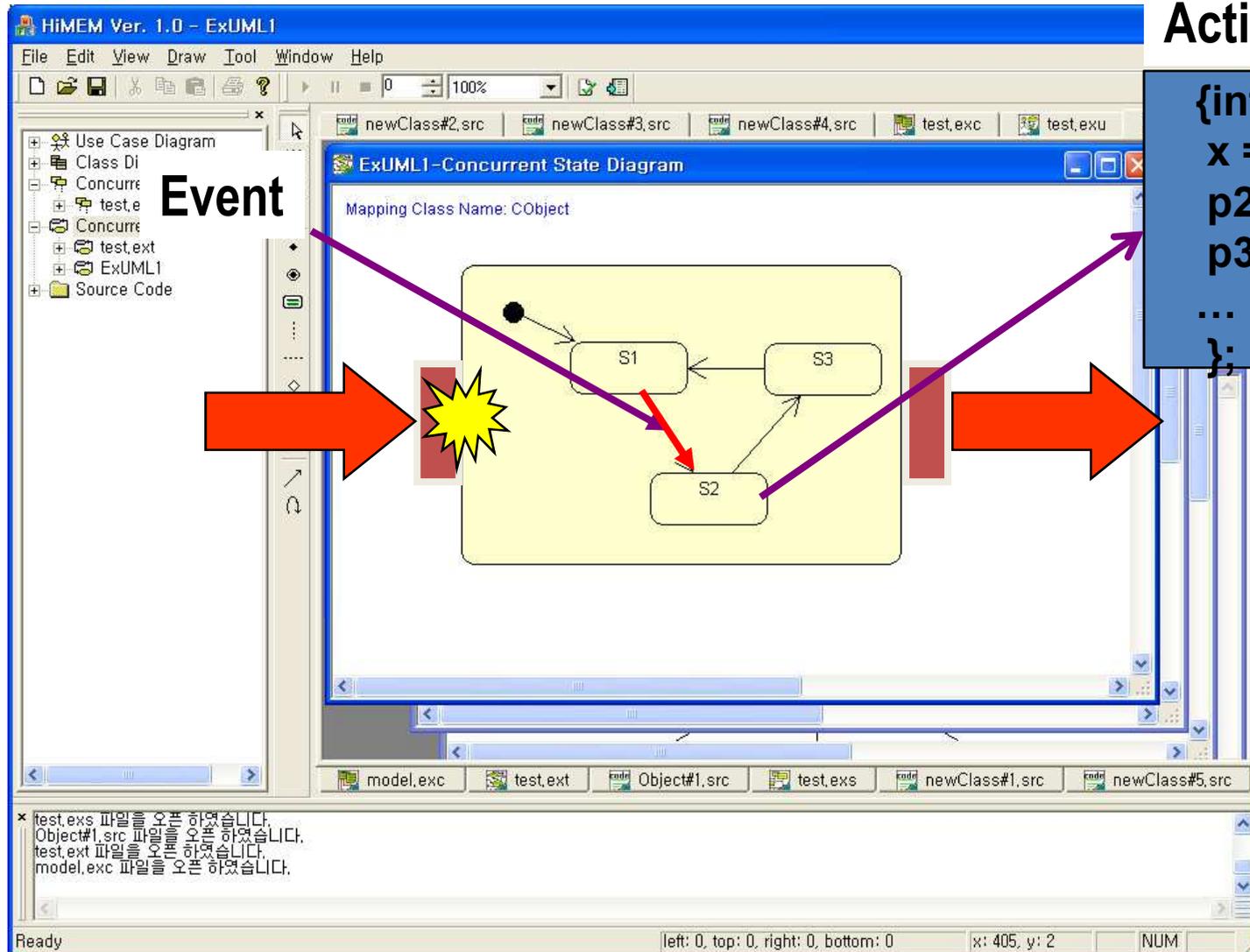
Class Instances

Message



Nested 메소드

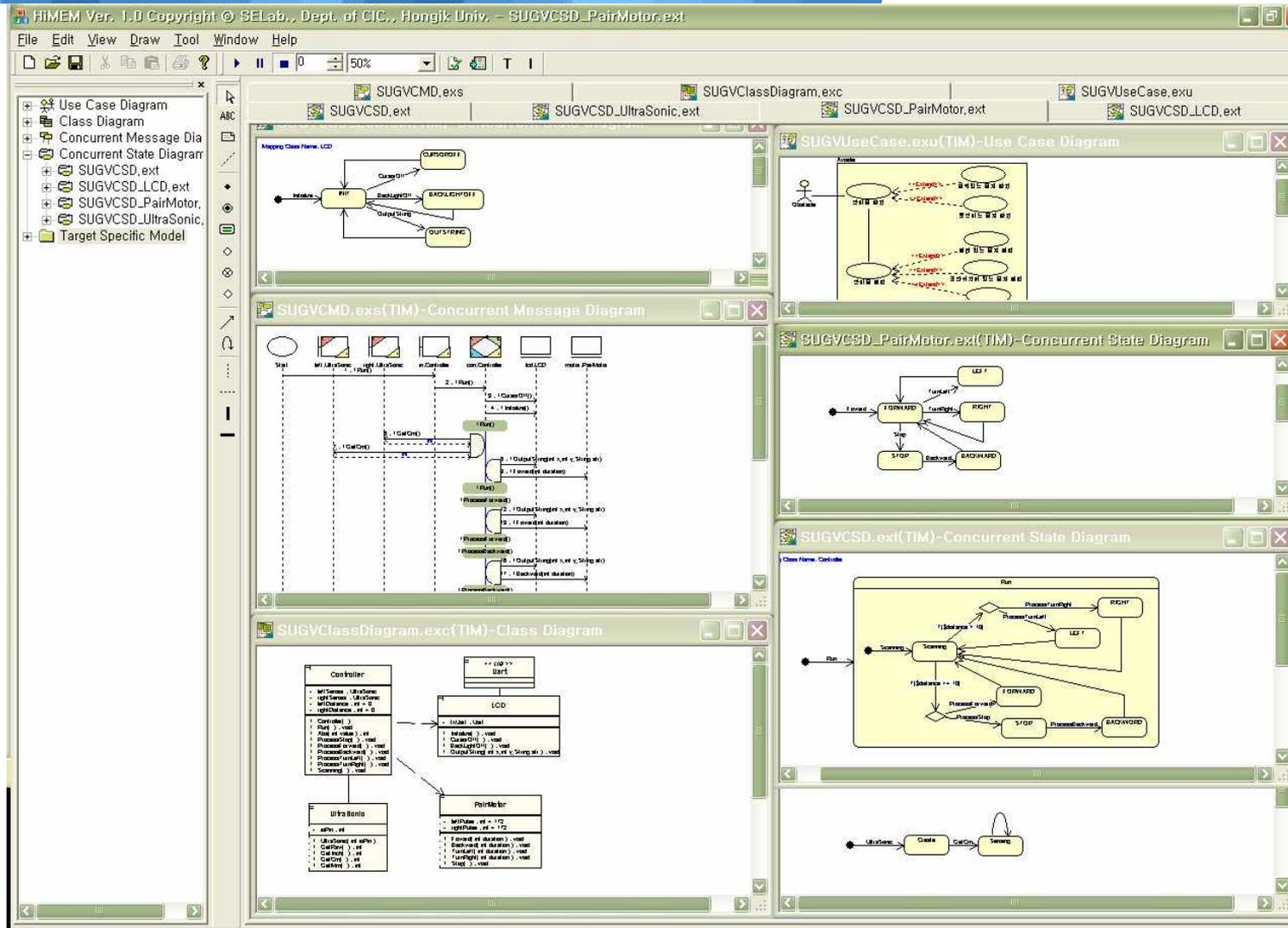
# Concurrent State Diagram



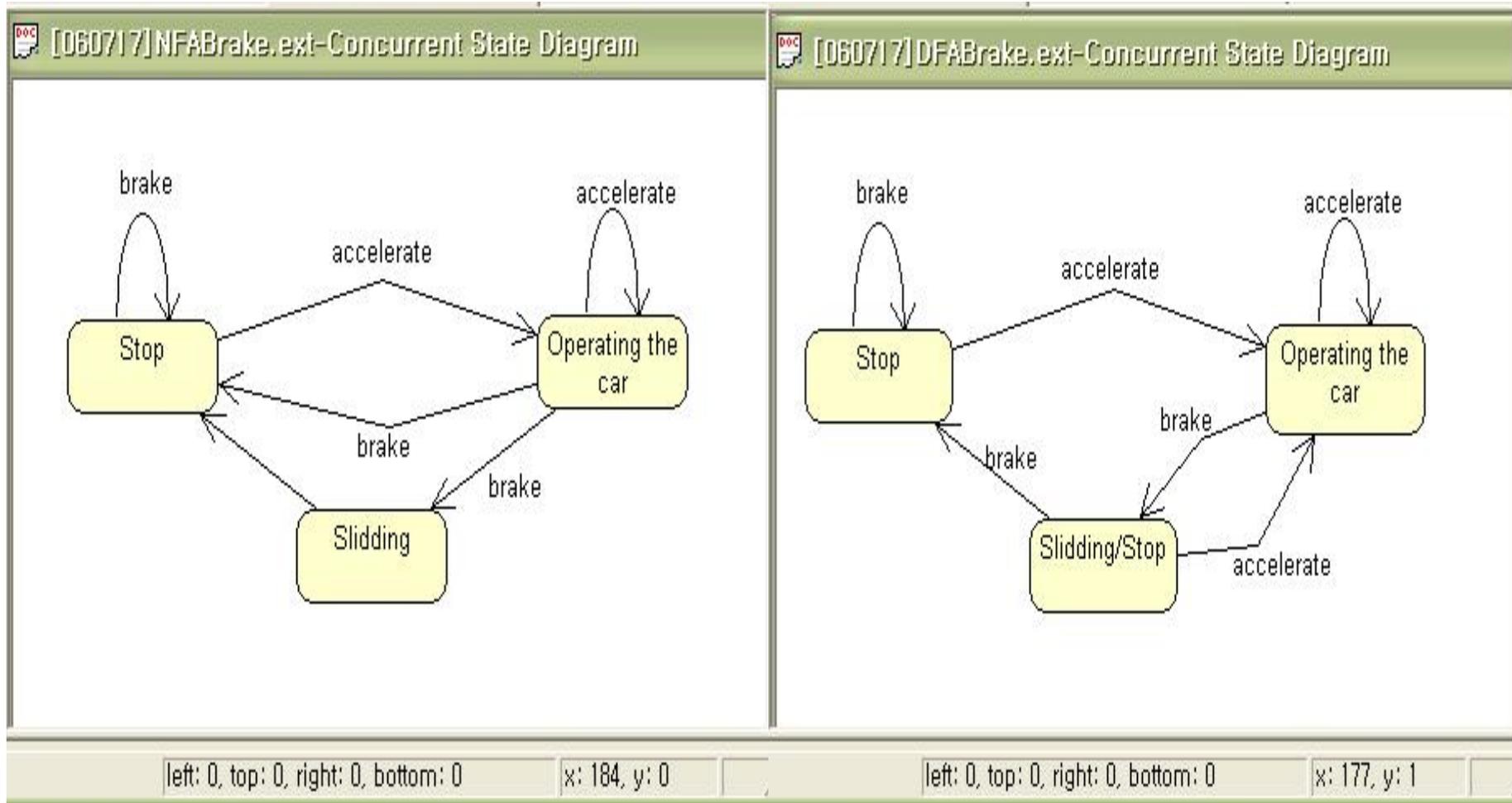
Action Code 32:

```
{int x;  
x = 0;  
p2.send(sig1);  
p3.send(sig2);  
...  
};
```

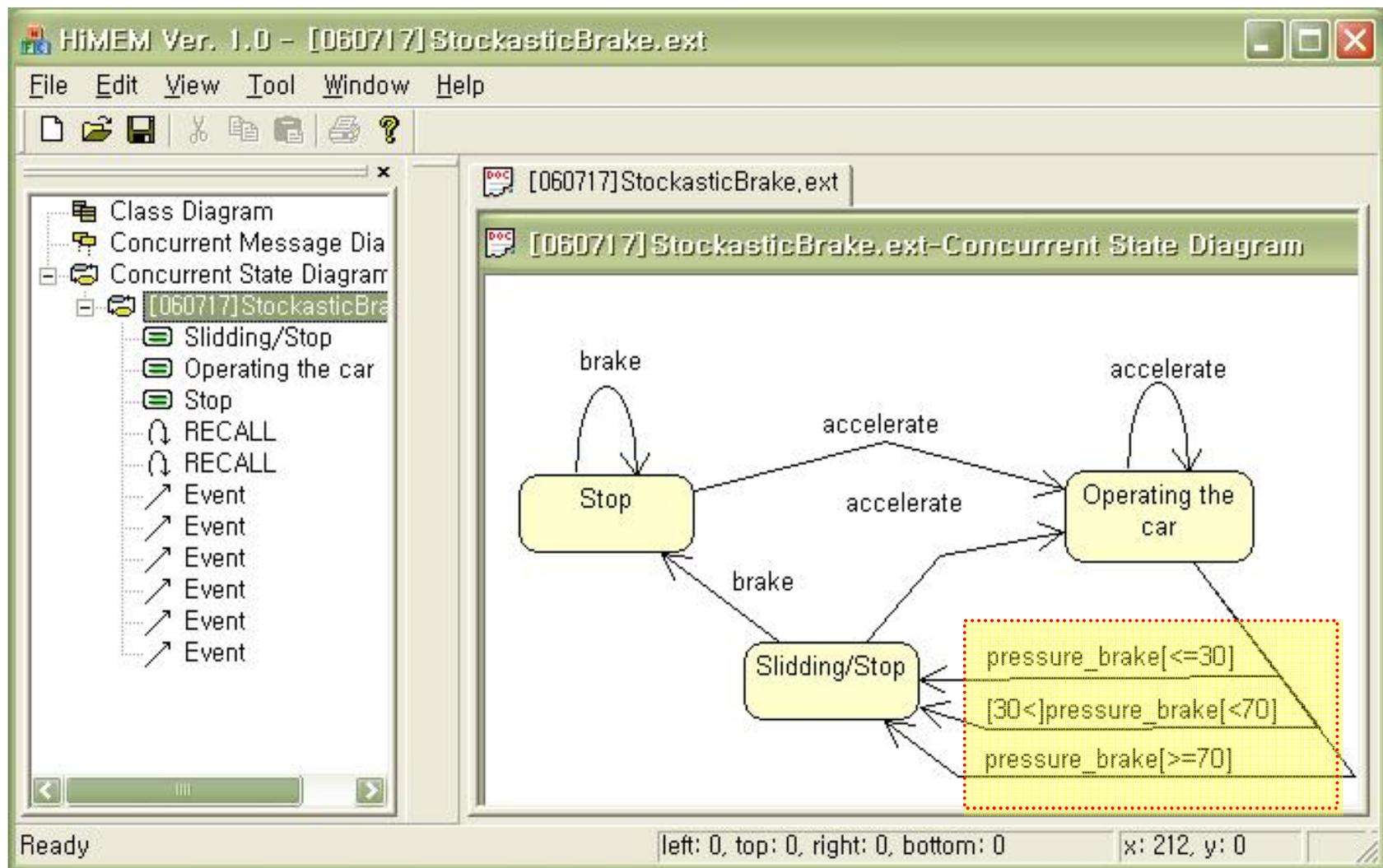
# 도구 설명 - 모델링



# Nondeterministic to Deterministic(진행중)



# Stochastic Mechanism





# TIM → TSM

**Target Transformation**

Selection

Middleware:  none

RTOS:  brickOS,  uC/OS-II,  LegJOS,  Javeline

Processor:  Hitachi H8/3292

Information

- clock rate (ø clock): 16 MHz at 5 V, 12 MHz at 3 V
- 8- or 16-bit register-register add/subtract: 200 ns (10 MHz)
- 8-bit multiply: 875 ns (16 MHz), 1167 ns
- 16-bit divide: 875 ns (16 MHz), 1167 ns
- Streamlined, concise instruction set
- ROM: 16k-byte
- RAM: 512-byte

Generate Cancel

(a) SUGV 1

**Target Transformation**

Selection

Middleware:  none

RTOS:  brickOS,  uC/OS-II,  Javeline,  LegJOS

Processor:  Uvicom SX4BAC

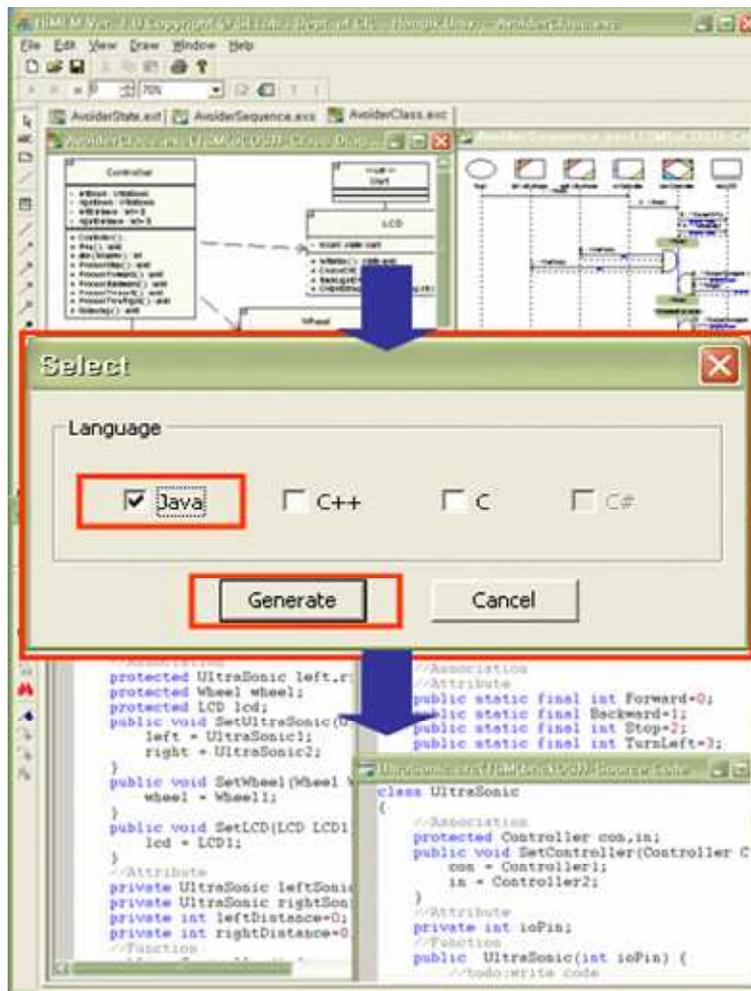
Information

- clock rate: 20MHz
- Serial communication
- Delta-sigma A/D conversion
- Virtual Peripherals (VPs)
- ROM: 32k-byte
- RAM: 32k-byte

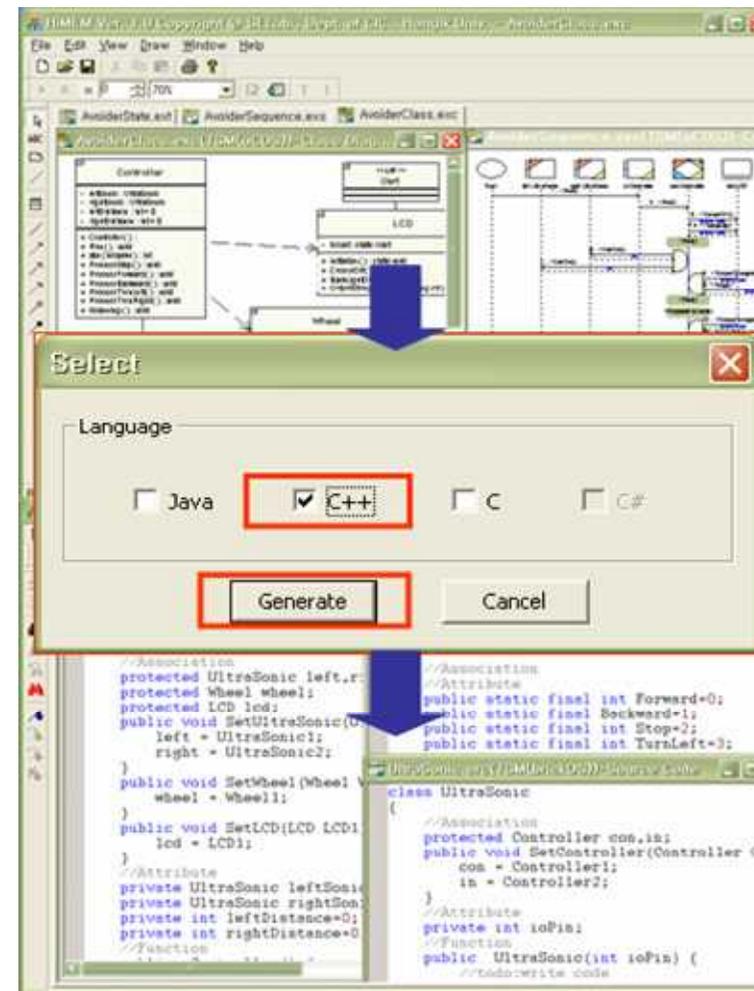
Generate Cancel

(b) SUGV2

# TSM → TDC



(a) SUGV 1



(b) SUGV2

# 코드생성

The screenshot shows the HiMEM Ver. 1.0 IDE interface. The title bar reads "HiMEM Ver. 1.0 Copyright © SELab., Dept. of CIC., Hongik Univ. - UltraSonic.src". The menu bar includes File, Edit, View, Window, and Help. The toolbar contains icons for file operations and editing. The workspace shows three open source code files:

- Controller.src(TSM(brickOS))-Source Code:**

```
class Controller
{
    //Association
    protected UltraSonic left,r;
    protected Wheel wheel;
    protected LCD lcd;
    public void SetUltraSonic(U
        left = UltraSonic1;
        right = UltraSonic2;
    }
    public void SetWheel(Wheel W
        wheel = Wheel1;
    }
    public void SetLCD(LCD LCD1
        lcd = LCD1;
    }
    //Attribute
    private UltraSonic leftSonic
    private UltraSonic rightSonic
    private int leftDistance=0;
    private int rightDistance=0;
    //Function
```
- Wheel.src(TSM(brickOS))-Source Code:**

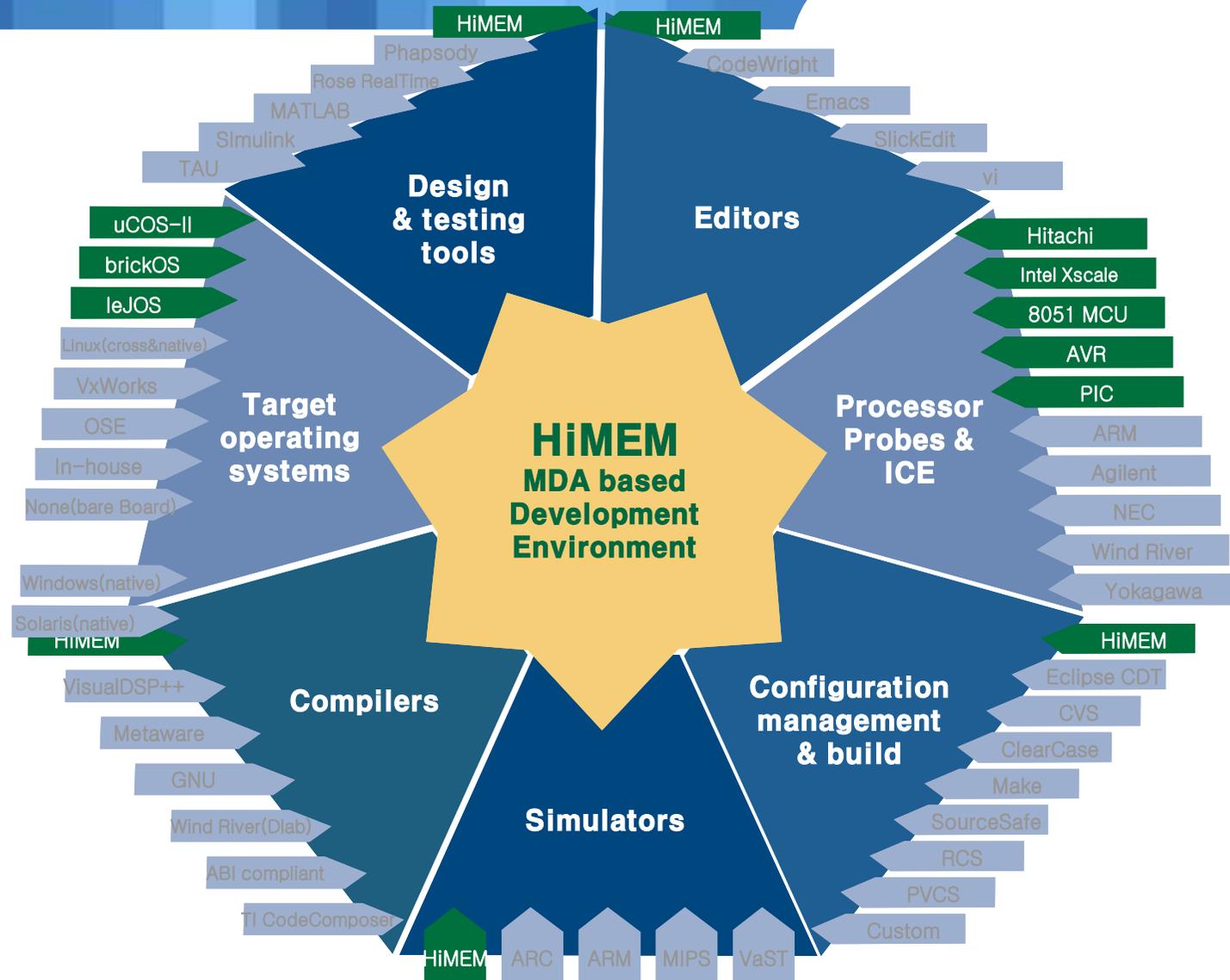
```
class Wheel
{
    //Association
    //Attribute
    public static final int Forward=0;
    public static final int Backward=1;
    public static final int Stop=2;
    public static final int TurnLeft=3;
```
- UltraSonic.src(TSM(brickOS))-Source Code:**

```
class UltraSonic
{
    //Association
    protected Controller con,in;
    public void SetController(Controller C
        con = Controller1;
        in = Controller2;
    }
    //Attribute
    private int ioPin;
    //Function
    public UltraSonic(int ioPin) {
        //todo:write code
```

# 도구 비교

		Tau	Rose RT	Rhapsody	HiMEM
<b>Primary Market</b>		Telecom, Embedded	Telecom, Real-time	Embedded, Real-time	<b>Embedded, Real-time</b>
<b>Product Code Generation</b>	Code Generation	80~90%	80~90%	80~90%	<b>80~90%</b>
	Readable Codes	No	Yes	Yes	<b>Yes</b>
	Source level Debugging	Absent	Supported	Supported	<b>Supported</b>
	Rules based Code Generation	Absent	Supported	Supported	<b>Supported</b>
<b>Roundtrip Engineering</b>	Model/Code Associativity	Absent	Supported, but some restrictions	Supported	<b>Supported</b>
	Dynamic Model Code View	Absent	Absent	Supported	<b>Supported</b>
	Model/Code Synchronization	Absent	Absent	Supported	<b>Supported</b>
<b>Reverse Engineering</b>	Reverse Engineering	Supported	Supported	Supported	<b>Absent</b>
	Forward Generation	Supported	Supported	Supported	<b>Supported</b>
<b>Model Execution</b>	Executable Model	Supported	Supported, but using by VM	Supported	<b>Supported</b>
	Simulation	Supported	Supported	Supported	<b>Supported</b>
	Simulating Diagrams	Sequence, Statechart	Sequence, Statechart	Sequence, Statechart, Activity	<b>CMD, CSD</b>
	Design-level debugging, animation	Absent	Absent	Supported	<b>Supported</b>
	Requirements validation	Supported	Absent	Supported	<b>Supported</b>
	Use Case tracing	Absent	Absent	Supported	<b>Supported</b>
	Design-level debugging, animation	Absent	Absent	Supported	<b>Supported</b>
	Reverse Fork/Join	Absent	Absent	Absent	<b>Supported</b>

# 도구의 영역



# Lecture 6

## 임베디드 UML 도구 소개

도구 시연

# Lecture 7

## 설계 사례

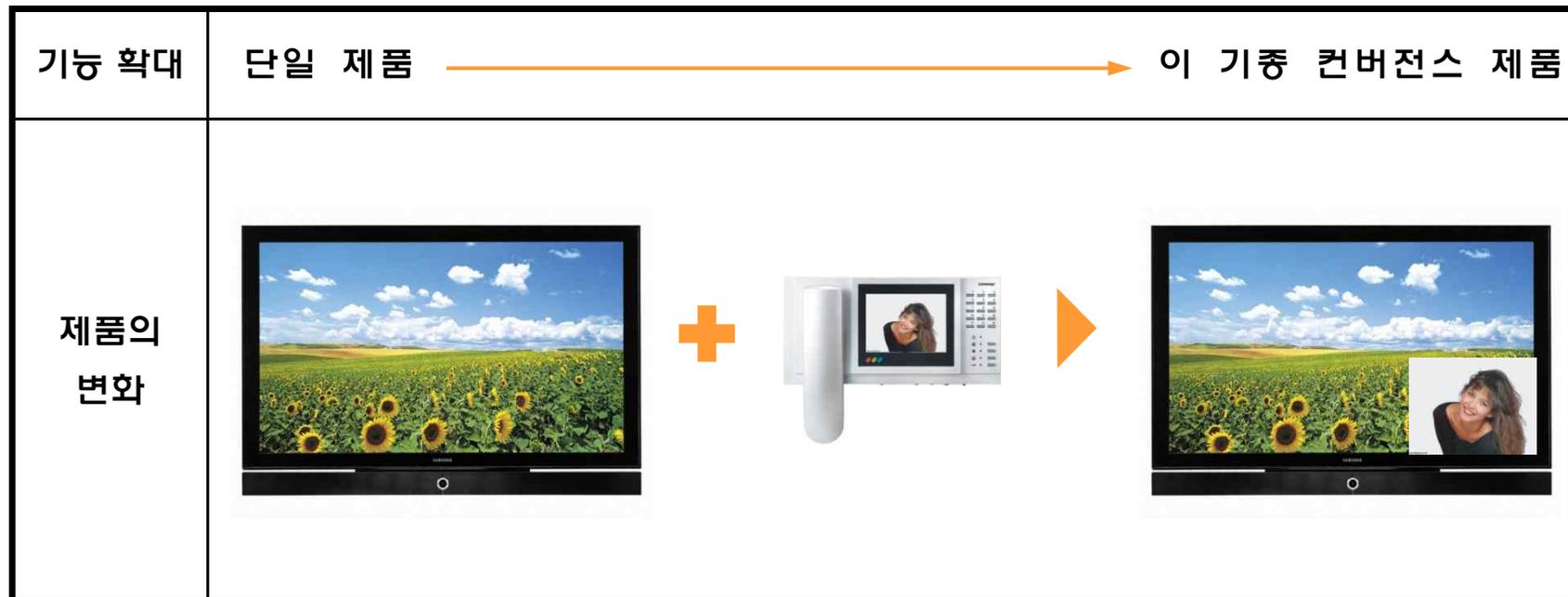
**설계 사례 (Doorlock)**

- Use case Diagram**
- Class Diagram**
- Message Diagram**
- State Diagram**

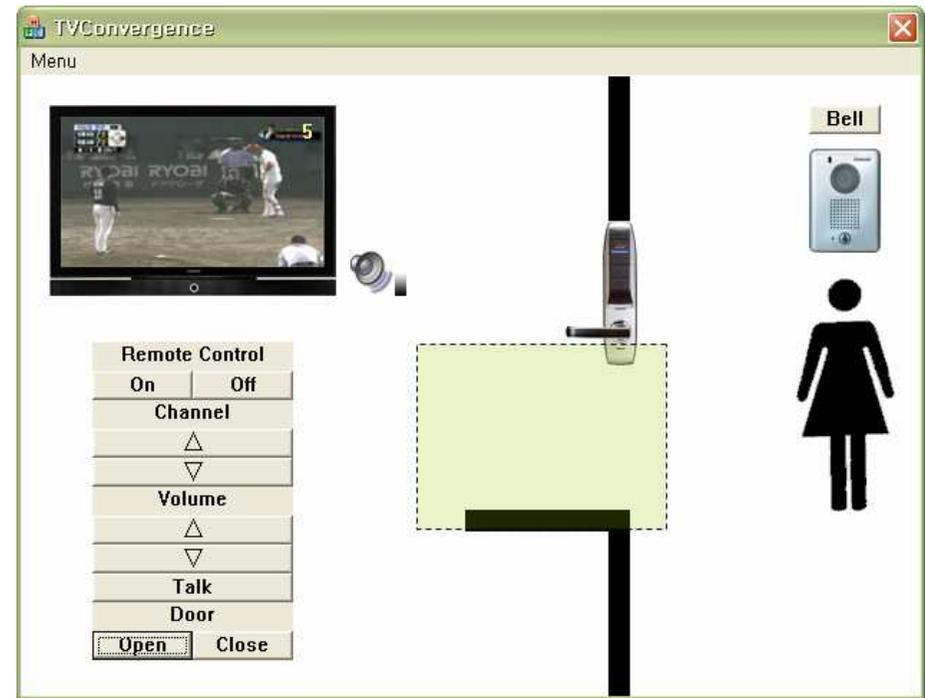
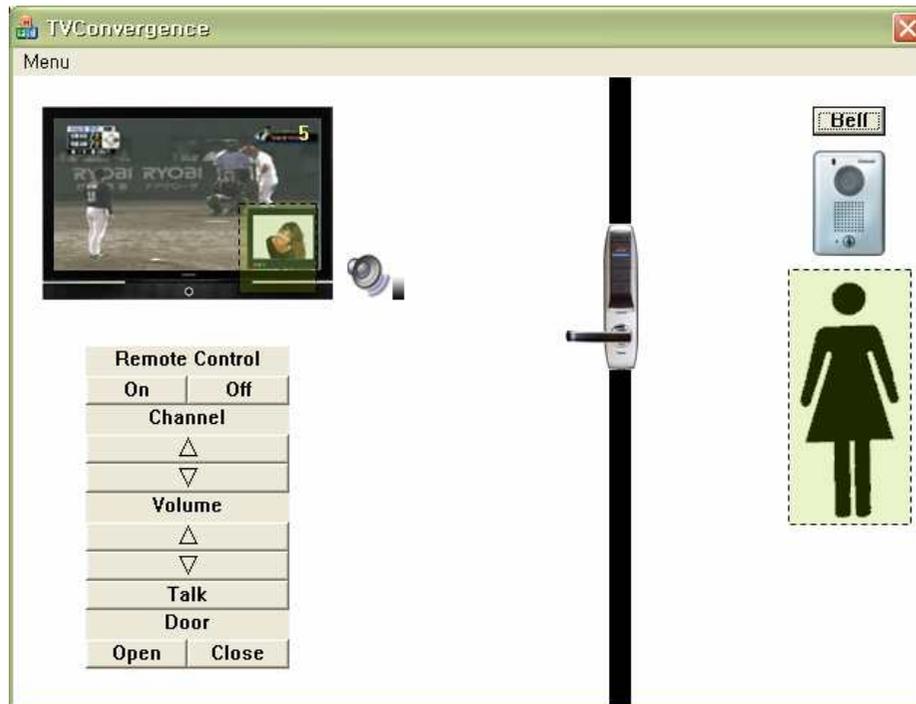
# Interphone + TV

## ❖ 이 기종간의 네트워크로 인한 제품 기능의 확대

- 유비쿼터스 시대의 컨버전스 요구 급증
- 예) TV에서 외부인의 방문을 확인할 수 있는 기능 추가



# 구현



# Lecture 8

## 실습

**The End**  
**Thank You !**

**김 영 철**

홍익대학교 컴퓨터정보통신

(041)865-2477, 016-659-7518

소프트웨어공학연구실

bob@hongik.ac.kr <http://selab.hongik.ac.kr>